

CPU | Handbuch

HB97D_CPU | RD_21x-2BT13 | Rev. 14/44 Oktober 2014



Copyright © VIPA GmbH. All Rights Reserved.

Dieses Dokument enthält geschützte Informationen von VIPA und darf außer in Übereinstimmung mit anwendbaren Vereinbarungen weder offengelegt noch benutzt werden.

Dieses Material ist durch Urheberrechtsgesetze geschützt. Ohne schriftliches Einverständnis von VIPA und dem Besitzer dieses Materials darf dieses Material weder reproduziert, verteilt, noch in keiner Form von keiner Einheit (sowohl VIPA-intern als auch -extern) geändert werden, es sei denn in Übereinstimmung mit anwendbaren Vereinbarungen, Verträgen oder Lizenzen.

Zur Genehmigung von Vervielfältigung oder Verteilung wenden Sie sich bitte an:

VIPA, Gesellschaft für Visualisierung und Prozessautomatisierung mbH

Ohmstraße 4, D-91074 Herzogenaurach, Germany

Tel.: +49 (91 32) 744 -0 Fax.: +49 9132 744 1864 EMail: info@vipa.de http://www.vipa.com

Hinweis

Es wurden alle Anstrengungen unternommen, um sicherzustellen, dass die in diesem Dokument enthaltenen Informationen zum Zeitpunkt der Veröffentlichung vollständig und richtig sind. Das Recht auf Änderungen der Informationen bleibt jedoch vorbehalten.

Die vorliegende Kundendokumentation beschreibt alle heute bekannten Hardware-Einheiten und Funktionen. Es ist möglich, dass Einheiten beschrieben sind, die beim Kunden nicht vorhanden sind. Der genaue Lieferumfang ist im jeweiligen Kaufvertrag beschrieben.

EG-Konformitätserklärung

Hiermit erklärt VIPA GmbH, dass die Produkte und Systeme mit den grundlegenden Anforderungen und den anderen relevanten Vorschriften übereinstimmen.

Die Übereinstimmung ist durch CE-Zeichen gekennzeichnet.

Informationen zur Konformitätserklärung

Für weitere Informationen zur CE-Kennzeichnung und Konformitätserklärung wenden Sie sich bitte an Ihre Landesvertretung der VIPA GmbH.

Warenzeichen

VIPA, SLIO, System 100V, System 200V, System 300V, System 300S, System 400V, System 500S und Commander Compact sind eingetragene Warenzeichen der VIPA Gesellschaft für Visualisierung und Prozessautomatisierung mbH.

SPEED7 ist ein eingetragenes Warenzeichen der profichip GmbH.

SIMATIC, STEP, SINEC, TIA Portal, S7-300 und S7-400 sind eingetragene Warenzeichen der Siemens AG.

Microsoft und Windows sind eingetragene Warenzeichen von Microsoft Inc., USA.

Portable Document Format (PDF) und Postscript sind eingetragene Warenzeichen von Adobe Systems, Inc.

Alle anderen erwähnten Firmennamen und Logos sowie Marken- oder Produktnamen sind Warenzeichen oder eingetragene Warenzeichen ihrer jeweiligen Eigentümer.

Dokument-Support

Wenden Sie sich an Ihre Landesvertretung der VIPA GmbH, wenn Sie Fehler anzeigen oder inhaltliche Fragen zu diesem Dokument stellen möchten. Ist eine solche Stelle nicht erreichbar, können Sie VIPA über folgenden Kontakt erreichen:

VIPA GmbH, Ohmstraße 4, 91074 Herzogenaurach, Germany

Telefax: +49 9132 744 1204 EMail: documentation@vipa.de

Technischer Support

Wenden Sie sich an Ihre Landesvertretung der VIPA GmbH, wenn Sie Probleme mit dem Produkt haben oder Fragen zum Produkt stellen möchten. Ist eine solche Stelle nicht erreichbar, können Sie VIPA über folgenden Kontakt erreichen:

VIPA GmbH, Ohmstraße 4, 91074 Herzogenaurach, Germany

Telefon: +49 9132 744 1150 (Hotline)

EMail: support@vipa.de

Inhaltsverzeichnis

Über dieses Handbuch	1
Sicherheitshinweise	2
Teil 1 Grundlagen und Montage	1-1
Sicherheitshinweis für den Benutzer	1-2
Systemvorstellung	1-3
Abmessungen	1-5
Montage	1-7
Demontage und Modultausch	1-11
Verdrahtung	1-12
Aufbaurichtlinien	
Allgemeine Daten	
Teil 2 Hardwarebeschreibung	2-1
Leistungsmerkmale	2-2
Aufbau	
Technische Daten	
Teil 3 Einsatz CPU 21x-2BT13	3-1
Montage	3-2
Anlaufverhalten	
Adressierung	
Hinweise zum Einsatz der MPI-Schnittstelle	
Hardware-Konfiguration - CPU	
Hardware-Konfiguration - I/O-Module	
Hardware-Konfiguration - Ethernet-PG/OP-Kanal	
Einstellung CPU-Parameter	
Projekt transferieren	
Betriebszustände	
Urlöschen	
Firmwareupdate	
Rücksetzen auf Werkseinstellung	
VIPA-spezifische Diagnose-Einträge	
Mit Testfunktionen Variablen steuern und beobachten	
Teil 4 Einsatz Ethernet-Kommunikation	
Grundlagen - Industrial Ethernet in der Automatisierung	
Grundlagen - ISO/OSI-Schichtenmodell	
Grundlagen - Begriffe	
Grundlagen - Protokolle	
Grundlagen - IP-Adresse und Subnetz	
Grundlagen - MAC-Adresse und TSAP	
Schnelleinstieg	
Inbetriebnahme und Urtaufe	
Hardware-Konfiguration - CPU	
Kommunikationsverbindungen projektieren	
SEND/RECEIVE im SPS-Anwenderprogramm	
NCM-Diagnose - Hilfe zur Fehlersuche Kopplung mit Fremdsystemen	
Beispiel zur Kommunikation CPU 21xNET	
Delaptici zur Kontinunikation of U Z IXIVL I	4-30

Über dieses Handbuch

Das Handbuch beschreibt die CPU 21x-2BT13 aus dem System 200V von VIPA. Hier finden Sie alle Informationen, die für Inbetriebnahme und Betrieb erforderlich sind.

Überblick

Teil 1: Grundlagen und Montage

Kernthema dieses Kapitels ist die Vorstellung des System 200V von VIPA. Hier finden Sie alle Informationen, die für den Aufbau und die Verdrahtung einer Steuerung aus den Komponenten des System 200V erforderlich sind. Neben den Abmessungen sind hier auch die allgemeinen technischen Daten des System 200V aufgeführt.

Teil 2: Hardwarebeschreibung

Hier wird näher auf die Hardware-Komponenten der CPU eingegangen. Die Technischen Daten finden Sie am Ende des Kapitels.

Teil 3: Einsatz CPU 21x-2BT13

In diesem Kapitel ist der Einsatz der CPU im System 200V beschrieben. Die Beschreibung bezieht sich hierbei auf die CPU direkt und auf den Einsatz in Verbindung mit Peripherie-Modulen, die sich zusammen mit der CPU auf einer Profilschiene befinden und über den Rückwandbus verbunden sind.

Teil 4: Einsatz Ethernet-Kommunikation

In diesem Kapitel ist die Kommunikation über Ethernet beschrieben. Bitte beachten Sie den Abschnitt "Schnelleinstieg", hier finden Sie in komprimierter Form alle Informationen, die für die Projektierung der CPU 21x-2BT13 mit *CP 243* erforderlich sind. Nach dem Schnelleinstieg sind diese Punkte näher beschrieben.

Zielsetzung und Inhalt

Das Handbuch beschreibt die CPU 21x-2BT13 aus dem System 200V von VIPA. Beschrieben wird Aufbau, Projektierung und Anwendung.

Dieses Handbuch ist Bestandteil des Dokumentationspakets

mit der Best.-Nr.: HB97D_CPU und gültig für :

Produkt	BestNr.	ab Stand:		
		CPU-HW	CPU-FW	CP-FW
CPU 21xNET	VIPA CPU 21x-2BT13	01	V 4.1.7	V 2.7.4

Zielgruppe

Das Handbuch ist geschrieben für Anwender mit Grundkenntnissen in der Automatisierungstechnik.

Aufbau des Handbuchs

Das Handbuch ist in Kapitel gegliedert. Jedes Kapitel beschreibt eine abgeschlossene Thematik.

Orientierung im Dokument

Als Orientierungshilfe stehen im Handbuch zur Verfügung:

- Gesamt-Inhaltsverzeichnis am Anfang des Handbuchs
- Übersicht der beschriebenen Themen am Anfang jedes Kapitels

Verfügbarkeit

Das Handbuch ist verfügbar in:

- gedruckter Form auf Papier
- in elektronischer Form als PDF-Datei (Adobe Acrobat Reader)

Piktogramme Signalwörter

Besonders wichtige Textteile sind mit folgenden Piktogrammen und Signalworten ausgezeichnet:



Gefahr!

Unmittelbar drohende oder mögliche Gefahr.

Personenschäden sind möglich.



Achtung!

Bei Nichtbefolgen sind Sachschäden möglich.



Hinweis!

Zusätzliche Informationen und nützliche Tipps

Sicherheitshinweise

Bestimmungsgemäße Verwendung

Die CPU 21x ist konstruiert und gefertigt für:

- alle VIPA System-200V-Komponenten
- Kommunikation und Prozesskontrolle
- Allgemeine Steuerungs- und Automatisierungsaufgaben
- den industriellen Einsatz
- den Betrieb innerhalb der in den technischen Daten spezifizierten Umgebungsbedingungen
- den Einbau in einen Schaltschrank



Gefahr!

Das Gerät ist nicht zugelassen für den Einsatz

• in explosionsgefährdeten Umgebungen (EX-Zone)

Dokumentation

Handbuch zugänglich machen für alle Mitarbeiter in

- Projektierung
- Installation
- Inbetriebnahme
- Betrieb



Vor Inbetriebnahme und Betrieb der in diesem Handbuch beschriebenen Komponenten unbedingt beachten:

- Hardware-Änderungen am Automatisierungssystem nur im spannungslosen Zustand vornehmen!
- Anschluss und Hardware-Änderung nur durch ausgebildetes Elektro-Fachpersonal
- Nationale Vorschriften und Richtlinien im jeweiligen Verwenderland beachten und einhalten (Installation, Schutzmaßnahmen, EMV ...)

Entsorgung

Zur Entsorgung des Geräts nationale Vorschriften beachten!

Teil 1 Grundlagen und Montage

Übersicht

Kernthema dieses Kapitels ist die Vorstellung des System 200V von VIPA. Hier finden Sie alle Informationen, die für den Aufbau und die Verdrahtung einer Steuerung aus den Komponenten des System 200V erforderlich sind. Neben den Abmessungen sind hier auch die allgemeinen technischen Daten des System 200V aufgeführt.

Inhalt	Thema	Seite
	Teil 1 Grundlagen und Montage	1-1
	Sicherheitshinweis für den Benutzer	1-2
	Systemvorstellung	1-3
	Abmessungen	1-5
	Montage	1-7
	Demontage und Modultausch	1-11
	Verdrahtung	1-12
	Aufbaurichtlinien	1-14
	Allgemeine Daten	1-17

Sicherheitshinweis für den Benutzer

Handhabung elektrostatisch gefährdeter Baugruppen VIPA-Baugruppen sind mit hochintegrierten Bauelementen in MOS-Technik bestückt. Diese Bauelemente sind hoch empfindlich gegenüber Überspannungen, die z.B. bei elektrostatischer Entladung entstehen.

Zur Kennzeichnung dieser gefährdeten Baugruppen wird nachfolgendes Symbol verwendet:



Das Symbol befindet sich auf Baugruppen, Baugruppenträgern oder auf Verpackungen und weist so auf elektrostatisch gefährdete Baugruppen hin.

Elektrostatisch gefährdete Baugruppen können durch Energien und Spannungen zerstört werden, die weit unterhalb der Wahrnehmungsgrenze des Menschen liegen. Hantiert eine Person, die nicht elektrisch entladen ist, mit elektrostatisch gefährdeten Baugruppen, können Spannungen auftreten und zur Beschädigung von Bauelementen führen und so die Funktionsweise der Baugruppen beeinträchtigen oder die Baugruppe unbrauchbar machen. Auf diese Weise beschädigte Baugruppen werden in den wenigsten Fällen sofort als fehlerhaft erkannt. Der Fehler kann sich erst nach längerem Betrieb einstellen.

Durch statische Entladung beschädigte Bauelemente können bei Temperaturänderungen, Erschütterungen oder Lastwechseln zeitweilige Fehler zeigen.

Nur durch konsequente Anwendung von Schutzeinrichtungen und verantwortungsbewusste Beachtung der Handhabungsregeln lassen sich Funktionsstörungen und Ausfälle an elektrostatisch gefährdeten Baugruppen wirksam vermeiden.

Versenden von Baugruppen

Verwenden Sie für den Versand immer die Originalverpackung.

Messen und Ändern von elektrostatisch gefährdeten Baugruppen

Bei Messungen an elektrostatisch gefährdeten Baugruppen sind folgende Dinge zu beachten:

- Potentialfreie Messgeräte sind kurzzeitig zu entladen.
- Verwendete Messgeräte sind zu erden.

Bei Änderungen an elektrostatisch gefährdeten Baugruppen ist darauf zu achten, dass ein geerdeter Lötkolben verwendet wird.



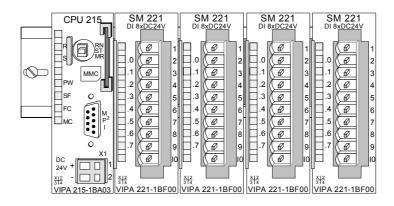
Achtung!

Bei Arbeiten mit und an elektrostatisch gefährdeten Baugruppen ist auf ausreichende Erdung des Menschen und der Arbeitsmittel zu achten.

Systemvorstellung

Übersicht

Das System 200V ist ein modular aufgebautes Automatisierungssystem für die Montage auf einer 35mm Profilschiene. Mittels der Peripherie-Module in 4-, 8- und 16-Kanalausführung können Sie dieses System passgenau an Ihre Automatisierungsaufgaben adaptieren.

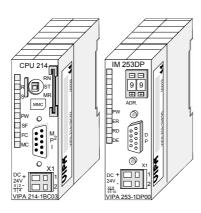


Komponenten

Das System 200V besteht aus folgenden Komponenten:

- Kopfmodule wie CPU und Buskoppler
- Peripheriemodule wie I/O-, Funktions- und Kommunikationsmodule
- Netzteile
- Erweiterungsmodule

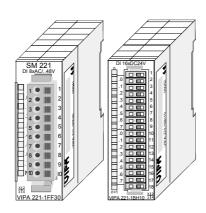
Kopfmodule



Beim Kopfmodul sind CPU bzw. Bus-Interface und DC 24V Spannungsversorgung in ein Gehäuse integriert.

Über die integrierte Spannungsversorgung werden sowohl CPU bzw. Bus-Interface als auch die Elektronik der angebunden Peripheriemodule versorgt.

Peripheriemodule



Die einzelnen Module werden direkt auf eine 35mm-Profilschiene montiert und über Busverbinder, die vorher in die Profilschiene eingelegt werden, an das Kopfmodul gekoppelt.

Die meisten Peripheriemodule besitzen einen 10- bzw. 18poligen Steckverbinder. Über diesen Steckverbinder werden Signal- und Versorgungsleitungen mit den Modulen verbunden.

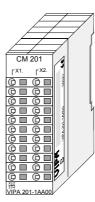
Netzteile



Die DC 24V Spannungsversorgung kann im System 200V entweder extern oder über eigens hierfür entwickelte Netzteile erfolgen.

Das Netzteil kann zusammen mit dem System 200V Modulen auf die Profilschiene montiert werden. Es besitzt keine Verbindung zum Rückwandbus.

Erweiterungsmodule



Die Erweiterungsmodule sind unter anderem Ergänzungs-Module für 2- oder 3-Draht Installation.

Die Module haben keine Verbindung zum Rückwandbus.

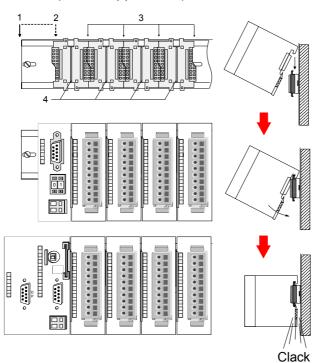
Aufbau/Maße

- Profilschiene 35mm
- Maße Grundgehäuse:

1fach breit: (HxBxT) in mm: 76x25,4x74 in Zoll: 3x1x3 2fach breit: (HxBxT) in mm: 76x50,8x74 in Zoll: 3x2x3

Montage

Bitte beachten Sie, dass Sie Kopfmodule nur auf Steckplatz 2 bzw. 1 und 2 (wenn doppelt breit) stecken dürfen.



[1]	Kopfmodul (doppelt breit)
[2]	Kopfmodul (einfach breit)
[3]	Peripheriemodule
[4]	Führungsleisten

Hinweis

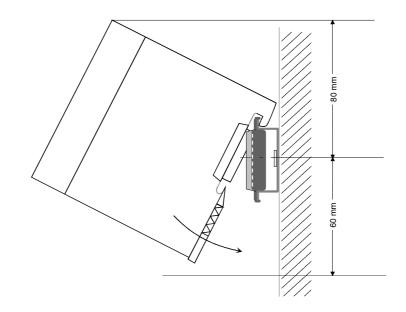
Sie können maximal 32 Module stecken, hierbei ist zu beachten, dass der **Summenstrom** von **3,5A** am Rückwandbus nicht überschritten wird!

Bitte montieren Sie Module mit hoher Stromaufnahme direkt neben das Kopfmodul.

Abmessungen

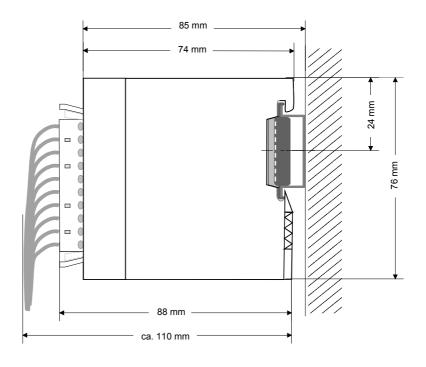
Maße 1fach breit (HxBxT) in mm: 76 x 25,4 x 74
Grundgehäuse 2fach breit (HxBxT) in mm: 76 x 50,8 x 74

Montagemaße

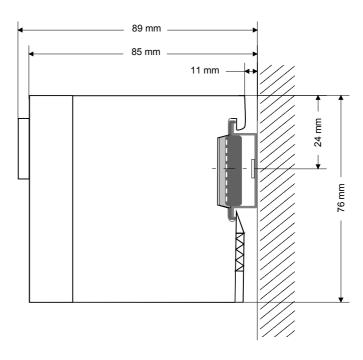


Maße montiert und verdrahtet

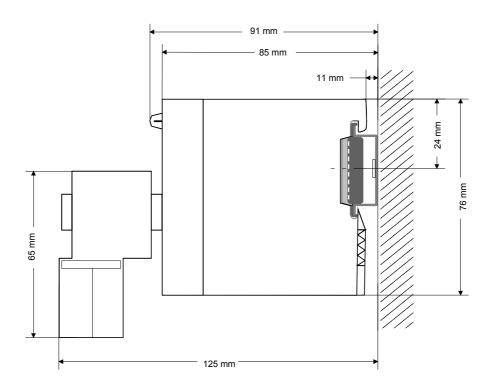
Ein- / Ausgabemodule



Funktionsmodule/ Erweiterungsmodule



CPUs (hier mit VIPA EasyConn)



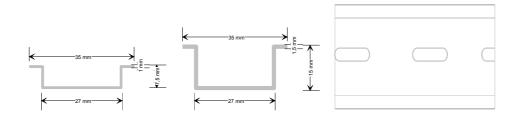
Montage

Allgemein

Die einzelnen Module werden direkt auf eine 35mm-Profilschiene montiert und über Rückwandbus-Verbinder verbunden. Vor der Montage ist der Rückwandbus-Verbinder in die Profilschiene einzulegen.

Profilschiene

Für die Montage können Sie folgende 35mm-Profilschienen verwenden:

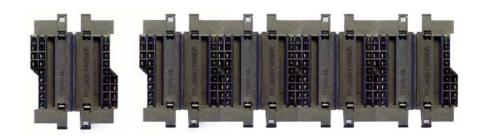


Bestellnummer	Bezeichnung	Beschreibung
290-1AF00	35mm-Profilschiene	Länge 2000mm, Höhe 15mm
290-1AF30	35mm-Profilschiene	Länge 530mm, Höhe 15mm

Busverbinder

Für die Kommunikation der Module untereinander wird beim System 200V ein Rückwandbus-Verbinder eingesetzt. Die Rückwandbusverbinder sind isoliert und bei VIPA in 1-, 2-, 4- oder 8facher Breite erhältlich.

Nachfolgend sehen Sie einen 1fach und einen 4fach Busverbinder:



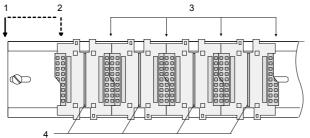
Der Busverbinder wird in die Profilschiene eingelegt, bis dieser sicher einrastet, so dass die Bus-Anschlüsse aus der Profilschiene herausschauen.

Bestellnummer	Bezeichnung	Beschreibung
290-0AA10	Busverbinder	1fach
290-0AA20	Busverbinder	2fach
290-0AA40	Busverbinder	4fach
290-0AA80	Busverbinder	8fach

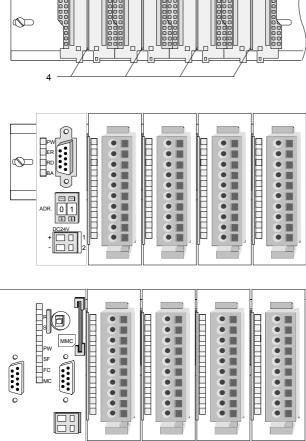
Montage auf **Profilschiene**

Die nachfolgende Skizze zeigt einen 4fach-Busverbinder in einer Profilschiene und die Steckplätze für die Module.

Die einzelnen Modulsteckplätze sind durch Führungsleisten abgegrenzt.



- Kopfmodul (doppelt breit) [1]
- [2] Kopfmodul (einfach breit)
- Peripheriemodule [3]
- [4] Führungsleisten

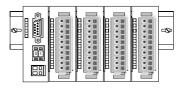


Montage unter Berücksichtigung der Stromaufnahme

- Verwenden Sie möglichst lange Busverbinder.
- Ordnen Sie Module mit hohem Stromverbrauch direkt rechts neben Ihrem Kopfmodul an. Im Service-Bereich von www.vipa.com finden Sie alle Stromaufnahmen des System 200V in einer Liste zusammengefasst.

Montagemöglichkeiten

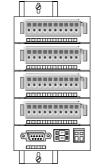
waagrechter Aufbau



liegender Aufbau



Aufbau



senkrechter Beachten Sie bitte die hierbei zulässigen Umgebungstemperaturen:

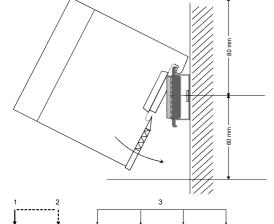
> waagrechter Aufbau: von 0 bis 60°C senkrechter Aufbau: von 0 bis 40°C von 0 bis 40°C liegender Aufbau:

Der waagrechte Aufbau beginnt immer links mit einem Kopfmodul. Rechts daneben sind die Peripherie-Module zu stecken.

Es dürfen bis zu 32 Peripherie-Module gesteckt werden.



- Schalten Sie die Stromversorgung aus bevor Sie Module stecken bzw. abziehen!
- Halten Sie ab der Mitte der Profilschiene nach oben einen Montageabstand von mindestens 80mm und nach unten von 60mm ein.



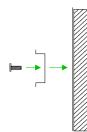
- Eine Zeile wird immer von links nach rechts aufgebaut und beginnt immer mit einem Kopfmodul.
- Kopfmodul (doppelt breit) [1]
- [2] Kopfmodul (einfach breit)
- [3] Peripheriemodule
- [4] Führungsleisten
- Module müssen immer direkt nebeneinander gesteckt werden. Lücken sind nicht zulässig, da ansonsten der Rückwandbus unterbrochen ist.
- Ein Modul ist erst dann gesteckt und elektrisch verbunden, wenn es hörbar einrastet.
- Steckplätze rechts nach dem letzten Modul dürfen frei bleiben.



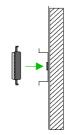
Hinweis!

Am Rückwandbus dürfen sich maximal 32 Module befinden. Hierbei darf der Summenstrom von 3,5A darf nicht überschritten werden!

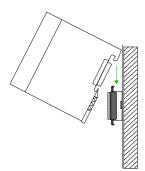
Montage Vorgehensweise



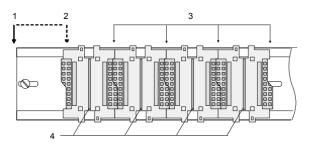
 Montieren Sie die Profilschiene. Bitte beachten Sie, dass Sie ab der Mitte der Profilschiene nach oben einen Modul-Montageabstand von mindestens 80mm und nach unten von 60mm einhalten.



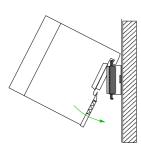
 Drücken Sie den Busverbinder in die Profilschiene, bis dieser sicher einrastet, so dass die Bus-Anschlüsse aus der Profilschiene herausschauen. Sie haben nun die Grundlage zur Montage Ihrer Module.



• Beginnen Sie ganz links mit dem Kopfmodul, wie CPU, PC oder Buskoppler und stecken Sie rechts daneben Ihre Peripherie-Module.



- [1] Kopfmodul (doppelt breit)
- [2] Kopfmodul (einfach breit)
- [3] Peripheriemodule
- [4] Führungsleisten

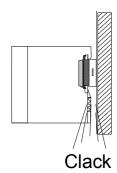


 Setzen Sie das zu steckende Modul von oben in einem Winkel von ca. 45 Grad auf die Profilschiene und drehen Sie das Modul nach unten, bis es hörbar auf der Profilschiene einrastet. Nur bei eingerasteten Modulen ist eine Verbindung zum Rückwandbus sichergestellt.

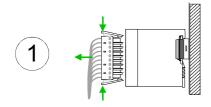


Achtung!

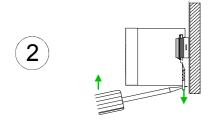
Module dürfen nur im spannungslosen Zustand gesteckt bzw. gezogen werden!



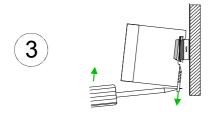
Demontage und Modultausch



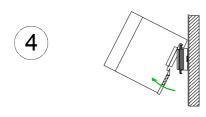
• Entfernen Sie falls vorhanden die Verdrahtung an dem Modul, indem Sie die beiden Verriegelungshebel am Steckverbinder betätigen und den Steckverbinder abziehen.



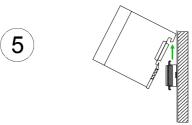
Zur Demontage des Moduls befindet sich am Gehäuseunterteil eine gefederter Demontageschlitz. Stecken Sie, wie gezeigt, einen Schraubendreher in den Demontageschlitz.

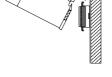


Entriegeln Sie durch Druck des Schraubendrehers nach oben das Modul.

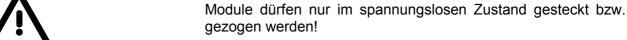


Ziehen Sie nun das Modul nach vorn und ziehen Sie das Modul mit einer Drehung nach oben ab.





Achtung!



Bitte beachten Sie, dass durch die Demontage von Modulen der Rückwandbus an der entsprechenden Stelle unterbrochen wird!



Verdrahtung

Übersicht

Die meisten Peripherie-Module besitzen einen 10poligen bzw. 18poligen Steckverbinder. Über diesen Steckverbinder werden Signal- und Versorgungsleitungen mit den Modulen verbunden.

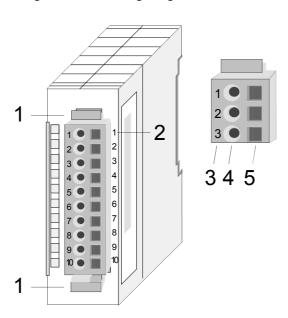
Bei der Verdrahtung werden Steckverbinder mit Federklemmtechnik eingesetzt.

Die Verdrahtung mit Federklemmtechnik ermöglicht einen schnellen und einfachen Anschluss Ihrer Signal- und Versorgungsleitungen.

Im Gegensatz zur Schraubverbindung, ist diese Verbindungsart erschütterungssicher. Die Steckerbelegung der Peripherie-Module finden Sie in der Beschreibung zu den Modulen.

Sie können Drähte mit einem Querschnitt von 0,08mm² bis 2,5mm² (bis 1,5mm² bei 18poligen Steckverbindern) anschließen.

Folgende Abbildung zeigt ein Modul mit einem 10poligen Steckverbinder.



- [1] Entriegelungshebel
- [2] Pin-Nr. am Modul
- [3] Pin-Nr. am Steckverbinder
- [4] Anschluss für Draht
- [5] Öffnung für Schraubendreher

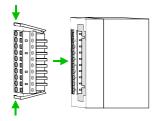


Hinweis!

Die Federklemme wird zerstört, wenn Sie den Schraubendreher in die Öffnung für die Leitungen stecken!

Drücken Sie den Schraubendreher nur in die rechteckigen Öffnungen des Steckverbinders!

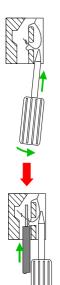
Verdrahtung Vorgehensweise



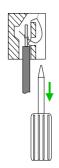
 Stecken Sie den Steckverbinder auf das Modul bis dieser h\u00f6rbar einrastet. Dr\u00fccken Sie hierzu w\u00e4hrend des Steckens, wie gezeigt, die beiden Verriegelungsklinken zusammen.

Der Steckerverbinder ist nun in einer festen Position und kann leicht verdrahtet werden.

Die nachfolgende Abfolge stellt die Schritte der Verdrahtung in der Draufsicht dar.



- Zum Verdrahten stecken Sie, wie in der Abbildung gezeigt, einen passenden Schraubendreher leicht schräg in die rechteckige Öffnung.
- Zum Öffnen der Kontaktfeder müssen Sie den Schraubendreher in die entgegengesetzte Richtung drücken und halten.
- Führen Sie durch die runde Öffnung Ihren abisolierten Draht ein. Sie können Drähte mit einem Querschnitt von 0,08mm² bis 2,5mm² (bei 18poligen Steckverbindern bis 1,5mm²) anschließen.



• Durch Entfernen des Schraubendrehers wird der Draht über einen Federkontakt sicher mit dem Steckverbinder verbunden.



Hinweis!

Verdrahten Sie zuerst die Versorgungsleitungen (Spannungsversorgung) und dann die Signalleitungen (Ein- und Ausgänge)!

Aufbaurichtlinien

Allgemeines

Die Aufbaurichtlinien enthalten Informationen über den störsicheren Aufbau von System 200V Systemen. Es werden die Wege beschrieben, wie Störungen in Ihre Steuerung gelangen können, wie die elektromagnetische Verträglichkeit (EMV), sicher gestellt werden kann und wie bei der Schirmung vorzugehen ist.

Was bedeutet EMV?

Unter Elektromagnetischer Verträglichkeit (EMV) versteht man die Fähigkeit eines elektrischen Gerätes, in einer vorgegebenen elektromagnetischen Umgebung fehlerfrei zu funktionieren ohne vom Umfeld beeinflusst zu werden bzw. das Umfeld in unzulässiger Weise zu beeinflussen.

Alle System 200V Komponenten sind für den Einsatz in rauen Industrieumgebungen entwickelt und erfüllen hohe Anforderungen an die EMV. Trotzdem sollten Sie vor der Installation der Komponenten eine EMV-Planung durchführen und mögliche Störquellen in die Betrachtung einbeziehen.

Mögliche Störeinwirkungen

Elektromagnetische Störungen können sich auf unterschiedlichen Pfaden in Ihre Steuerung einkoppeln:

- Elektromagnetische Felder (HF-Einkopplung)
- Magnetische Felder mit energietechnischer Frequenz
- E/A-Signalleitungen
- Bus-System
- Stromversorgung
- Schutzleiter

Je nach Ausbreitungsmedium (leitungsgebunden oder -ungebunden) und Entfernung zur Störquelle gelangen Störungen über unterschiedliche Kopplungsmechanismen in Ihre Steuerung.

Man unterscheidet:

- galvanische Kopplung
- kapazitive Kopplung
- · induktive Kopplung
- Strahlungskopplung

1-14

Grundregeln zur Sicherstellung der EMV

Häufig genügt zur Sicherstellung der EMV das Einhalten einiger elementarer Regeln. Beachten Sie beim Aufbau der Steuerung deshalb die folgenden Grundregeln.

- Achten sie bei der Montage Ihrer Komponenten auf eine gut ausgeführte flächenhafte Massung der inaktiven Metallteile.
 - Stellen sie eine zentrale Verbindung zwischen der Masse und dem Erde/Schutzleitersystem her.
 - Verbinden Sie alle inaktiven Metallteile großflächig und impedanzarm.
 - Verwenden Sie nach Möglichkeit keine Aluminiumteile. Aluminium oxidiert leicht und ist für die Massung deshalb weniger gut geeignet.
- Achten Sie bei der Verdrahtung auf eine ordnungsgemäße Leitungsführung.
 - Teilen Sie die Verkabelung in Leitungsgruppen ein. (Starkstrom, Stromversorgungs-, Signal- und Datenleitungen).
 - Verlegen Sie Starkstromleitungen und Signal- bzw. Datenleitungen immer in getrennten Kanälen oder Bündeln.
 - Führen sie Signal- und Datenleitungen möglichst eng an Masseflächen (z.B. Tragholme, Metallschienen, Schrankbleche).
- Achten sie auf die einwandfreie Befestigung der Leitungsschirme.
 - Datenleitungen sind geschirmt zu verlegen (Details siehe unten).
 - Analogleitungen sind geschirmt zu verlegen. Bei der Übertragung von Signalen mit kleinen Amplituden kann das einseitige Auflegen des Schirms vorteilhaft sein.
 - Legen Sie die Leitungsschirme direkt nach dem Schrankeintritt großflächig auf eine Schirm-/Schutzleiterschiene auf, und befestigen Sie die Schirme mit Kabelschellen.
 - Achten Sie darauf, dass die Schirm-/Schutzleiterschiene impedanzarm mit dem Schrank verbunden ist.
 - Verwenden Sie für geschirmte Datenleitungen metallische oder metallisierte Steckergehäuse.
- Setzen Sie in besonderen Anwendungsfällen spezielle EMV-Maßnahmen ein.
 - Erwägen Sie bei Induktivitäten den Einsatz von Löschgliedern.
 - Vermeiden Sie bei der Beleuchtung von Schränken Leuchtstofflampen.
- Schaffen Sie ein einheitliches Bezugspotenzial und erden Sie nach Möglichkeit alle elektrischen Betriebsmittel.
 - Achten Sie auf den gezielten Einsatz der Erdungsmaßnahmen. Das Erden der Steuerung dient als Schutz- und Funktionsmaßnahme.
 - Verbinden Sie Anlagenteile und Schränke mit dem System SLIO sternförmig mit dem Erde/Schutzleitersystem. Sie vermeiden so die Bildung von Erdschleifen.
 - Verlegen Sie bei Potenzialdifferenzen zwischen Anlagenteilen und Schränken ausreichend dimensionierte Potenzialausgleichsleitungen.

Schirmung von Leitungen

Elektrische, magnetische oder elektromagnetische Störfelder werden durch eine Schirmung geschwächt; man spricht hier von einer Dämpfung.

Über die mit dem Gehäuse leitend verbundene Schirmschiene werden Störströme auf Kabelschirme zur Erde hin abgeleitet. Hierbei ist darauf zu achten, dass die Verbindung zum Schutzleiter impedanzarm ist, da sonst die Störströme selbst zur Störquelle werden.

Bei der Schirmung von Leitungen ist folgendes zu beachten:

- Verwenden Sie möglichst nur Leitungen mit Schirmgeflecht.
- Die Deckungsdichte des Schirmes sollte mehr als 80% betragen.
- In der Regel sollten Sie die Schirme von Leitungen immer beidseitig auflegen. Nur durch den beidseitigen Anschluss der Schirme erreichen Sie eine gute Störunterdrückung im höheren Frequenzbereich.

Nur im Ausnahmefall kann der Schirm auch einseitig aufgelegt werden. Dann erreichen Sie jedoch nur eine Dämpfung der niedrigen Frequenzen. Eine einseitige Schirmanbindung kann günstiger sein, wenn:

- die Verlegung einer Potenzialausgleichsleitung nicht durchgeführt werden kann
- Analogsignale (einige mV bzw. μA) übertragen werden
- Folienschirme (statische Schirme) verwendet werden.
- Benutzen Sie bei Datenleitungen für serielle Kopplungen immer metallische oder metallisierte Stecker. Befestigen Sie den Schirm der Datenleitung am Steckergehäuse. Schirm nicht auf den PIN 1 der Steckerleiste auflegen!
- Bei stationärem Betrieb ist es empfehlenswert, das geschirmte Kabel unterbrechungsfrei abzuisolieren und auf die Schirm-/Schutzleiterschiene aufzulegen.
- Benutzen Sie zur Befestigung der Schirmgeflechte Kabelschellen aus Metall. Die Schellen müssen den Schirm großflächig umschließen und guten Kontakt ausüben.
- Legen Sie den Schirm direkt nach Eintritt der Leitung in den Schrank auf eine Schirmschiene auf. Führen Sie den Schirm bis zum System 200V Modul weiter, legen Sie ihn dort jedoch nicht erneut auf!



Bitte bei der Montage beachten!

Bei Potenzialdifferenzen zwischen den Erdungspunkten kann über den beidseitig angeschlossenen Schirm ein Ausgleichsstrom fließen.

Abhilfe: Potenzialausgleichsleitung.

Allgemeine Daten

Aufbau/Maße

- Profilschiene 35mm
- Peripherie-Module mit seitlich versenkbaren Beschriftungsstreifen
- Maße Grundgehäuse:

1fach breit: (HxBxT) in mm: 76x25,4x74 in Zoll: 3x1x3 2fach breit: (HxBxT) in mm: 76x50,8x74 in Zoll: 3x2x3

Betriebssicherheit

- Anschluss über Federzugklemmen an Frontstecker, Aderquerschnitt 0,08 ... 2,5mm² bzw. 1,5mm² (18-fach Stecker)
- Vollisolierung der Verdrahtung bei Modulwechsel
- Potenzialtrennung aller Module zum Rückwandbus

Allgemeine Daten

Konformität und Approbation		
Konformität		
CE	2006/95/EG	Niederspannungsrichtlinie
	2004/108/EG	EMV-Richtlinie
Approbation		
UL	UL 508	Zulassung für USA und Kanada
Sonstiges		
RoHS	2011/65/EU	Produkte bleifrei; Richtlinie zur Beschränkung der Verwendung bestimmter gefährlicher Stoffe in Elektro- und Elektronikgeräten

Personenschutz und Geräteschutz			
Schutzart	-	IP20	
Potenzialtrennung			
Zum Feldbus	-	Galvanisch entkoppelt	
Zur Prozessebene	-	Galvanisch entkoppelt	
Isolationsfestigkeit	EN 61131-2	-	
Isolationsspannung gegen Bezugserde			
Eingänge / Ausgänge	-	AC / DC 50V, bei Prüfspannung AC 500V	
Schutzmaßnahmen	-	gegen Kurzschluss	

Umgebungsbedingungen gemäß EN 61131-2			
Klimatisch			
Lagerung /Transport	EN 60068-2-14	-25+70°C	
Betrieb			
Horizontaler Einbau	EN 61131-2	0+60°C	
Vertikaler Einbau	EN 61131-2	0+60°C	
Luftfeuchtigkeit	EN 60068-2-30	RH1 (ohne Betauung, relative Feuchte 10 95%)	
Verschmutzung	EN 61131-2	Verschmutzungsgrad 2	
Mechanisch			
Schwingung	EN 60068-2-6	1g, 9Hz 150Hz	
Schock	EN 60068-2-27	15g, 11ms	

Montagebedingungen		
Einbauort	-	Im Schaltschrank
Einbaulage	-	Horizontal und vertikal

EMV	Norm		Bemerkungen
Störaussendung	EN 61000-6-4		Class A (Industriebereich)
Störfestigkeit Zone B	EN 61000-6-2		Industriebereich
ZOIIE D		EN 61000-4-2	ESD
			8kV bei Luftentladung (Schärfegrad 3),
			4kV bei Kontaktentladung (Schärfegrad 2)
		EN 61000-4-3	HF-Einstrahlung (Gehäuse)
			80MHz 1000MHz, 10V/m, 80% AM (1kHz)
			1,4GHz 2,0GHz, 3V/m, 80% AM (1kHz)
			2GHz 2,7GHz, 1V/m, 80% AM (1kHz)
		EN 61000-4-6	HF-Leitungsgeführt
			150kHz 80MHz, 10V, 80% AM (1kHz)
		EN 61000-4-4	Burst, Schärfegrad 3
		EN 61000-4-5	Surge, Installationsklasse 3 *)

^{*)} Aufgrund der energiereichen Einzelimpulse ist bei Surge eine angemessene externe Beschaltung mit Blitzschutzelementen wie z.B. Blitzstromableitern und Überspannungsableitern erforderlich.

Teil 2 Hardwarebeschreibung

Überblick

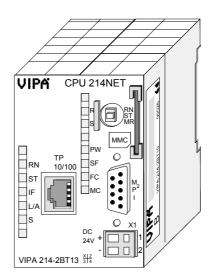
Hier wird näher auf die Hardware-Komponenten der CPU eingegangen. Die Technischen Daten finden Sie am Ende des Kapitels.

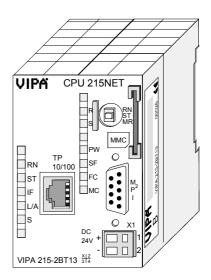
Inhalt	Thema		Seite
	Teil 2	Hardwarebeschreibung	2-1
	Leistu	ngsmerkmale	2-2
	Aufba	u	2-3
	Techn	nische Daten	2-7

Leistungsmerkmale

CPU 21x-2BT13

- Befehlskompatibel zu STEP®7 von Siemens
- Projektierung über den Siemens SIMATIC Manager
- Integrierter V-Bus-Kontroller zur Steuerung der System 200V Peripherie-Module
- Integriertes 24V-Netzteil
- Gesamtadressraum: 1024 Byte Eingänge, 1024 Byte Ausgänge (je 128 Byte Prozessabbild)
- Arbeitsspeicher 96 / 128kByte "on board"
- Ladespeicher 144 / 192kByte "on board"
- Steckplatz für MMC (für Anwenderprogramm)
- · Akkugepufferte Uhr
- MP²I-Schnittstelle zur Datenübertragung
- Status-LEDs für Betriebszustand und Diagnose
- Integriertem Ethernet-CP 243 (kompatibel zum CP 343)
 - Direkter Anschluss an Twisted-Pair-Ethernet über RJ45
 - CP projektierbar mit NetPro von Siemens
 - Protokolle: TCP/IP, UDP und RFC1006
 - Übertragungsrate 10/100MBit/s
 - PG/OP-Kanal



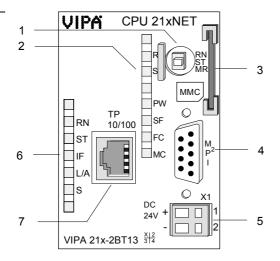


Bestelldaten

Тур	Bestellnummer	Beschreibung
CPU 214NET	VIPA 214-2BT13	SPS CPU 214 mit Ethernet-Anschaltung
		und 96/144kByte Arbeits-/Lade-Speicher
CPU 215NET	VIPA 215-2BT13	SPS CPU 215 mit Ethernet-Anschaltung
		und 128/192kByte Arbeits-/Lade-Speicher

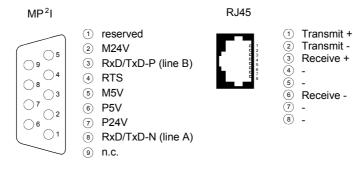
Aufbau

Frontansicht CPU 21x-2BT13



- [1] Betriebsarten-Schalter
- [2] LEDs der CPU
- [3] Steckplatz für MMC-Speicherkarte
- [4] MP²I-Schnittstelle
- [5] Anschluss für DC 24V-Spannungsversorgung
- [6] LEDs des CP 243 bzw. Ethernet-PG/OP-Kanals
- [7] Ethernet-Schnittstelle für CP 243 bzw. Ethernet-PG/OP-Kanal

Schnittstellen



X1 + ① + DC 24 V - ② 0 V

Spannungsversorgung

Die CPU besitzt ein eingebautes Netzteil. Der Anschluss erfolgt über zwei Anschlussklemmen an der Frontseite.

Das Netzteil ist mit DC 24V (20,4 ... 28,8V) zu versorgen. Über die Versorgungsspannung werden neben der CPU-Elektronik auch die angeschlossenen Module über den Rückwandbus versorgt.

Die CPU-Elektronik ist nicht galvanisch von der Versorgungsspannung getrennt. Das Netzteil ist gegen Verpolung und Überstrom geschützt.



Hinweis!

Bitte achten Sie auf richtige Polarität bei der Spannungsversorgung.

MP²I-Schnittstelle

Die MPI-Schnittstelle dient zur Datenübertragung zwischen CPUs und PCs. In einer Buskommunikation können Sie Programme und Daten zwischen den CPUs transferieren, die über MPI verbunden sind.

Zur seriellen Übertragung von Ihrem PC aus ist ein MPI-Umsetzer erforderlich. Sie können aber auch von VIPA das "Green Cable" (Best.-Nr. VIPA 950-0KB00) beziehen.

Hiermit können Sie nur bei Systemkomponenten von VIPA als Punkt-zu-Punkt-Verbindung seriell über die MPI-Schnittstelle Ihre Daten übertragen. Bitte beachten Sie die "Hinweise zum Einsatz der MPI-Schnittstelle" in Teil "Einsatz CPU 21x".

Ethernet-Schnittstelle

8polige RJ45-Buchse

Mit dem CP 243 steht Ihnen ein Kommunikations-Prozessor zur Verfügung. Dieser bietet folgende Verbindungsmöglichkeiten:

- PG/OP-Kanäle (je 1 Verbindung ist für PG und PG/OP reserviert)
- über Siemens NetPro bzw. über Anwenderprogramm projektierbare Produktiv-Verbindungen

Die Projektierung erfolgt als CP343-1EX11. Über die RJ45-Buchse können Sie den CP 243 an Twisted-Pair-Ethernet anbinden.

Speichermanagement

Die CPUs haben einen Arbeitsspeicher und einen Ladespeicher integriert. Die Speicher sind batterie-gepuffert.

Bestellnummer	Arbeitsspeicher	Ladespeicher
VIPA 214-2BT13	96kByte	144kByte
VIPA 215-2BT13	128kByte	192kByte

Im Ladespeicher sind Programmcode und Bausteine zusammen mit den Header-Informationen abgelegt.

Die für den Programmablauf relevanten Programm-Teile und Bausteine werden bei der Programmabarbeitung in den Arbeitsspeicher übertragen.

Betriebsartenschalter



Mit dem Betriebsartenschalter können Sie bei der CPU zwischen den Betriebsarten STOP und RUN wählen.

Beim Übergang vom Betriebszustand STOP nach RUN durchläuft die CPU den Betriebszustand ANLAUF.

Mit der Tasterstellung MR (Memory Reset) fordern Sie das Urlöschen an mit anschließendem Laden von Speicherkarte, sofern dort ein Projekt hinterlegt ist.

Steckplatz MMC-Speicherkarte

Als externes Speichermedium können Sie hier ein MMC-Speicher-Modul von VIPA einsetzen (Best.-Nr.: VIPA 953-0KX10).

Ein Zugriff auf die MMC erfolgt immer nach Urlöschen.

Batteriepufferung für Uhr und RAM

Jede CPU 21x besitzt einen internen Akku, der zur Sicherung des RAMs bei Stromausfall dient. Zusätzlich wird die interne Uhr über den Akku gepuffert.

Der Akku wird direkt über die eingebaute Spannungsversorgung über eine Ladeelektronik geladen und gewährleistet eine Pufferung für max. 30 Tage.



Achtung!

Nach längerer Lagerung könnte der Puffer Akku stark entladen sein. Bitte schließen Sie zur Erreichung der vollen Pufferkapazität die CPU mindestens für 24 Stunden an die Spannungsversorgung an.

Bei leerem Akku läuft die CPU nach einem Spannungsreset mit einem BAT-Fehler an und führt ein automatisches Urlöschen der CPU durch, da der RAM-Inhalt bei leerem Akku undefiniert ist.

LEDs CPU

Die CPU besitzt auf der Front LEDs. Die Verwendung und die jeweiligen Farben der LEDs finden Sie nachfolgend beschrieben.

Bezeichnung	Farbe	Bedeutung
PW	Grün	Signalisiert die eingeschaltete CPU.
R	Grün	CPU befindet sich in RUN-Betriebszustand.
S	Gelb	CPU befindet sich in STOP-Betriebszustand.
SF	Rot	Leuchtet bei System-Fehler (Hardware-Defekt)
FC	Gelb	Leuchtet, sobald Variablen geforced (fixiert) werden.
MC	Gelb	Ein Blinken zeigt Zugriffe auf die MMC an.

LEDs CP 243

Zusätzlich besitzt die CPU weitere LEDs, welche die Kommunikation des CPs anzeigen. Die LEDs befinden sich auf der Front der linken Gehäusehälfte.

Die Verwendung und die jeweiligen Farben dieser LEDs finden Sie in der nachfolgenden Tabelle.

Bezeichnung	Farbe	Bedeutung
RN	Grün	CP: RUN
		An: CP-Projekt ist geladen
		Aus: CP ist urgelöscht (kein Projekt)
ST	Gelb	CP: STOP
		An: CP ist urgelöscht
		Aus: CP-Projekt ist geladen
IF	Rot	An: Internem CP-Fehler
L/A	Grün	Link/Activity:
		An: Physikalisch mit Ethernet verbunden
		Aus: Keine physikalische Ethernet-Verbindung
		Unregelmäßiges Blinken: Ethernet-Aktivität
S	Grün	Übertragungsrate:
		An: 100MBit/s
		Aus: 10MBit/s

Technische Daten

214-2BT13

Artikelnr.	214-2BT13
Bezeichnung	CPU 214NET
Technische Daten Stromversorgung	CF 0 214NL1
Versorgungsspannung (Nennwert)	DC 24 V
Versorgungsspannung (zulässiger Bereich)	DC 20,428,8 V
Verpolschutz	DC 20,420,0 V
Stromaufnahme (im Leerlauf)	140 mA
Stromaufnahme (Nennwert)	1,5 A
Einschaltstrom	65 A
2t	0,75 A²s
max. Stromabgabe am Rückwandbus	3 A
Verlustleistung	6 W
Lade- und Arbeitsspeicher	11110
Ladespeicher integriert	144 KB
Ladespeicher maximal	144 KB
Arbeitsspeicher integriert	96 KB
Arbeitsspeicher maximal	96 KB
Speicher geteilt 50% Code / 50% Daten	-
Memory Card Slot	MMC-Card mit max. 512 MB
Ausbau	
Baugruppenträger max.	4
Baugruppen je Baugruppenträger	in Summe max. 32
Anzahl DP-Master integriert	-
Anzahl DP-Master über CP	8
Betreibbare Funktionsbaugruppen	32
Betreibbare Kommunikationsbaugruppen PtP	32
Betreibbare Kommunikationsbaugruppen LAN	-
Befehlsbearbeitungszeiten	
Bitoperation, min.	0,18 µs
Wortoperation, min.	0,78 µs
Festpunktarithmetik, min.	1,8 μs
Gleitpunktarithmetik, min.	40 µs
Zeiten/Zähler und deren Remanenz	
Anzahl S7-Zähler	256
S7-Zähler Remanenz	einstellbar von 0 bis 64
S7-Zähler Remanenz voreingestellt	Z0 Z7
Anzahl S7-Zeiten	256
S7-Zeiten Remanenz	einstellbar von 0 bis 128
S7-Zeiten Remanenz voreingestellt	nicht remanent
Datenbereiche und Remanenz	
Anzahl Merker	8192 Bit
Merker Remanenz einstellbar	einstellbar von 0 bis 256
Merker Remanenz voreingestellt	MB0 MB15
Anzahl Datenbausteine	2047
max. Datenbausteingröße	16 KB
Nummernband DBs	1 2047
max. Lokaldatengröße je Ablaufebene	1024 Byte
max. Lokaldatengröße je Baustein	1024 Byte
Bausteine	.021 53.0
Anzahl OBs	14
maximale OB-Größe	16 KB
Gesamtanzahl DBs, FBs, FCs	-
Anzahl FBs	1024
maximale FB-Größe	16 KB
Nummernband FBs	0 1023
Anzahl FCs	1024
Alizalii FUS	1024

Artikelnr.	214-2BT13
maximale FC-Größe	16 KB
Nummernband FCs	0 1023
maximale Schachtelungstiefe je Prioklasse	8
maximale Schachtelungstiefe zusätzlich innerhalb	1
Fehler OB	
Uhrzeit	
Uhr gepuffert	✓
Uhr Pufferungsdauer (min.)	30 d
Art der Pufferung	Vanadium Rechargeable
	Lithium Batterie
Ladezeit für 50% Pufferungsdauer	20 h
Ladezeit für 100% Pufferungsdauer	48 h
Genauigkeit (max. Abweichung je Tag)	10 s
Anzahl Betriebsstundenzähler	8
Uhrzeit Synchronisation	-
Synchronisation über MPI	-
Synchronisation über Ethernet (NTP)	<u> -</u>
Adressbereiche (Ein-/Ausgänge)	4004 Duta
Peripherieadressbereich Eingänge	1024 Byte
Peripherieadressbereich Ausgänge	1024 Byte
Prozessabbild einstellbar	129 Puto
Prozessabbild Eingänge voreingestellt Prozessabbild Ausgänge voreingestellt	128 Byte 128 Byte
	3
Prozessabbild Eingänge maximal	128 Byte
Prozessabbild Ausgänge maximal	128 Byte 8192
Digitale Eingänge Digitale Ausgänge	8192
Digitale Ausgange Digitale Eingänge zentral	512
Digitale Lingange zentral Digitale Ausgänge zentral	512
Integrierte digitale Eingänge	-
Integrierte digitale Lingange	<u> -</u>
Analoge Eingänge	512
Analoge Ausgänge	512
Analoge Eingänge zentral	128
Analoge Ausgänge zentral	128
Integrierte analoge Eingänge	-
Integrierte analoge Ausgänge	-
Kommunikationsfunktionen	
PG/OP Kommunikation	✓
Globale Datenkommunikation	✓
Anzahl GD-Kreise max.	4
Größe GD-Pakete, max.	22 Byte
S7-Basis-Kommunikation	✓
S7-Basis-Kommunikation Nutzdaten je Auftrag	76 Byte
S7-Kommunikation	✓
S7-Kommunikation als Server	✓
S7-Kommunikation als Client	-
S7-Kommunikation Nutzdaten je Auftrag	160 Byte
Anzahl Verbindungen gesamt	16
Funktionalität Sub-D Schnittstellen	1400
Bezeichnung	MP ² I
Physik	RS485
Anschluss	9polige SubD Buchse
Potenzialgetrennt	-
MPI	✓
MP2I (MPI/RS232)	\sqrt
Punkt-zu-Punkt-Kopplung	-
Funktionalität MPI	16
Anzahl Verbindungen, max. PG/OP Kommunikation	16 ✓
FOIOF NOTHINGHINGHOLI	'

Artikelnr.	214-2BT13
Routing	-
Globale Datenkommunikation	✓
S7-Basis-Kommunikation	✓
S7-Kommunikation	✓
S7-Kommunikation als Server	✓
S7-Kommunikation als Client	-
Übertragungsgeschwindigkeit, min.	19,2 kbit/s
Übertragungsgeschwindigkeit, max.	187.5 kbit/s
Funktionalität RJ45 Schnittstellen	101,011.00
Bezeichnung	TP
Physik	Ethernet 10/100 MBit
Anschluss	RJ45
Potenzialgetrennt	✓
PG/OP Kommunikation	✓
max. Anzahl Verbindungen	8
Produktiv Verbindungen	✓
Ethernet Kommunikations CP	
Anzahl projektierbarer Verbindungen, max.	16
Anzahl via NetPro projektierbarer Verbindungen,	16
max.	
S7-Verbindungen	-
Nutzdaten je S7-Verbindung, max.	-
TCP-Verbindungen	SEND, RECEIVE, FETCH
G	PASSIV, WRITE PASSIV,
	Verbindungsaufbau aktiv und
	passiv
Nutzdaten je TCP-Verbindung, max.	64 KB
ISO-Verbindungen	SEND und RECEIVE
Nutzdaten je ISO-Verbindung, max.	8 KB
ISO on TCP Verbindungen (RFC 1006)	SEND, RECEIVE, FETCH
	PASSIV, WRITE PASSIV,
	Verbindungsaufbau aktiv und
Nivitadatan ia ICO an TCD Variationali na many	passiv
Nutzdaten je ISO on TCP-Verbindung, max.	32 KB
UDP-Verbindungen	SEND und RECEIVE 2 KB
Nutzdaten je UDP-Verbindung, max.	
UDP-Multicast-Verbindungen	SEND und RECEIVE (max. 16 Multicast Kreise)
LIDD Proodoost Verhindungen	SEND
UDP-Broadcast-Verbindungen Datengrößen	SEND
Eingangsbytes	0
Ausgangsbytes	0
Parameterbytes	3
,	
Diagnosebytes Gehäuse	0
Material	DDE / DA 6 6
	PPE / PA 6.6 Profilschiene 35mm
Befestigung Mechanische Daten	Fromschiene Somm
Abmessungen (BxHxT)	50,8 x 76 x 80 mm
Gewicht	150 g
Umgebungsbedingungen	130 g
	0°C bis 60°C
Betriebstemperatur	0 °C bis 60 °C -25 °C bis 70 °C
Lagertemperatur	-25 C DIS /U C
Zertifizierungen	io
Zertifizierung nach UL508	ja

215-2BT13

Autilialian	045 ODT40
Artikelnr.	215-2BT13 CPU 215NET
Bezeichnung Tachningha Daten Stromyergergung	CPU 215NE I
Technische Daten Stromversorgung	DC 24 V
Versorgungsspannung (Nennwert)	DC 24 V DC 20,428,8 V
Versorgungsspannung (zulässiger Bereich)	DC 20,428,8 V
Verpolschutz	
Stromaufnahme (im Leerlauf)	140 mA
Stromaufnahme (Nennwert)	1,5 A
Einschaltstrom	65 A
2t	0,75 A²s
max. Stromabgabe am Rückwandbus	3 A
Verlustleistung	6 W
Lade- und Arbeitsspeicher	100 KD
Ladespeicher integriert	192 KB
Ladespeicher maximal	192 KB
Arbeitsspeicher integriert	128 KB
Arbeitsspeicher maximal	128 KB
Speicher geteilt 50% Code / 50% Daten	-
Memory Card Slot	MMC-Card mit max. 512 MB
Ausbau	
Baugruppenträger max.	4
Baugruppen je Baugruppenträger	in Summe max. 32
Anzahl DP-Master integriert	-
Anzahl DP-Master über CP	8
Betreibbare Funktionsbaugruppen	32
Betreibbare Kommunikationsbaugruppen PtP	32
Betreibbare Kommunikationsbaugruppen LAN	-
Befehlsbearbeitungszeiten	
Bitoperation, min.	0,18 μs
Wortoperation, min.	0,78 µs
Festpunktarithmetik, min.	1,8 µs
Gleitpunktarithmetik, min.	40 μs
Zeiten/Zähler und deren Remanenz	1050
Anzahl S7-Zähler	256
S7-Zähler Remanenz	einstellbar von 0 bis 64
S7-Zähler Remanenz voreingestellt	Z0 Z7
Anzahl S7-Zeiten	256
S7-Zeiten Remanenz	einstellbar von 0 bis 128
S7-Zeiten Remanenz voreingestellt	nicht remanent
Datenbereiche und Remanenz	0400 D''
Anzahl Merker	8192 Bit
Merker Remanenz einstellbar	einstellbar von 0 bis 256
Merker Remanenz voreingestellt	MB0 MB15
Anzahl Datenbausteine	2047
max. Datenbausteingröße	16 KB
Nummernband DBs	1 2047
max. Lokaldatengröße je Ablaufebene	1024 Byte
max. Lokaldatengröße je Baustein	1024 Byte
Bausteine	
Anzahl OBs	14
maximale OB-Größe	16 KB
Gesamtanzahl DBs, FBs, FCs	-
Anzahl FBs	1024
maximale FB-Größe	16 KB
Nummernband FBs	0 1023
Anzahl FCs	1024
maximale FC-Größe	16 KB
Nummernband FCs	0 1023
maximale Schachtelungstiefe je Prioklasse	8
maximale Schachtelungstiefe zusätzlich innerhalb	1
Fehler OB	

Librzoit	215-2BT13
Uhrzeit	
Uhr gepuffert	✓
Uhr Pufferungsdauer (min.)	30 d
Art der Pufferung	Vanadium Rechargeable Lithium Batterie
Ladezeit für 50% Pufferungsdauer	20 h
Ladezeit für 100% Pufferungsdauer	48 h
Genauigkeit (max. Abweichung je Tag)	10 s
Anzahl Betriebsstundenzähler	8
Uhrzeit Synchronisation	-
Synchronisation über MPI	-
Synchronisation über Ethernet (NTP)	
Adressbereiche (Ein-/Ausgänge)	_
	1024 Pyto
Peripherieadressbereich Eingänge	1024 Byte
Peripherieadressbereich Ausgänge	1024 Byte
Prozessabbild einstellbar	-
Prozessabbild Eingänge voreingestellt	128 Byte
Prozessabbild Ausgänge voreingestellt	128 Byte
Prozessabbild Eingänge maximal	128 Byte
Prozessabbild Ausgänge maximal	128 Byte
Digitale Eingänge	8192
Digitale Ausgänge	8192
Digitale Eingänge zentral	512
Digitale Ausgänge zentral	512
Integrierte digitale Eingänge	-
Integrierte digitale Ausgänge	-
Analoge Eingänge	512
Analoge Ausgänge	512
Analoge Eingänge zentral	128
Analoge Ausgänge zentral	128
Integrierte analoge Eingänge	-
Integrierte analoge Ausgänge	-
Kommunikationsfunktionen	
PG/OP Kommunikation	✓
Globale Datenkommunikation	✓
Anzahl GD-Kreise max.	4
Größe GD-Pakete, max.	22 Byte
S7-Basis-Kommunikation	<u> </u>
S7-Basis-Kommunikation Nutzdaten je Auftrag	76 Byte
S7-Basis-Rommunikation Nutzuateri je Auttrag	
	√
S7-Kommunikation als Server	
S7-Kommunikation als Client	- 100 5 :
S7-Kommunikation Nutzdaten je Auftrag	160 Byte
Anzahl Verbindungen gesamt	16
Funktionalität Sub-D Schnittstellen	
Bezeichnung	MP ² I
Physik	RS485
Anschluss	9polige SubD Buchse
Potenzialgetrennt	-
MPI	✓
MP ² I (MPI/RS232)	✓
Punkt-zu-Punkt-Kopplung	_
Funktionalität MPI	
Anzahl Verbindungen, max.	16
PG/OP Kommunikation	
Routing	-
Globale Datenkommunikation	√
S7-Basis-Kommunikation	✓
	✓
S7-Kommunikation S7-Kommunikation als Server	· ✓

Artikelnr.	215-2BT13
S7-Kommunikation als Client	-
Übertragungsgeschwindigkeit, min.	19,2 kbit/s
Übertragungsgeschwindigkeit, max.	187,5 kbit/s
Funktionalität RJ45 Schnittstellen	107,5 KDIVS
Bezeichnung	TP
	Ethernet 10/100 MBit
Physik	RJ45
Anschluss	RJ45 ✓
Potenzialgetrennt PG/OP Kommunikation	\ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \
max. Anzahl Verbindungen	8
Produktiv Verbindungen	V
Ethernet Kommunikations CP	10
Anzahl projektierbarer Verbindungen, max.	16
Anzahl via NetPro projektierbarer Verbindungen,	16
max.	
S7-Verbindungen	-
Nutzdaten je S7-Verbindung, max.	-
TCP-Verbindungen	SEND, RECEIVE, FETCH
	PASSIV, WRITE PASSIV,
	Verbindungsaufbau aktiv und
N	passiv
Nutzdaten je TCP-Verbindung, max.	64 KB
ISO-Verbindungen	SEND und RECEIVE
Nutzdaten je ISO-Verbindung, max.	8 KB
ISO on TCP Verbindungen (RFC 1006)	SEND, RECEIVE, FETCH
	PASSIV, WRITE PASSIV,
	Verbindungsaufbau aktiv und
N / 1 / 100 TODY 1: 1	passiv
Nutzdaten je ISO on TCP-Verbindung, max.	32 KB
UDP-Verbindungen	SEND und RECEIVE
Nutzdaten je UDP-Verbindung, max.	2 KB
UDP-Multicast-Verbindungen	SEND und RECEIVE
1100 0 1 11/11/1	(max. 16 Multicast Kreise)
UDP-Broadcast-Verbindungen	SEND
Datengrößen	
Eingangsbytes	0
Ausgangsbytes	0
Parameterbytes	3
Diagnosebytes	0
Gehäuse	
Material	PPE / PA 6.6
Befestigung	Profilschiene 35mm
Mechanische Daten	
Abmessungen (BxHxT)	50,8 x 76 x 80 mm
Gewicht	150 g
Umgebungsbedingungen	
Betriebstemperatur	0 °C bis 60 °C
Lagertemperatur	-25 °C bis 70 °C
Zertifizierungen	
Zertifizierung nach UL508	ja
5	1.4

Teil 3 Einsatz CPU 21x-2BT13

Überblick

In diesem Kapitel ist der Einsatz der CPU im System 200V beschrieben. Die Beschreibung bezieht sich hierbei auf die CPU direkt und auf den Einsatz in Verbindung mit Peripherie-Modulen, die sich zusammen mit der CPU auf einer Profilschiene befinden und über den Rückwandbus verbunden sind.

Inhalt	Thema	Seite
	Teil 3 Einsatz CPU 21x-2BT13	3-1
	Montage	3-2
	Anlaufverhalten	
	Adressierung	3-3
	Hinweise zum Einsatz der MPI-Schnittstelle	
	Hardware-Konfiguration - CPU	3-6
	Hardware-Konfiguration - I/O-Module	
	Hardware-Konfiguration - Ethernet-PG/OP-Kanal	
	Einstellung CPU-Parameter	
	Projekt transferieren	
	Betriebszustände	
	Urlöschen	3-22
	Firmwareupdate	
	Rücksetzen auf Werkseinstellung	
	VIPA-spezifische Diagnose-Einträge	
	Mit Testfunktionen Variablen steuern und beobachten	

Montage



Hinweis!

Nähere Informationen zur Montage und zur Verdrahtung finden Sie im Kapitel "Grundlagen und Montage".

Anlaufverhalten

Stromversorgung einschalten

Im Auslieferungszustand ist die CPU urgelöscht. Nach dem Einschalten der Stromversorgung geht die CPU in den Betriebszustand über, der am Betriebsartenschalter eingestellt ist. Nach einem STOP→RUN Übergang geht die CPU ohne Programm in RUN.



Hinweis!

Nach längerer Lagerung könnte der Puffer Akku stark entladen sein. Bitte schließen Sie zur Erreichung der vollen Pufferkapazität die CPU mindestens für 24 Stunden an die Spannungsversorgung an.

Anlauf mit gültigen Daten in der CPU

Die CPU geht mit dem Programm, das sich im batteriegepufferten RAM befindet. in RUN.

Anlauf bei leerem Akku

Der Akku wird direkt über die eingebaute Spannungsversorgung über eine Ladeelektronik geladen und gewährleistet eine Pufferung für min. 30 Tage. Wird dieser Zeitraum überschritten, kann es zur vollkommenen Entladung des Akkus kommen. Hierbei wird das batteriegepufferte RAM gelöscht.

In diesem Zustand führt die CPU ein Urlöschen durch, da der RAM-Inhalt bei leerem Akku undefiniert ist. Ist eine MMC mit einem S7PROG.WLD gesteckt, werden Programmcode und Datenbausteine von der MMC in den Arbeitsspeicher der CPU übertragen.

Ist keine MMC gesteckt, wird das Projekt aus dem internen Flash geladen.

Abhängig von der Stellung des Betriebsartenschalters bleibt die CPU im STOP bzw. geht in RUN. Aufgrund des Batteriefehlers kann die CPU nur anlaufen, sofern ein OB81 projektiert wurde. Ansonsten ist ein manueller Neustart (STOP/RUN) bzw. PG-Kommando erforderlich.

Bei einem Anlauf bei leerem Akku leuchtet die SF-LED und weist somit auf einen Eintrag im Diagnosepuffer hin. Nähere Informationen zu den Ereignis-IDs finden Sie unter "VIPA-spezifische Diagnose-Einträge".



Achtung!

Bei leerem Akku läuft die CPU nach einem Spannungsreset mit einem BAT-Fehler an und führt ein automatisches Urlöschen der CPU durch.

Adressierung

Automatische Adressierung

Damit die gesteckten Peripheriemodule gezielt angesprochen werden können, müssen ihnen bestimmte Adressen in der CPU zugeordnet werden.

Bei der CPU gibt es einen Peripheriebereich (Adresse 0 ... 1023) und ein Prozessabbild der Ein- und Ausgänge (je Adresse 0 ... 127).

Beim Hochlauf der CPU vergibt diese automatisch von 0 an aufsteigend Peripherieadressen für digitale Ein-/Ausgabe-Module.

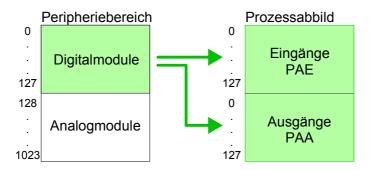
Sofern keine Hardwareprojektierung vorliegt, werden Analog-Module bei der automatischen Adressierung auf gerade Adressen ab Adresse 128 abgelegt.

Signalzustände in Prozessabbild

Die Signalzustände der unteren Adresse (0 ... 127) werden zusätzlich in einem besonderen Speicherbereich, dem *Prozessabbild* gespeichert.

Das Prozessabbild ist in zwei Teile gegliedert:

- Prozessabbild der Eingänge (PAE)
- Prozessabbild der Ausgänge (PAA)



Nach jedem Zyklusdurchlauf wird das Prozessabbild automatisch aktualisiert.

Lese- und Schreibzugriffe

Über Lese- bzw. Schreibzugriffe auf die Peripheriebytes oder auf das Prozessabbild können Sie die Module ansprechen.



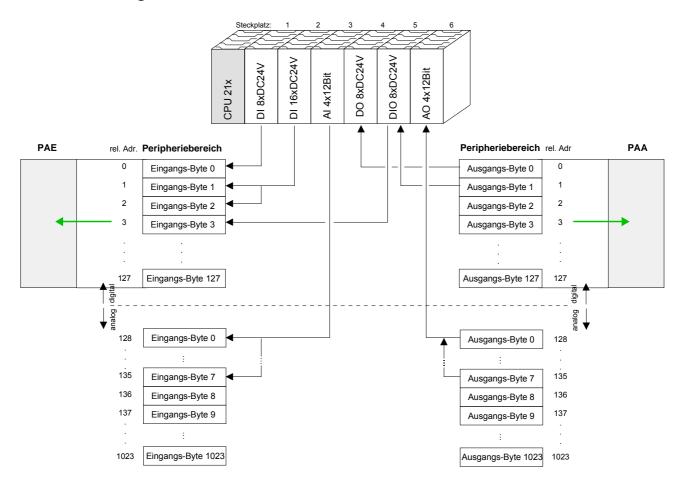
Hinweis!

Bitte beachten Sie, dass durch den lesenden und schreibenden Zugriff auf dieselbe Adresse <u>unterschiedliche</u> Module angesprochen werden können.

Digitale und analoge Module haben bei der automatischen Adressierung getrennte Adressbereiche.

Digitalmodule: 0 ... 127 Analogmodule: 128 ... 1023 Beispiel zur automatischen Adresszuordnung

Die nachfolgende Abbildung soll die automatische Adresszuordnung nochmals verdeutlichen:



Adresszuordnung durch Projektierung ändern

Sie können jederzeit durch Einsatz des Siemens SIMATIC Managers die Adresszuordnung ändern. Somit können Sie auch Analogmodule in den Prozessabbildbereich (0 ... 127) legen und Digitalmodule oberhalb von 127. Die Vorbereitung für die Projektierung und die Vorgehensweise bei der Projektierung sind auf den Folgeseiten beschrieben.

Hinweise zum Einsatz der MPI-Schnittstelle

Was ist MP²I?

Die MP²I-Schnittstelle hat 2 Schnittstellen in einer Schnittstelle vereint:

- MPI-Schnittstelle
- RS232-Schnittstelle

Bitte beachten Sie, dass die MP²I-Schnittstelle nur bei Einsatz des Green Cable von VIPA als RS232-Schnittstelle benutzt werden kann.

Einsatz als MPI-Schnittstelle

Die MPI-Schnittstelle dient zur Datenübertragung zwischen CPUs und PCs. In einer Buskommunikation können Sie Daten zwischen den CPUs transferieren, die über MPI verbunden sind.

Bei Anschluss eines handelsüblichen MPI-Kabels bietet die MPI-Buchse die volle MPI-Funktionalität.



Wichtige Hinweise zum Einsatz von MPI-Kabeln

Bei Einsatz eines MPI-Kabels an den CPUs von VIPA ist darauf zu achten, dass der Pin 1 nicht verbunden ist. Dies kann zu Transferproblemen führen und ggf. an der CPU einen Defekt herbeiführen!

Insbesondere PROFIBUS-Kabel von Siemens wie beispielsweise das Kabel mit der Best.-Nr. 6XV1 830-1CH30 darf an der MP²I-Buchse nicht betrieben werden.

Für Schäden, die aufgrund der Nichtbeachtung dieser Hinweise und bei unsachgemäßem Einsatz entstehen, übernimmt die VIPA keinerlei Haftung!

Einsatz als RS232-Schnittstelle nur über "Green Cable" Zur seriellen Übertragung von Ihrem PC aus ist ein MPI-Umsetzer erforderlich. Sie können aber auch das "Green Cable" von VIPA verwenden. Sie erhalten es unter der Best.-Nr. VIPA 950-0KB00.



Hiermit können Sie Ihre Daten, ausschließlich bei VIPA CPUs mit MP²I-Buchse, als Punkt-zu-Punkt-Verbindung seriell über die MP²I-Buchse übertragen.

Hardware-Konfiguration - CPU

Übersicht

Zur Projektierung der CPU 21x und der am VIPA-Bus neben der CPU befindlichen System 200V Module verwenden Sie den Hardware-Konfigurator von Siemens.

Damit die direkt gesteckten Peripheriemodule gezielt angesprochen werden können, müssen ihnen bestimmte Adressen in der CPU zugeordnet werden.

Die Adresszuordnung und die Parametrierung der Module erfolgt im Siemens SIMATIC Manager in Form eines virtuellen PROFIBUS-Systems. Da die PROFIBUS-Schnittstelle auch softwareseitig standardisiert ist, können wir auf diesem Weg gewährleisten, dass über die Einbindung einer GSD-Datei die Funktionalität in Verbindung mit dem Siemens SIMATIC Manager jederzeit gegeben ist.

Ihr Projekt wird über die MPI-Schnittstelle in Ihre CPU übertragen

Voraussetzung

Folgende Voraussetzungen müssen für die Projektierung erfüllt sein

- · Siemens SIMATIC Manager auf PC bzw. PG installiert
- GSD-Dateien in Hardware-Konfigurator von Siemens eingebunden
- Serielle Verbindung zur CPU (z.B. MPI-Adapter)



Hinweis!

Für die Projektierung der CPU werden fundierte Kenntnisse im Umgang mit dem Siemens SIMATIC Manager und dem Hardware-Konfigurator von Siemens vorausgesetzt!

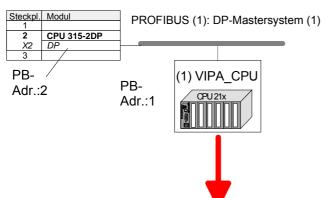
GSD-Datei einbinden

- Gehen Sie auf www.vipa.com > Service > Download > PROFIBUS GSD-Dateien und laden Sie die Datei System 100V - 200V Vxxx.zip.
- Extrahieren Sie die Datei in Ihr Arbeitsverzeichnis. Die vipa_21x.gsd (deutsch) bzw. vipa_21x.gse (englisch) befinden sich im Verzeichnis CPU21x.
- Starten Sie den Hardware-Konfigurator von Siemens und schließen Sie alle Projekte.
- Gehen Sie auf Extras > Neue GSD-Datei installieren.
- Navigieren Sie in das Verzeichnis CPU21x und geben Sie die entsprechende Datei vipa_21x.gsd (deutsch) oder vipa_21x.gse (englisch) an.

Die Module des System 200V von VIPA befinden sich im Hardwarekatalog unter PROFIBUS-DP \ Weitere Feldgeräte \ I/O \ VIPA_System_200V.

Vorgehensweise

Um kompatibel mit dem Siemens SIMATIC Manager zu sein, sind folgende Schritte durchzuführen:



Steckpl.	Modul
0	CPU 21x-2BT13
1	

- Starten Sie den Hardware-Konfigurator von Siemens mit einem neuen Projekt.
- Fügen Sie aus dem Hardware-Katalog eine Profilschiene ein.
- Platzieren Sie auf Steckplatz 2 folgende Siemens CPU:

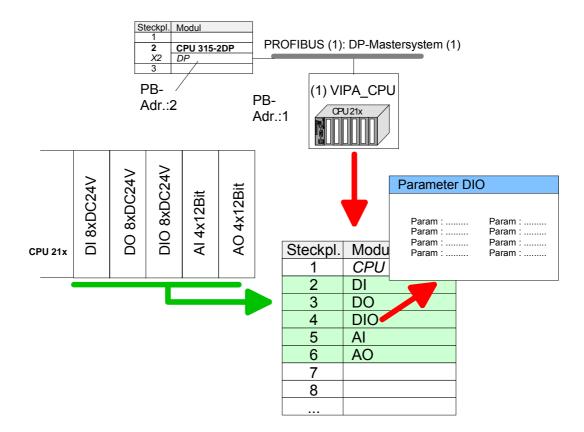
CPU 315-2DP (315-2AF03 0AB00 V1.2)

- Legen Sie für das System 200V ein neues PROFIBUS-Subnetz an.
- Binden Sie an das Subnetz das Slave-System "VIPA_CPU21x" mit der PROFIBUS-Adresse 1 an.
 Nach Einbindung der vipa_21x.gsd finden Sie das Slave-System im Hardware-Katalog unter PROFIBUS DP > Weitere Feldgeräte > IO > VIPA System 200V.
- Platzieren Sie immer auf dem 1.
 Steckplatz die entsprechende CPU 21x-2BT13, indem Sie diese dem Hardware-Katalog entnehmen.

Hardware-Konfiguration - I/O-Module

Hardware-Konfiguration der Module Binden Sie in Ihrem Slave-System nach der CPU Ihre System 200V Module in der gesteckten Reihenfolge ein.

Damit die gesteckten Peripheriemodule gezielt angesprochen werden können, müssen ihnen bestimmte Adressen in der CPU zugeordnet werden.



Parametrierung

Zur Parametrierung doppelklicken Sie in Ihrer Steckplatzübersicht auf das zu parametrierende Modul. Daraufhin öffnet sich ein Dialogfenster. Hier können Sie Ihre Parametereinstellungen vornehmen.

Parametrierung zur Laufzeit

Unter Einsatz der SFCs 55, 56 und 57 können Sie zur Laufzeit Parameter ändern und an die entsprechenden Module übertragen.

Hierbei sind die modulspezifischen Parameter in sogenannten "Datensätzen" abzulegen.

Näheres zum Aufbau der Datensätze finden Sie in der Beschreibung zu den Modulen.

Hardware-Konfiguration - Ethernet-PG/OP-Kanal

Übersicht

Die CPU hat einen Ethernet-PG/OP-Kanal integriert. Über diesen Kanal können Sie Ihre CPU programmieren und fernwarten.

Bei Erstinbetriebnahme bzw. nach dem Rücksetzen auf Werkseinstellungen besitzt der Ethernet-PG/OP-Kanal keine IP-Adresse.

Damit Sie online über den Ethernet-PG/OP-Kanal auf die CPU zugreifen können, müssen Sie diesem gültige IP-Adress-Parameter über den Siemens SIMATIC Manager zuordnen. Diesen Vorgang nennt man "Initialisierung" oder "Urtaufe".

Montage und Inbetriebnahme

- Bauen Sie Ihr System 200V mit Ihrer CPU auf.
- Verdrahten Sie das System, indem Sie die Leitungen für Spannungsversorgung und Signale anschließen.
- Verbinden Sie die Ethernet-Buchse des Ethernet-PG/OP-Kanals mit Ethernet.
- Schalten Sie die Spannungsversorgung ein.
 - → Nach kurzer Hochlaufzeit ist der CP bereit für die Kommunikation. Er besitzt ggf. noch keine IP-Adressdaten und erfordert eine Urtaufe.

"Urtaufe" über Zielsystemfunktionen

Die Urtaufe über die Zielsystemfunktion erfolgt nach folgender Vorgehensweise:

• Ermitteln Sie die aktuelle Ethernet (MAC) Adresse Ihres Ethernet-PG/OP-Kanals. Sie finden diese immer auf einem Aufkleber an der linken Seite der CPU.



IP-Adress-Parameter zuweisen Gültige IP-Adress-Parameter erhalten Sie von Ihrem Systemadministrator. Die Zuweisung der IP-Adress-Daten erfolgt online im Siemens SIMATIC Manager ab Version V 5.3 & SP3 nach folgender Vorgehensweise:

- Starten Sie den Siemens SIMATIC Manager und stellen Sie über **Extras** > *PG/PC-Schnittstelle einstellen* auf "TCP/IP -> Netzwerkkarte " ein.
- Öffnen Sie mit **Zielsystem** > *Ethernet-Teilnehmer bearbeiten* das gleichnamige Dialogfenster.
- Benutzen Sie die Schaltfläche [Durchsuchen], um die über MAC-Adresse erreichbaren Geräte zu ermitteln oder tragen Sie die MAC-Adresse ein. Die MAC-Adresse finden Sie auf dem 1. Aufkleber unter der Frontklappe der CPU.
- Wählen Sie ggf. bei der Netzwerksuche aus der Liste die Baugruppe mit der Ihnen bekannten MAC-Adresse aus.
- Stellen Sie nun die IP-Konfiguration ein, indem Sie IP-Adresse, Subnet-Maske und den Netzübergang eintragen. Sie können aber auch über einen DHCP-Server eine IP-Adresse beziehen. Hierzu ist dem DHCP-Server je nach gewählter Option die MAC-Adresse, der Gerätename oder die hier eingebbare Client-ID zu übermitteln. Die Client-ID ist eine Zeichenfolge aus maximal 63 Zeichen. Hierbei dürfen folgende Zeichen verwendet werden: Bindestrich "-", 0-9, a-z, A-Z
- Bestätigen Sie mit [IP-Konfiguration zuweisen] Ihre Eingabe.

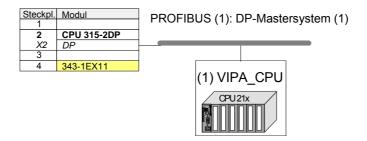


Hinweis!

Direkt nach der Zuweisung ist der Ethernet-PG/OP-Kanal über die angegebenen IP-Adress-Daten online erreichbar. Der Wert bleibt bestehen, solange dieser nicht neu zugewiesen, mit einer Hardware-Projektierung überschrieben oder Rücksetzen auf Werkseinstellung ausgeführt wird.

IP-Adress-Parameter in Projekt übernehmen

- Öffnen Sie den Siemens Hardware-Konfigurator und projektieren Sie stellvertretend für Ihre VIPA CPU die Siemens CPU 315-2DP mit der Best.-Nr. 6ES7 315-2AF03-0AB0 V1.2., zu finden unter SIMATIC 300 \ CPU 300 \ CPU 315-2 DP. Parametrieren Sie ggf. die CPU 315-2DP.
- Projektieren Sie stellvertretend für den CP den Siemens-CP CP343-1 (343-1EX11) auf Steckplatz 4, zu finden unter SIMATIC 300 \ CP 300 \ Industrial Ethernet \ CP 343-1.
- Öffnen Sie durch Doppelklick auf den CP 343-1EX11 den Eigenschaften-Dialog und geben Sie für den CP unter "Eigenschaften" die zuvor zugewiesenen IP-Adress-Daten an.
- Übertragen Sie Ihr Projekt.



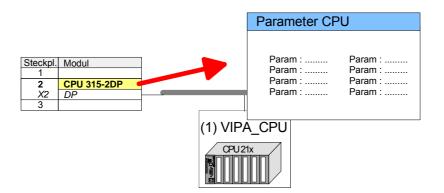
Einstellung CPU-Parameter

Parametrierung über Siemens CPU 315-2AF03

Da die CPU von VIPA im Hardware-Konfigurator als Siemens CPU 315-2DP (315-2AF03 0AB00 V1.2) zu projektieren ist, können Sie bei der Hardware-Konfiguration unter den "Eigenschaften" der CPU 315-2DP die Parameter für die VIPA-CPU einstellen.

Durch Doppelklick auf die CPU 315-2DP gelangen Sie in das Parametrierfenster für die CPU.

Über die Register haben Sie Zugriff auf alle Standard Parameter Ihrer CPU.



Parameter, die unterstützt werden

Die CPU wertet nicht alle Parameter aus, welche Sie bei der Hardware-Konfiguration einstellen können.

Folgende Parameter werden zur Zeit in der CPU ausgewertet:

Allgemein

Kurzbezeichnung

Die Kurzbezeichnung der Siemens CPU 315-2AF03 ist CPU 315-2DP.

Bestell-Nr./ **Firmware**

Bestellnummer und Firmware sind identisch zu den Angaben im Fenster "Hardware Katalog".

Name Als Name steht hier die Kurzbezeichnung der CPU. Wenn Sie den Namen

ändern, erscheint dieser im Siemens SIMATIC Manager.

Kommentar Hier können Sie den Einsatzzweck der Baugruppe eingeben.

Anlauf

Anlauf bei Sollausbau ungleich Istausbau

Wenn "Anlauf bei Sollausbau ungleich Istausbau" deaktiviert ist und mindestens eine Baugruppe nicht auf dem projektierten Steckplatz steckt, oder dort eine Baugruppe von einem anderen Typ steckt, geht die CPU nicht in RUN und verbleibt in STOP.

Wenn "Anlauf bei Sollausbau ungleich Istausbau" aktiviert ist, läuft die CPU an, auch wenn Baugruppen nicht auf den projektierten Steckplätzen stecken oder dort Baugruppen eines anderen Typs stecken (z.B. bei

Inbetriebnahme).

Überwachungszeit für Fertigmeldung durch Baugruppen [100ms]

Maximale Dauer für die Fertigmeldung aller konfigurierten Baugruppen nach NetzEIN. Hierbei werden auch angebundene PROFIBUS-DP-Slaves berücksichtigt, bis diese parametriert sind. Wenn nach Ablauf dieser Zeit die Baugruppen keine Fertigmeldung an die CPU senden, ist der Istausbau ungleich dem Sollausbau.

Überwachungszeit für Übertragung der Parameter an Baugruppen [100ms] Maximale Dauer für die Übertragung der Parameter an die parametrierbaren Baugruppen. Wenn nach Ablauf dieser Zeit nicht alle Baugruppen parametriert sind, ist der Istausbau ungleich dem Sollausbau.

Zyklus / Taktmerker

OB1-Prozessabbild zyklisch aktualisieren Dieser Parameter ist nicht relevant.

Zyklusüberwachungszeit Hier geben Sie die Zyklusüberwachungszeit in ms ein. Wenn die Zykluszeit die Zyklusüberwachungszeit überschreitet, geht die CPU in STOP.

Ursachen für eine Überschreitung:

- Kommunikationsprozesse
- Häufung von Alarmereignissen
- Fehler im CPU-Programm

Mindestzykluszeit

Dieser Parameter ist nicht relevant.

Zyklusbelastung durch Kommuni-kation

Mit diesem Parameter können Sie die Dauer von Kommunikationsprozessen, welche immer auch die Zykluszeit verlängern, in bestimmten Grenzen steuern.

Bei Einstellung der Zyklusbelastung durch Kommunikation auf 50% kann sich eine Verdopplung der OB 1-Zykluszeit ergeben. Außerdem wird der OB 1-Zyklus zusätzlich durch asynchrone Ereignisse (z.B. Prozessalarme) verlängert.

OB85-Aufruf bei Peripheriezugriffsfehler Sie können die voreingestellte Reaktion der CPU bei Peripheriezugriffsfehlern währen der systemseitigen Aktualisierung des Prozessabbildes ändern.

Die VIPA-CPU ist so voreingestellt, dass sie bei Peripheriezugriffsfehlern keinen OB 85 aufruft und auch keinen Eintrag im Diagnosepuffer erzeugt.

Taktmerker

Aktivieren Sie dieses Kästchen, wenn Sie einen Taktmerker einsetzen und geben Sie die Nummer des Merkerbytes ein.



Hinweis!

Das gewählte Merkerbyte kann nicht für die Zwischenspeicherung von Daten genutzt werden.

Remanenz

Anzahl Merkerbytes ab MB0

Die Anzahl der remanenten Merkerbytes ab Merkerbyte 0 können Sie hier

angeben.

Anzahl S7-Timer ab

T0

Hier tragen Sie die Anzahl der remanenten S7-Timer ab T0 ein. Jeder S7-

Timer belegt 2Byte.

Anzahl S7-Zähler

ab Z0

Tragen Sie die Anzahl der remanenten S7-Zähler ab Z0 hier ein.

Bereiche Diese Parameter sind nicht relevant.

Alarme

Priorität Hier werden die Prioritäten angezeigt, nach denen der entsprechende

Alarm-OB (Prozessalarm, Verzögerungsalarm, Asynchronfehleralarm)

bearbeitet wird.

Uhrzeitalarme

Priorität Hier können Sie die Prioritäten bestimmen, nach denen der entsprechende

Uhrzeitalarm-OB bearbeitet werden soll.

Mit Priorität "0" wählen Sie den entsprechenden OB ab.

Aktiv Bei aktiviertem Kästchen, wird der Uhrzeitalarm-OB bei einem Neustart

automatisch gestartet.

Ausführung Hier wählen Sie aus, wie oft die Alarme ausgeführt werden sollen. Die

Intervalle von minütlich bis jährlich beziehen sich auf die Einstellungen

unter Startdatum und Uhrzeit.

Startdatum/Uhrzeit Hier geben Sie an, wann der Uhrzeitalarm zum ersten Mal ausgeführt

werden soll.

Teilprozessabbild Dieser Parameter wird nicht unterstützt.

Weckalarme

Priorität Hier können Sie die Prioritäten bestimmen, nach denen der entsprechende

Weckalarm-OB bearbeitet werden soll. Mit Priorität "0" wählen Sie den

entsprechenden OB ab.

Ausführung

Geben Sie die Zeitabstände in ms an, in denen die Weckalarm-OBs bearbeitet werden. Startzeitpunkt ist der Betriebszustandwechsel von STOP nach RUN.

Phasenverschiebung Geben Sie hier eine Zeit in ms an, um welche der tatsächliche Ausführungszeitpunkt des Weckalarms verzögert werden soll. Dies ist sinnvoll, wenn mehrere Weckalarme aktiv sind. Mit der *Phasenverschiebung* können diese über den Zyklus hinweg verteilt werden.

Teilprozessabbild

Dieser Parameter wird nicht unterstützt.

Schutz

Schutzstufe

Hier können Sie eine von 3 Schutzstufen einstellen, um die CPU vor unbefugtem Zugriff zu schützen.

Schutzstufe 1 (voreingestellt):

• kein Passwort parametrierbar; keine Einschränkungen Schutzstufe 2 mit Passwort:

- Kenntnis des Passworts: lesender und schreibender Zugriff
- Unkenntnis des Passworts: nur lesender Zugriff Schutzstufe 3:
- Kenntnis des Passworts: lesender und schreibender Zugriff
- Unkenntnis des Passworts: weder lesender noch schreibender Zugriff

Projekt transferieren

Übersicht

Sie haben folgende Möglichkeiten für den Projekt-Transfer in die CPU:

- Transfer über MPI
- Transfer über Ethernet
- Transfer über MMC bei Einsatz eines MMC-Lesers

Transfer über MPI

Der Aufbau eines MPI-Netzes gleicht elektrisch dem Aufbau eines PROFIBUS-Netzes. Das heißt, es gelten dieselben Regeln und Sie verwenden für beide Netze die gleichen Komponenten zum Aufbau. Die einzelnen Teilnehmer werden über Busanschlussstecker und PROFIBUS-Kabel verbunden. Defaultmäßig wird das MPI-Netz mit 187,5kBaud betrieben. VIPA-CPUs werden mit der MPI-Adresse 2 ausgeliefert.

MPI-Programmier-kabel

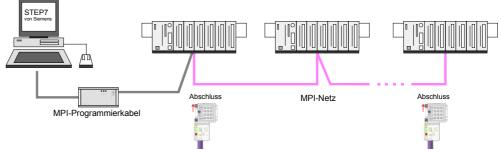
Die MPI-Programmierkabel erhalten Sie in verschiedenen Varianten von VIPA. Die Kabel bieten einen RS232- bzw. USB-Anschluss für den PC und einen busfähigen RS485-Anschluss für die CPU.

Aufgrund des RS485-Anschlusses dürfen Sie die MPI-Programmierkabel direkt auf einen an der RS485-Buchse schon gesteckten Stecker aufstecken. Jeder Busteilnehmer identifiziert sich mit einer eindeutigen Adresse am Bus, wobei die Adresse 0 für Programmiergeräte reserviert ist.

Abschlusswiderstand Eine Leitung muss mit ihrem Wellenwiderstand abgeschlossen werden. Hierzu schalten Sie den Abschlusswiderstand am ersten und am letzten Teilnehmer eines Netzes oder eines Segments zu.

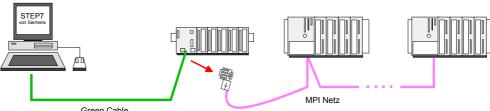
Achten Sie darauf, dass die Teilnehmer, an denen der Abschlusswiderstand zugeschaltet ist, immer mit Spannung versorgt sind. Ansonsten kann es zu Störungen auf dem Bus kommen.

Transfer mit MPI-Programmierkabel (MPI-Kommunikation)



Transfer mit Green Cable (Serielle Kommunikation)

Durch <u>ausschließlich direktes</u> Stecken des Green Cable auf einer MP²I-Buchse können Sie eine serielle Verbindung zwischen PC und CPU herstellen. Geben Sie unter *Lokaler Anschluss* den PC-COM-Port und die Übertragungsrate 38400Baud ein. Die Einstellungen im Register *MPI* werden bei Green Cable Einsatz ignoriert.



MPI konfigurieren

Hinweise zur Konfiguration einer MPI-Schnittstelle finden Sie in der Dokumentation zu Ihrer Programmiersoftware.

Das "Green Cable" hat die Best.-Nr. VIPA 950-0KB00.



Achtung!

Das "Green Cable" dürfen Sie ausschließlich bei VIPA CPUs mit MP²I-Schnittstellen einsetzen.

Bitte beachten Sie hierzu die Hinweise zum Einsatz der MPI-Buchse und des Green Cable!

Vorgehensweise Transfer über MPI-Schnittstelle

- Verbinden Sie Ihren PC über ein MPI-Programmierkabel mit der MPI-Buchse Ihrer CPU.
- Laden Sie im Siemens SIMATIC Manager Ihr Projekt.
- Wählen Sie im Menü Extras > PG/PC-Schnittstelle einstellen
- Wählen Sie in der Auswahlliste "PC Adapter (MPI)" aus; ggf. müssen Sie diesen erst hinzufügen und klicken Sie auf [Eigenschaften].
- Stellen Sie im Register *MPI* die Übertragungsparameter Ihres MPI-Netzes ein und geben Sie eine gültige *Adresse* an.
- Wechseln Sie in das Register Lokaler Anschluss
- Geben Sie den COM-Port des PCs an und stellen Sie für Ihr MPI-Programmierkabel die Übertragungsrate 38400Baud ein.
- Mit Zielsystem > Laden in Baugruppe können Sie Ihr Projekt über MPI in die CPU übertragen und mit Zielsystem > RAM nach ROM kopieren auf einer MMC sichern, falls diese gesteckt ist.



Hinweis!

Bitte beachten Sie, dass Sie bei Einsatz des Green Cable die Übertragungsgeschwindigkeit auf 38400 Baud einstellen.

Hinweise zum Green Cable

Das Green Cable ist ein grünes Verbindungskabel, das ausschließlich zum Einsatz an VIPA System-Komponenten konfektioniert ist.

Das Green Cable ist ein Programmier- und Downloadkabel für VIPA CPUs mit MP²I-Buchse sowie VIPA Feldbus-Master. Sie erhalten das Green Cable von VIPA unter der Best.-Nr.: VIPA 950-0KB00.





- Projekte seriell übertragen
 Unter Umgehung aufwändiger Hardware (MPI-Adapter, etc.) können
 Sie über das Green Cable eine serielle Punkt-zu-Punkt-Verbindung
 über die MP²I-Schnittstelle realisieren.
- Firmware-Updates der CPUs und Feldbus-Master durchführen Über das Green Cable können Sie unter Einsatz eines Upload-Programms die Firmware aller aktuellen VIPA CPUs mit MP²I-Buchse sowie bestimmte Feldbus-Master (s. Hinweis) aktualisieren.



Wichtige Hinweise zum Einsatz des Green Cable

Bei Nichtbeachtung der nachfolgenden Hinweise können Schäden an den System-Komponenten entstehen.

Für Schäden, die aufgrund der Nichtbeachtung dieser Hinweise und bei unsachgemäßem Einsatz entstehen, übernimmt die VIPA keinerlei Haftung!



Hinweis zum Einsatzbereich

Das Green Cable darf ausschließlich <u>direkt</u> an den hierfür vorgesehenen Buchsen der VIPA-Komponenten betrieben werden (Zwischenstecker sind nicht zulässig). Beispielsweise ist vor dem Stecken des Green Cable ein gestecktes MPI-Kabel zu entfernen.

Zurzeit unterstützen folgende Komponenten das Green Cable:

VIPA CPUs mit MP²I-Buchse sowie die Feldbus-Master von VIPA.



Hinweis zur Verlängerung

Die Verlängerung des Green Cable mit einem weiteren Green Cable bzw. die Kombination mit weiteren MPI-Kabeln ist nicht zulässig und führt zur Beschädigung der angeschlossenen Komponenten!

Das Green Cable darf nur mit einem 1:1 Kabel (alle 9 Pin 1:1 verbunden) verlängert werden.

Transfer über Ethernet

Die CPU besitzt für den Transfer über Ethernet folgende Schnittstelle:

Ethernet-PG/OP-Kanal

Initialisierung

Damit Sie auf die entsprechende Ethernet-Schnittstelle online zugreifen können, müssen Sie dieser durch die "Initialisierung" bzw. "Urtaufe" IP-Adress-Parameter zuweisen. Näheres hierzu finden Sie unter "Hardware-Konfiguration - Ethernet-PG/OP-Kanal".

Transfer

- Für den Transfer verbinden Sie, wenn nicht schon geschehen, die entsprechende Ethernet-Buchse mit Ihrem Ethernet.
- Öffnen Sie Ihr Projekt im Siemens SIMATIC Manager.
- Stellen Sie über Extras > PG/PC-Schnittstelle den Zugriffsweg "TCP/IP -> Netzwerkkarte " ein.
- Gehen Sie auf Zielsystem > Laden in Baugruppe → es öffnet sich das Dialogfenster "Zielbaugruppe auswählen". Wählen Sie die Zielbaugruppe aus und geben Sie als Teilnehmeradresse die IP-Adress-Parameter des entsprechenden Ethernet-Schnittstelle an. Sofern keine neue Hardware-Konfiguration in die CPU übertragen wird, wird die hier angegebene Ethernet-Verbindung dauerhaft als Transferkanal im Projekt gespeichert.
- Starten Sie mit [OK] den Transfer.



Hinweis!

Systembedingt kann es zu einer Meldung kommen, dass sich die projektierte von der Zielbaugruppe unterscheidet. Quittieren Sie diese Meldung mit [OK].

→ Ihr Projekt wird übertragen und kann nach der Übertragung in der CPU ausgeführt werden.

Transfer über MMC

Die MMC (**M**emory **C**ard) dient als externes Speichermedium. Es dürfen sich mehrere Projekte und Unterverzeichnisse auf einer MMC befinden. Bitte beachten Sie, dass sich Ihre aktuelle Projektierung im Root-Verzeichnis befindet und einen der folgenden Dateinamen hat:

- S7PROG.WLD
- S7PROGE.WLD
- AUTOLOAD.WLD

Mit **Datei** > *Memory-Card-Datei* > *Neu* können Sie im Siemens SIMATIC Manager eine WLD-Datei erzeugen. Danach kopieren Sie aus dem Baustein-Ordner Ihres Projekts alle Bausteine und die *Systemdaten* in die WLD-Datei.

Transfer MMC → CPU

Das Übertragen des Anwenderprogramms von der MMC in die CPU erfolgt je nach Dateiname nach Urlöschen oder nach PowerON.

- S7PROG.WLD wird nach Urlöschen von der MMC gelesen und in das batteriegepufferte RAM übertragen
- S7PROGF.WLD wird nach Urlöschen von der MMC gelesen, in das batteriegepufferte RAM und zusätzlich in den Flash-Speicher übertragen. Ein Zugriff auf den Flash-Speicher erfolgt nur bei leerer Pufferbatterie, sofern keine MMC mit Anwenderprogramm gesteckt ist.
- AUTOLOAD.WLD wird nach NetzEIN von der MMC gelesen und in das batteriegepufferte RAM übertragen .

Das Blinken der LED "MC" der CPU kennzeichnet den Übertragungsvorgang. Bitte beachten Sie, dass Ihr Anwenderspeicher ausreichend Speicherplatz für Ihr Anwenderprogramm bietet, ansonsten wird Ihr Anwenderprogramm unvollständig geladen und die SF-LED leuchtet. Führen Sie vor der Übertragung eine Komprimierung durch, da keine automatische Komprimierung durchgeführt wird.

Transfer CPU → MMC

Bei einer in der CPU gesteckten MMC wird durch einen Schreibbefehl der Inhalt des batteriegepufferten RAMs als *S7PROG.WLD* auf die MMC und in den internen Flash-Speicher übertragen.

Den Schreibbefehl starten Sie aus dem Siemens SIMATIC Manager auf Bausteinebene über **Zielsystem** > *RAM nach ROM kopieren*. Während des Schreibvorgangs blinkt die "MC"-LED. Erlischt die LED, ist der Schreibvorgang beendet.

Soll dieses Projekt automatisch nach einem NetzEIN von der MMC geladen werden, so müssen Sie dieses auf der MMC in *AUTOLOAD.WLD* umbenennen.

Kontrolle des Transfervorgangs

Nach einem MMC-Zugriff erfolgt ein Diagnose-Eintrag der CPU. Zur Anzeige der Diagnoseeinträge gehen Sie im Siemens SIMATIC Manager auf **Zielsystem** > *Baugruppenzustand*. Über das Register "Diagnosepuffer" gelangen Sie in das Diagnosefenster.

Nähere Informationen zu den Ereignis-IDs finden Sie unter "VIPA-spezifische Diagnose-Einträge".

Betriebszustände

Übersicht

Die CPU kennt 3 Betriebszustände:

- Betriebszustand STOP
- Betriebszustand ANLAUF
- Betriebszustand RUN

In den Betriebszuständen ANLAUF und RUN können bestimmte Ereignisse auftreten, auf die das Systemprogramm reagieren muss. In vielen Fällen wird dabei ein für das Ereignis vorgesehener Organisationsbaustein als Anwenderschnittstelle aufgerufen.

Betriebszustand STOP

- Das Anwenderprogramm wird nicht bearbeitet.
- Hat zuvor eine Programmbearbeitung stattgefunden, bleiben die Werte von Zählern, Zeiten, Merkern und des Prozessabbilds beim Übergang in den STOP-Zustand erhalten.
- Die Befehlsausgabe ist gesperrt, d.h. alle digitalen Ausgaben sind gesperrt.
- RUN-LED (R) aus
- STOP-LED (S) an

Betriebszustand ANLAUF

- Während des Übergangs von STOP nach RUN erfolgt ein Sprung in den Anlauf-Organisationsbaustein OB 100. Der Ablauf des OBs wird zeitlich nicht überwacht. Im Anlauf-OB können weitere Bausteine aufgerufen werden.
- Beim Anlauf sind alle digitalen Ausgaben gesperrt, d.h. die Befehlsausgabesperre ist aktiv.
- RUN-LED blinkt, solange der OB 100 bearbeitet wird und für mindestens 3s, auch wenn der Anlauf kürzer ist oder die CPU aufgrund eines Fehler in STOP geht. Dies zeigt den Anlauf an.
- STOP-LED aus

Wenn die CPU einen Anlauf fertig bearbeitet hat, geht Sie in den Betriebszustand RUN über.

Betriebszustand RUN

- Das Anwenderprogramm im OB 1 wird zyklisch bearbeitet, wobei zusätzlich alarmgesteuert weitere Programmteile eingeschachtelt werden können.
- Alle im Programm gestarteten Zeiten und Zähler laufen und das Prozessabbild wird zyklisch aktualisiert.
- Das BASP-Signal (Befehlsausgabesperre) wird deaktiviert, d.h. alle digitalen Ausgänge sind freigegeben.
- RUN-LED an
- STOP-LED aus

Funktionssicherheit

Die CPUs besitzen Sicherheitsmechanismen, wie einen Watchdog (100ms) und eine parametrierbare Zykluszeitüberwachung (parametrierbar min. 1ms), die im Fehlerfall die CPU stoppen bzw. einen RESET auf der CPU durchführen und diese in einen definierten STOP-Zustand versetzen.

Die CPUs von VIPA sind funktionssicher ausgelegt und besitzen folgende Systemeigenschaften:

Ereignis	betrifft	Effekt
$RUN \rightarrow STOP$	allgemein	BASP (B efehls- A usgabe- Sp erre) wird gesetzt.
	zentrale digitale Ausgänge	Die Ausgänge werden abgeschaltet.
	zentrale analoge Ausgänge	Die Ausgänge werden abgeschaltet.
		- Spannungsausgänge geben 0V aus
		- Stromausgänge 020mA geben 0mA aus
		- Stromausgänge 420mA geben 4mA aus
		Falls parametriert können auch Ersatzwerte ausgegeben werden.
	dezentrale Ausgänge	Verhalten wie bei zentralen digitalen/analogen Ausgängen
	dezentrale Eingänge	Die Eingänge werden von der dezentralen Station zyklisch gelesen und die aktuellen Werte zur Verfügung gestellt.
STOP → RUN bzw. NetzEin	allgemein	Zuerst wird das PAE gelöscht, danach erfolgt der Aufruf des OB 100. Nachdem dieser abgearbeitet ist, wird das BASP zurückgesetzt und der Zyklus gestartet mit: PAA löschen → PAE lesen → OB 1.
	zentrale analoge Ausgänge	Das Verhalten der Ausgänge bei Neustart kann voreingestellt werden.
	dezentrale Eingänge	Die Eingänge werden von der dezentralen Station zyklisch gelesen und die aktuellen Werte zur Verfügung gestellt.
RUN	allgemein	Der Programmablauf ist zyklisch und damit vorhersehbar: PAE lesen \rightarrow OB 1 \rightarrow PAA schreiben.

PAE = Prozessabbild der Eingänge PAA = Prozessabbild der Ausgänge

Urlöschen

Übersicht

Beim Urlöschen wird der komplette Anwenderspeicher gelöscht. Ihre Daten auf der Memory Card bleiben erhalten.

Sie haben 2 Möglichkeiten zum Urlöschen:

- Urlöschen über Betriebsartenschalter
- Urlöschen über Konfigurations-Software wie z.B. Siemens SIMATIC Manager



Hinweis!

Vor dem Laden Ihres Anwenderprogramms in Ihre CPU sollten Sie die CPU immer urlöschen, um sicherzustellen, dass sich kein alter Baustein mehr in Ihrer CPU befindet.

Urlöschen über Betriebsartenschalter

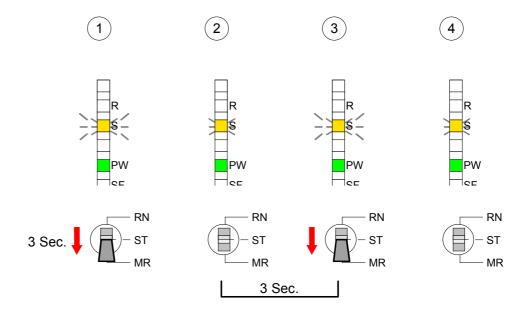
Voraussetzung

Ihre CPU muss sich im STOP-Zustand befinden. Stellen Sie hierzu den CPU-Betriebsartenschalter auf "ST" \rightarrow die S-LED leuchtet.

Urlöschen

- Bringen Sie den Betriebsartenschalter in Stellung MR und halten Sie Ihn ca. 3 Sekunden. → Die S-LED geht von Blinken über in Dauerlicht.
- Bringen Sie den Betriebsartenschalter in Stellung ST und innerhalb von 3 Sekunden kurz in MR dann wieder auf ST.
 → Die S-LED blinkt (Urlösch-Vorgang).
- Das Urlöschen ist abgeschlossen, wenn die S-LED in Dauerlicht übergeht → Die S-LED leuchtet.

Die nachfolgende Abbildung zeigt nochmals die Vorgehensweise:



Automatisch nachladen

Falls auf der MMC ein Projekt S7PROG.WLD vorhanden ist, versucht die CPU dieses von der MMC neu zu laden. \rightarrow Die MC-LED leuchtet.

Nach dem Nachladen erlischt die LED. Abhängig von der Einstellung des Betriebsartenschalters bleibt die CPU in STOP bzw. geht in RUN.

Urlöschen über Siemens SIMATIC Manager

Voraussetzung

Ihre CPU muss sich im STOP-Zustand befinden.

Mit dem Menübefehl **Zielsystem** > *Betriebszustand* bringen Sie Ihre CPU in STOP.

Urlöschen

Über den Menübefehl **Zielsystem** > *Urlöschen* fordern Sie das Urlöschen an.

In dem Dialogfenster können Sie, wenn noch nicht geschehen, Ihre CPU in STOP bringen und das Urlöschen starten.

Während des Urlöschvorgangs blinkt die S-LED.

Geht die S-LED in Dauerlicht über, ist der Urlöschvorgang abgeschlossen.

Automatisch nachladen

Falls auf der MMC ein Projekt S7PROG.WLD vorhanden ist, versucht die CPU dieses von der MMC neu zu laden. → Die MC-LED leuchtet.

Nach dem Nachladen erlischt die LED. Abhängig von der Einstellung des Betriebsartenschalters bleibt die CPU in STOP bzw. geht in RUN.

Rücksetzen auf Werkseinstellung

Das *Rücksetzten auf Werkseinstellung* löscht das interne RAM der CPU vollständig und bringt diese zurück in den Auslieferungszustand.

Bitte beachten Sie, dass hierbei auch die MPI-Adresse defaultmäßig auf 2 zurückgestellt wird!

Nähere Informationen hierzu finden Sie unter "Rücksetzen auf Werkseinstellung" weiter unten.

Firmwareupdate

Übersicht

Sie haben die Möglichkeit unter Einsatz einer MMC für die CPU und ihre Komponenten ein Firmwareupdate durchzuführen. Hierzu muss sich in der CPU beim Hochlauf eine entsprechend vorbereitete MMC befinden.

Damit eine Firmwaredatei beim Hochlauf erkannt und zugeordnet werden kann, ist für jede updatefähige Komponente ein Dateiname reserviert (siehe Tabelle unten).

Nach NetzEIN und CPU-STOP prüft die CPU, ob eine Firmware-Datei auf der MMC vorhanden ist. Wenn sich diese Firmware-Version von der zu überschreibenden Firmware-Version unterscheidet, zeigt die CPU dies über LED-Blinken an und sie können die Firmware über eine Updateanforderung installieren.

Aktuelle Firmware auf www.vipa.com

Die aktuellsten Firmwarestände finden Sie auf www.vipa.com im Service-Bereich.

CPU Firmware-Version ermitteln

Den ausgelieferten Firmwarestand können Sie einem Aufkleber entnehmen, der sich auf der Rückseite der entsprechenden Komponente befindet.

Sie haben auch die Möglichkeit im Siemens SIMATIC Manager den aktuellen Firmwarestand Ihrer CPU auszulesen. Gehen Sie hierzu über Ihr PG bzw. Ihren PC mit der CPU online und starten den Siemens SIMATIC Manager.

Über **Zielsystem** > Baugruppenzustand, Register "Allgemein" wird der aktuelle CPU-Firmwarestand ermittelt und angezeigt.

Firmware laden und mit reserviertem Namen auf MMC übertragen

- Gehen Sie auf www.vipa.com
- Klicken Sie auf Service > Download > Firmware.
- Navigieren Sie über System 200V > CPU zu Ihrer CPU und laden Sie gemäß Ihrem Hardware-Ausgabestand die zip-Datei auf ihren PC.
- Öffnen Sie die zip-Datei und kopieren Sie die Dateien auf Ihre MMC.
- Benennen Sie diese entsprechend um.

Reservierte Dateinamen

In der CPU 21x-2BT13 kann mittels reserviertem Dateinamen per MMC-Karte ein Firmware-Update aufgespielt werden:

Komponente	Dateiname	Neuer Dateiname
	Best-NrAusgabestand_Version.ZIP	auf MMC
CPU	Bx000bin	firmware.bin
СР	px000018.pkg	px000018.pkg



Achtung!

Beim Aufspielen einer neuen Firmware ist äußerste Vorsicht geboten. Unter Umständen kann Ihre CPU unbrauchbar werden, wenn beispielsweise während der Übertragung die Spannungsversorgung unterbrochen wird oder die Firmware-Datei fehlerhaft ist.

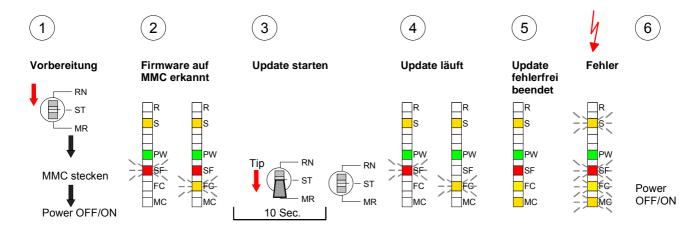
Setzten Sie sich in diesem Fall mit der VIPA-Hotline in Verbindung! Bitte beachten Sie, dass sich die zu überschreibende Firmware-Version von der Update-Version unterscheidet, ansonsten erfolgt kein Update.

Firmware von MMC in CPU übertragen

- Bringen Sie den Betriebsartenschalter Ihrer CPU in Stellung ST. Schalten Sie die Spannungsversorgung aus. Stecken Sie die MMC mit den Firmware-Dateien in die CPU. Achten Sie hierbei auf die Steckrichtung der MMC. Schalten Sie die Spannungsversorgung ein.
- 2. Nach einer kurzen Hochlaufzeit zeigt das abwechselnde Blinken der LEDs SF und FC an, dass auf der MMC mindestens eine abweichende Firmware-Datei gefunden wurde.
- 3. Sie starten die Übertragung der Firmware, sobald Sie innerhalb von 10s den Betriebsartenschalter kurz nach MR tippen und dann den Schalter in der ST-Position belassen.
- 4. Während des Update-Vorgangs blinken die LEDs SF und FC abwechselnd und die MC-LED leuchtet. Dieser Vorgang kann mehrere Minuten dauern.
- 5. Das Update ist fehlerfrei beendet, wenn die LEDs PW, S, SF, FC und MC leuchten. Blinken diese schnell, ist ein Fehler aufgetreten.
- 6. Schalten Sie die Spannungsversorgung aus und wieder ein. Jetzt prüft die CPU, ob noch weitere Firmware-Updates durchzuführen sind. Ist dies der Fall, blinken, wiederum nach einer kurzen Hochlaufzeit, die LEDs SF und FC. Fahren Sie mit Punkt 3 fort.

Blinken die LEDs nicht, ist das Firmware-Update abgeschlossen.

Führen Sie jetzt wie nachfolgend beschrieben ein *Rücksetzen auf Werkseinstellungen* durch. Danach ist die CPU wieder einsatzbereit.



Rücksetzen auf Werkseinstellung

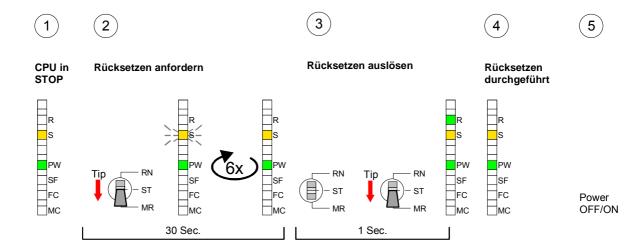
Vorgehensweise

Die folgende Vorgehensweise löscht das interne RAM der CPU vollständig und bringt diese zurück in den Auslieferungszustand.

Bitte beachten Sie, dass hierbei auch die MPI-Adresse auf 2 zurückgestellt wird!

- 1. Bringen Sie die CPU in STOP.
- 2. Drücken Sie den Betriebsartenschalter für ca. 30 Sekunden nach unten in Stellung MR. Hierbei blinkt die S-LED. Nach ein paar Sekunden leuchtet die S-LED. Die STOP-LED wechselt jetzt von Leuchten in Blinken. Zählen Sie, wie oft die S-LED leuchtet.
- Nach dem 6. Mal Leuchten der STOP-LED lassen Sie den Reset-Schalter wieder los, um ihn nochmals kurzzeitig nach unten zu drücken. Jetzt leuchtet die grüne RUN-LED einmal auf. Das bedeutet, dass das RAM vollständig gelöscht ist.
- 4. Zur Bestätigung des Rücksetzvorgangs leuchten die LEDs PW und S.
- 5. Danach ist die Spannungsversorgung aus- und wieder einzuschalten.

Die nachfolgende Abbildung soll die Vorgehensweise verdeutlichen:





Hinweis!

Bitte führen Sie nach einem Firmwareupdate der CPU immer ein Rücksetzen auf Werkseinstellung durch.

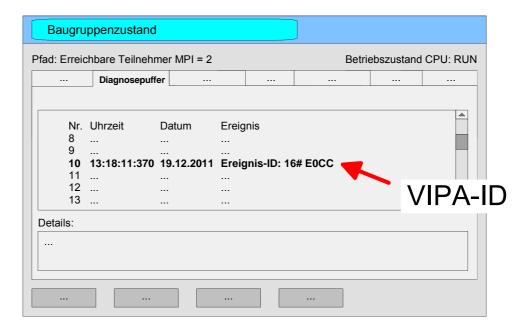
VIPA-spezifische Diagnose-Einträge

Einträge im Diagnosepuffer

Sie haben die Möglichkeit im Siemens SIMATIC Manager den Diagnosepuffer der CPU auszulesen. Neben den Standardeinträgen im Diagnosepuffer gibt es in den CPUs der VIPA noch zusätzliche Einträge, die ausschließlich in Form einer Ereignis-ID angezeigt werden.

Anzeige der Diagnoseeinträge

Zur Anzeige der Diagnoseeinträge gehen Sie in Ihrem Siemens SIMATIC Manager auf **Zielsystem** > *Baugruppenzustand*. Über das Register "Diagnosepuffer" gelangen Sie in das Diagnosefenster:



Für die Diagnose ist der Betriebszustand der CPU irrelevant. Es können maximal 100 Diagnoseeinträge in der CPU gespeichert werden.

Auf der Folgeseite finden Sie eine Übersicht der VIPA-spezifischen Ereignis-IDs.

Übersicht der Ereignis-ID

OxEO03 Fehler beim Zugriff auf Peripherie Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz OxEO04 Mehrfach-Parametrierung einer Peripherieadresse Zinfo2: Steckplatz OxEO05 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! OxEO06 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! OxEO07 Konfigurierte Ein-/Ausgangsbytes passen nicht in Peripheriebereich OxEO08 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! OxEO09 Fehler beim Zugriff auf Standard-Rückwandbus OxEO10 Nicht definierte Baugruppe am Rückwandbus erkannt Zinfo2: Steckplatz Zinfo3: Typkennung OxEO11 Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slavekonfiguration OxEO12 Fehler bei Parametrierung OxEO13 Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule OxEO14 Fehler bei Check_Sys OXEO15 Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster) OXEO16 Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz OxEO17 Fehler beim Zugriff auf integrierten Slave OxEO18 Fehler beim Zugriff auf integrierten Slave OxEO19 Fehler beim Rappen der Masterperipherie OxEO10 Fehler beim Bappen der Masterperipherie OxEO11 Fehler bei Erkennung des Standard Rückwandbus Systems OXEO14 Fehler bei Erkennung der Betriebsart (8 / 9 Bit) OXEOCC Kommunikationsfehler MPI / Seriell OXEO04 MMC-Fehler Filesystem OXEO05 MMC Fehler beim Speichern OXEO06 MMC Schreiben beendet (Copy Ram2Rom) OXEO07 MMC Lesen beendet (Nachladen nach Urlöschen) OXEO00 Internes Flash Schreiben beendet (Copy RAM to ROM)	Ereignis-ID	Bedeutung
Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz 0xE004 Mehrfach-Parametrierung einer Peripherieadresse Zinfo2: Steckplatz 0xE005 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! 0xE006 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! 0xE007 Konfigurierte Ein-/Ausgangsbytes passen nicht in Peripheriebereich 0xE008 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! 0xE009 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! 0xE009 Fehler beim Zugriff auf Standard-Rückwandbus 0xE010 Nicht definierte Baugruppe am Rückwandbus erkannt Zinfo2: Steckplatz Zinfo2: Steckplatz Zinfo3: Typkennung 0xE011 Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slavekonfiguration 0xE012 Fehler bei Parametrierung 0xE013 Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule 0xE014 Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule 0xE015 Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster) 0xE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz 0xE017 Fehler beim Zugriff auf integrierten Slave 0xE018 Fehler bei Erkennung des Standard Rückwandbus Systems 0xE019 Fehler bei Erkennung des Standard Rückwandbus Systems 0xE010 MMC-Zugriffsfehler 0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler Filesystem 0xE103 MMC-Fehler Filesystem 0xE104 MMC Fehler beim Speichern 0xE205 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)		<u> </u>
Zinfo2: Steckplatz OxE004 Mehrfach-Parametrierung einer Peripherieadresse Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz OxE005 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! OxE006 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! OxE007 Konfigurierte Ein-/Ausgangsbytes passen nicht in Peripheriebereich OxE008 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! OxE009 Fehler beim Zugriff auf Standard-Rückwandbus OxE010 Nicht definierte Baugruppe am Rückwandbus erkannt Zinfo2: Steckplatz Zinfo3: Typkennung OxE011 Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slavekonfiguration OxE012 Fehler bei Parametrierung OxE013 Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule OxE014 Fehler bei Check_Sys OXE015 Fehler bei Check_Sys OXE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz OXE017 Fehler beim Zugriff auf integrierten Slave OxE018 Fehler beim Zugriff auf integrierten Slave OxE019 Fehler beim Erkennung des Standard Rückwandbus Systems OXE014 Fehler bei Erkennung der Betriebsart (8 / 9 Bit) OXE016 MMC-Fehler Filesystem OXE101 MMC-Fehler Filesystem OXE102 MMC-Fehler Filesystem OXE103 MMC Fehler beim Speichern OXE104 MMC Fehler beim Speichern OXE210 MMC Cscreiben beendet (Copy Ram2Rom) OXE210 MMC Lesen beendet (Nachladen nach Urlöschen)	UXL003	
0xE004 Mehrfach-Parametrierung einer Peripherieadresse Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz 0xE005 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! 0xE006 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! 0xE007 Konfigurierte Ein-/Ausgangsbytes passen nicht in Peripheriebereich 0xE008 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! 0xE009 Fehler beim Zugriff auf Standard-Rückwandbus 0xE010 Nicht definierte Baugruppe am Rückwandbus erkannt Zinfo2: Steckplatz Zinfo3: Typkennung 0xE011 Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slavekonfiguration Slavekonfiguration 0xE012 Fehler bei Parametrierung 0xE013 Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule 0xE014 Fehler bei Check, Sys 0xE015 Fehler bei Check, Sys 0xE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo2: Steckplatz Zinfo2: Steckplatz 0xE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo2: Steckplatz Zinfo2: Steckplatz 0xE017 Fehler beim Zugriff auf integrierten Slave <t< td=""><td></td><td>·</td></t<>		·
Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz OxE005 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! OxE006 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! OxE008 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! OxE008 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! OxE009 Fehler beim Zugriff auf Standard-Rückwandbus OxE010 Nicht definierte Baugruppe am Rückwandbus erkannt Zinfo2: Steckplatz Zinfo3: Typkennung OxE011 Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slavekonfiguration OxE012 Fehler bei Parametrierung OXE013 Fehler bei Check_Sys OxE014 Fehler bei Check_Sys OxE015 Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster) OxE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz OxE017 Fehler beim Zugriff auf integrierten Slave OxE018 Fehler beim Zugriff auf integrierten Slave OxE019 Fehler beim Erkennung des Standard Rückwandbus Systems OxE010 Fehler bei Erkennung der Betriebsart (8 / 9 Bit) OxE010 MMC-Zugriffsfehler OxE101 MMC-Fehler Filesystem OxE102 MMC-Fehler Filesystem OxE103 MMC-Fehler Filesystem OxE104 MMC Fehler beim Speichern OxE105 MMC Schreiben beendet (Copy Ram2Rom) OxE210 MMC Lesen beendet (Nachladen nach Urlöschen)	0.5004	·
Zinfo2: Steckplatz 0xE005 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! 0xE006 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! 0xE007 Konfigurierte Ein-/Ausgangsbytes passen nicht in Peripheriebereich 0xE008 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! 0xE009 Fehler beim Zugriff auf Standard-Rückwandbus 0xE010 Nicht definierte Baugruppe am Rückwandbus erkannt Zinfo2: Steckplatz Zinfo3: Typkennung 0xE011 Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slavekonfiguration 0xE012 Fehler bei Parametrierung 0xE013 Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule 0xE014 Fehler bei Check_Sys 0xE015 Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster) 0xE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz 0xE017 Fehler beim Zugriff auf integrierten Slave 0xE018 Fehler beim Zugriff auf integrierten Slave 0xE019 Fehler beim Zugriff auf integrierten Slave 0xE019 Fehler beim Zugriff auf Peripherie 0xE010 Kommunikationsfehler MPI / Seriell 0xE101 MMC-Zugriffsfehler 0xE101 MMC-Fehler FAT 0xE104 MMC-Fehler beim Speichern 0xE200 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)	UXEUU4	·
0xE005 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! 0xE006 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! 0xE007 Konfigurierte Ein-/Ausgangsbytes passen nicht in Peripheriebereich 0xE008 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! 0xE009 Fehler beim Zugriff auf Standard-Rückwandbus 0xE010 Nicht definierte Baugruppe am Rückwandbus erkannt Zinfo2: Steckplatz Zinfo3: Typkennung 0xE011 Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slavekonfiguration Slavekonfiguration 0xE012 Fehler bei Parametrierung 0xE013 Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule 0xE014 Fehler bei Check_Sys 0xE015 Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster) 0xE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz 0xE017 Fehler beim Zugriff auf integrierten Slave 0xE018 Fehler beim Mappen der Masterperipherie 0xE019 Fehler bei Erkennung des Standard Rückwandbus Systems 0xE020 <td></td> <td>·</td>		·
0xE006 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! 0xE007 Konfigurierte Ein-/Ausgangsbytes passen nicht in Peripheriebereich 0xE008 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! 0xE009 Fehler beim Zugriff auf Standard-Rückwandbus 0xE010 Nicht definierte Baugruppe am Rückwandbus erkannt 2info2: Steckplatz Zinfo3: Typkennung 0xE011 Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slavekonfiguration Slavekonfiguration 0xE012 Fehler bei Parametrierung 0xE013 Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule 0xE014 Fehler bei Check_Sys 0xE015 Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster) 0xE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo2: Steckplatz Zinfo2: Steckplatz 0xE017 Fehler beim Zugriff auf integrierten Slave 0xE018 Fehler beim Mappen der Masterperipherie 0xE019 Fehler bei Erkennung des Standard Rückwandbus Systems 0xE010 MMC-Zugriffsfehler 0xE000 MMC-Fehler Filesystem	0,45005	'
0xE007 Konfigurierte Ein-/Ausgangsbytes passen nicht in Peripheriebereich 0xE008 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! 0xE009 Fehler beim Zugriff auf Standard-Rückwandbus 0xE010 Nicht definierte Baugruppe am Rückwandbus erkannt Zinfo2: Steckplatz Zinfo3: Typkennung 0xE011 Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slavekonfiguration Slavekonfiguration 0xE012 Fehler bei Parametrierung 0xE013 Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule 0xE014 Fehler bei Check_Sys 0xE015 Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster) 0xE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo2: Steckplatz Zinfo2: Steckplatz 0xE016 Fehler beim Zugriff auf integrierten Slave 0xE017 Fehler beim Mappen der Masterperipherie 0xE018 Fehler bei Erkennung des Standard Rückwandbus Systems 0xE019 Fehler bei Erkennung der Betriebsart (8 / 9 Bit) 0xE000 MMC-Zugriffsfehler 0xE101 MMC-Fehler Filesystem 0xE1		
0xE008 Interner Fehler - Kontaktieren Sie bitte die VIPA-Hotline! 0xE009 Fehler beim Zugriff auf Standard-Rückwandbus 0xE010 Nicht definierte Baugruppe am Rückwandbus erkannt Zinfo2: Steckplatz Zinfo3: Typkennung 0xE011 Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slavekonfiguration 0xE012 Fehler bei Parametrierung 0xE013 Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule 0xE014 Fehler bei Check_Sys 0xE015 Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster) 0xE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz 0xE017 Fehler beim Zugriff auf integrierten Slave 0xE018 Fehler beim Mappen der Masterperipherie 0xE019 Fehler bei Erkennung des Standard Rückwandbus Systems 0xE010 Fehler bei Erkennung der Betriebsart (8 / 9 Bit) 0xE000 MMC-Zugriffsfehler 0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler Filesystem 0xE103 MMC Schreiben beendet (Copy Ram2Rom) 0xE200 MMC Schreiben beendet (Nachladen nach Urlöschen)		
OxE010 Fehler beim Zugriff auf Standard-Rückwandbus OxE010 Nicht definierte Baugruppe am Rückwandbus erkannt Zinfo2: Steckplatz Zinfo3: Typkennung OxE011 Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slavekonfiguration OxE012 Fehler bei Parametrierung OxE013 Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule OxE014 Fehler bei Check_Sys OxE015 Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster) OxE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz OxE017 Fehler beim Zugriff auf integrierten Slave OxE018 Fehler beim Mappen der Masterperipherie OxE019 Fehler bei Erkennung des Standard Rückwandbus Systems OxE01A Fehler bei Erkennung der Betriebsart (8 / 9 Bit) OXE0CC Kommunikationsfehler MPI / Seriell OXE100 MMC-Zugriffsfehler OXE101 MMC-Fehler Filesystem OXE102 MMC-Fehler FAT OXE104 MMC Fehler beim Speichern OXE200 MMC Schreiben beendet (Copy Ram2Rom) OXE210 MMC Lesen beendet (Nachladen nach Urlöschen)		
OxE010 Nicht definierte Baugruppe am Rückwandbus erkannt Zinfo2: Steckplatz Zinfo3: Typkennung OxE011 Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slavekonfiguration OxE012 Fehler bei Parametrierung OxE013 Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule OxE014 Fehler bei Check_Sys OxE015 Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster) OxE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz OxE017 Fehler beim Zugriff auf integrierten Slave OxE018 Fehler beim Mappen der Masterperipherie OxE019 Fehler bei Erkennung des Standard Rückwandbus Systems OxE01A Fehler bei Erkennung der Betriebsart (8 / 9 Bit) OXE0CC Kommunikationsfehler MPI / Seriell OXE100 MMC-Zugriffsfehler OXE101 MMC-Fehler Filesystem OXE102 MMC-Fehler FAT OXE104 MMC Fehler beim Speichern OXE200 MMC Schreiben beendet (Copy Ram2Rom) OXE210 MMC Lesen beendet (Nachladen nach Urlöschen)		
Zinfo2: Steckplatz Zinfo3: Typkennung 0xE011 Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slavekonfiguration 0xE012 Fehler bei Parametrierung 0xE013 Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule 0xE014 Fehler bei Check_Sys 0xE015 Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster) 0xE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz 0xE017 Fehler beim Zugriff auf integrierten Slave 0xE018 Fehler beim Mappen der Masterperipherie 0xE019 Fehler bei Erkennung des Standard Rückwandbus Systems 0xE01A Fehler bei Erkennung der Betriebsart (8 / 9 Bit) 0xE0CC Kommunikationsfehler MPI / Seriell 0xE100 MMC-Zugriffsfehler 0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler FAT 0xE104 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)		
Zinfo3: Typkennung 0xE011 Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slavekonfiguration 0xE012 Fehler bei Parametrierung 0xE013 Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule 0xE014 Fehler bei Check_Sys 0xE015 Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster) 0xE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz 0xE017 Fehler beim Zugriff auf integrierten Slave 0xE018 Fehler beim Mappen der Masterperipherie 0xE019 Fehler bei Erkennung des Standard Rückwandbus Systems 0xE01A Fehler bei Erkennung der Betriebsart (8 / 9 Bit) 0xE0CC Kommunikationsfehler MPI / Seriell 0xE100 MMC-Zugriffsfehler 0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler FAT 0xE104 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)	0xE010	
OxE011 Masterprojektierung auf Slave-CPU nicht möglich oder fehlerhafte Slavekonfiguration OxE012 Fehler bei Parametrierung OxE013 Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule OxE014 Fehler bei Check_Sys OxE015 Fehler beim Zugriff auf Master		·
Slavekonfiguration 0xE012 Fehler bei Parametrierung 0xE013 Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule 0xE014 Fehler bei Check_Sys 0xE015 Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster) 0xE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz 0xE017 Fehler beim Zugriff auf integrierten Slave 0xE018 Fehler beim Mappen der Masterperipherie 0xE019 Fehler bei Erkennung des Standard Rückwandbus Systems 0xE01A Fehler bei Erkennung der Betriebsart (8 / 9 Bit) 0xE0CC Kommunikationsfehler MPI / Seriell 0xE100 MMC-Zugriffsfehler 0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler FAT 0xE104 MMC Schreiben beendet (Copy Ram2Rom) 0xE200 MMC Schreiben beendet (Nachladen nach Urlöschen)		7.
0xE013 Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule 0xE014 Fehler bei Check_Sys 0xE015 Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster) 0xE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz 0xE017 Fehler beim Zugriff auf integrierten Slave 0xE018 Fehler beim Mappen der Masterperipherie 0xE019 Fehler bei Erkennung des Standard Rückwandbus Systems 0xE01A Fehler bei Erkennung der Betriebsart (8 / 9 Bit) 0xE0CC Kommunikationsfehler MPI / Seriell 0xE100 MMC-Zugriffsfehler 0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler FAT 0xE104 MMC Schreiben beendet (Copy Ram2Rom) 0xE200 MMC Schreiben beendet (Nachladen nach Urlöschen)	0xE011	
OxE014 Fehler bei Check_Sys OxE015 Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster) OxE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz OxE017 Fehler beim Zugriff auf integrierten Slave OxE018 Fehler beim Mappen der Masterperipherie OxE019 Fehler bei Erkennung des Standard Rückwandbus Systems OxE01A Fehler bei Erkennung der Betriebsart (8 / 9 Bit) OxE0CC Kommunikationsfehler MPI / Seriell OxE100 MMC-Zugriffsfehler OxE101 MMC-Fehler Filesystem OxE102 MMC-Fehler FAT OxE104 MMC Schreiben beendet (Copy Ram2Rom) OxE200 MMC Schreiben beendet (Nachladen nach Urlöschen)	0xE012	Fehler bei Parametrierung
OxE015 Fehler beim Zugriff auf Master Zinfo2: Steckplatz des Masters (32=Kachelmaster) OxE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz OxE017 Fehler beim Zugriff auf integrierten Slave OxE018 Fehler beim Mappen der Masterperipherie OxE019 Fehler bei Erkennung des Standard Rückwandbus Systems OxE01A Fehler bei Erkennung der Betriebsart (8 / 9 Bit) OxE0CC Kommunikationsfehler MPI / Seriell OxE100 MMC-Zugriffsfehler OxE101 MMC-Fehler Filesystem OxE102 MMC-Fehler FAT OxE104 MMC Schreiben beendet (Copy Ram2Rom) OxE200 MMC Lesen beendet (Nachladen nach Urlöschen)	0xE013	Fehler bei Schieberegisterzugriff auf VBUS Digitalmodule
Zinfo2: Steckplatz des Masters (32=Kachelmaster) 0xE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz 0xE017 Fehler beim Zugriff auf integrierten Slave 0xE018 Fehler beim Mappen der Masterperipherie 0xE019 Fehler bei Erkennung des Standard Rückwandbus Systems 0xE01A Fehler bei Erkennung der Betriebsart (8 / 9 Bit) 0xE0CC Kommunikationsfehler MPI / Seriell 0xE100 MMC-Zugriffsfehler 0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler FAT 0xE104 MMC Fehler beim Speichern 0xE200 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)	0xE014	Fehler bei Check_Sys
OxE016 Maximale Blockgröße bei Mastertransfer überschritten Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz OxE017 Fehler beim Zugriff auf integrierten Slave OxE018 Fehler beim Mappen der Masterperipherie OxE019 Fehler bei Erkennung des Standard Rückwandbus Systems OxE01A Fehler bei Erkennung der Betriebsart (8 / 9 Bit) OXE0CC Kommunikationsfehler MPI / Seriell OXE100 MMC-Zugriffsfehler OXE101 MMC-Fehler Filesystem OXE102 MMC-Fehler FAT OXE104 MMC Fehler beim Speichern OXE200 MMC Schreiben beendet (Copy Ram2Rom) OXE210 MMC Lesen beendet (Nachladen nach Urlöschen)	0xE015	Fehler beim Zugriff auf Master
Zinfo1: Peripherie-Adresse Zinfo2: Steckplatz 0xE017 Fehler beim Zugriff auf integrierten Slave 0xE018 Fehler beim Mappen der Masterperipherie 0xE019 Fehler bei Erkennung des Standard Rückwandbus Systems 0xE01A Fehler bei Erkennung der Betriebsart (8 / 9 Bit) 0xE0CC Kommunikationsfehler MPI / Seriell 0xE100 MMC-Zugriffsfehler 0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler FAT 0xE104 MMC Fehler beim Speichern 0xE200 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)		Zinfo2: Steckplatz des Masters (32=Kachelmaster)
Zinfo2: Steckplatz 0xE017 Fehler beim Zugriff auf integrierten Slave 0xE018 Fehler beim Mappen der Masterperipherie 0xE019 Fehler bei Erkennung des Standard Rückwandbus Systems 0xE01A Fehler bei Erkennung der Betriebsart (8 / 9 Bit) 0xE0CC Kommunikationsfehler MPI / Seriell 0xE100 MMC-Zugriffsfehler 0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler FAT 0xE104 MMC Fehler beim Speichern 0xE200 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)	0xE016	Maximale Blockgröße bei Mastertransfer überschritten
0xE017 Fehler beim Zugriff auf integrierten Slave 0xE018 Fehler beim Mappen der Masterperipherie 0xE019 Fehler bei Erkennung des Standard Rückwandbus Systems 0xE01A Fehler bei Erkennung der Betriebsart (8 / 9 Bit) 0xE0CC Kommunikationsfehler MPI / Seriell 0xE100 MMC-Zugriffsfehler 0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler FAT 0xE104 MMC Fehler beim Speichern 0xE200 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)		Zinfo1: Peripherie-Adresse
0xE018 Fehler beim Mappen der Masterperipherie 0xE019 Fehler bei Erkennung des Standard Rückwandbus Systems 0xE01A Fehler bei Erkennung der Betriebsart (8 / 9 Bit) 0xE0CC Kommunikationsfehler MPI / Seriell 0xE100 MMC-Zugriffsfehler 0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler FAT 0xE104 MMC Fehler beim Speichern 0xE200 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)		Zinfo2: Steckplatz
0xE019 Fehler bei Erkennung des Standard Rückwandbus Systems 0xE01A Fehler bei Erkennung der Betriebsart (8 / 9 Bit) 0xE0CC Kommunikationsfehler MPI / Seriell 0xE100 MMC-Zugriffsfehler 0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler FAT 0xE104 MMC Fehler beim Speichern 0xE200 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)	0xE017	Fehler beim Zugriff auf integrierten Slave
0xE01A Fehler bei Erkennung der Betriebsart (8 / 9 Bit) 0xE0CC Kommunikationsfehler MPI / Seriell 0xE100 MMC-Zugriffsfehler 0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler FAT 0xE104 MMC Fehler beim Speichern 0xE200 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)	0xE018	Fehler beim Mappen der Masterperipherie
0xE0CC Kommunikationsfehler MPI / Seriell 0xE100 MMC-Zugriffsfehler 0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler FAT 0xE104 MMC Fehler beim Speichern 0xE200 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)	0xE019	Fehler bei Erkennung des Standard Rückwandbus Systems
0xE100 MMC-Zugriffsfehler 0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler FAT 0xE104 MMC Fehler beim Speichern 0xE200 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)	0xE01A	Fehler bei Erkennung der Betriebsart (8 / 9 Bit)
0xE100 MMC-Zugriffsfehler 0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler FAT 0xE104 MMC Fehler beim Speichern 0xE200 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)		
0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler FAT 0xE104 MMC Fehler beim Speichern 0xE200 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)	0xE0CC	Kommunikationsfehler MPI / Seriell
0xE101 MMC-Fehler Filesystem 0xE102 MMC-Fehler FAT 0xE104 MMC Fehler beim Speichern 0xE200 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)		
0xE102 MMC-Fehler FAT 0xE104 MMC Fehler beim Speichern 0xE200 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)	0xE100	MMC-Zugriffsfehler
0xE104 MMC Fehler beim Speichern 0xE200 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)	0xE101	MMC-Fehler Filesystem
0xE200 MMC Schreiben beendet (Copy Ram2Rom) 0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)	0xE102	MMC-Fehler FAT
0xE210 MMC Lesen beendet (Nachladen nach Urlöschen)	0xE104	MMC Fehler beim Speichern
	0xE200	MMC Schreiben beendet (Copy Ram2Rom)
0xE300 Internes Flash Schreiben beendet (Copy RAM to ROM)	0xE210	MMC Lesen beendet (Nachladen nach Urlöschen)
	0xE300	Internes Flash Schreiben beendet (Copy RAM to ROM)
0xE310 Internes Flash Lesen beendet (Nachladen nach Batterieausfall)	0xE310	Internes Flash Lesen beendet (Nachladen nach Batterieausfall)

Mit Testfunktionen Variablen steuern und beobachten

Übersicht

Zur Fehlersuche und zur Ausgabe von Variablenzuständen können Sie in Ihrem Siemens SIMATIC Manager unter dem Menüpunkt **Test** verschiedene Testfunktionen aufrufen.

Mit der Testfunktion **Test** > *Beobachten* können die Signalzustände von Operanden und das VKE angezeigt werden.

Mit der Testfunktion **Zielsystem** > *Variablen beobachten/steuern* können die Signalzustände von Variablen geändert und angezeigt werden.

Test > Beobachten

Diese Testfunktion zeigt die aktuellen Signalzustände und das VKE der einzelnen Operanden während der Programmbearbeitung an.

Es können außerdem Korrekturen am Programm durchgeführt werden.



Hinweis!

Die CPU muss bei der Testfunktion "Beobachten" in der Betriebsart RUN sein!

Die Statusbearbeitung kann durch Sprungbefehle oder Zeit- und Prozessalarme unterbrochen werden. Die CPU hört an der Unterbrechungsstelle auf, Daten für die Statusanzeige zu sammeln und übergibt dem PG anstelle der noch benötigten Daten nur Daten mit dem Wert 0.

Deshalb kann es bei Verwendung von Sprungbefehlen oder von Zeit- und Prozessalarmen vorkommen, dass in der Statusanzeige eines Bausteins während dieser Programmbearbeitung nur der Wert 0 angezeigt wird für:

- das Verknüpfungsergebnis VKE
- Status / AKKU 1
- AKKU 2
- Zustandsbyte
- absolute Speicheradresse SAZ. Hinter SAZ erscheint dann ein "?".

Die Unterbrechung der Statusbearbeitung hat keinen Einfluss auf die Programmbearbeitung, sondern macht nur deutlich, dass die angezeigten Daten ab der Unterbrechungsstelle nicht mehr gültig sind.

Zielsystem > Variablen beobachten/steuern

Diese Testfunktion gibt den Zustand eines beliebigen Operanden (Eingänge, Ausgänge, Merker, Datenwort, Zähler oder Zeiten) am Ende einer Programmbearbeitung an.

Diese Informationen werden aus dem Prozessabbild der ausgesuchten Operanden entnommen. Während der "Bearbeitungskontrolle" oder in der Betriebsart STOP wird bei den Eingängen direkt die Peripherie eingelesen. Andernfalls wird nur das Prozessabbild der aufgerufenen Operanden angezeigt.

Steuern von Ausgängen

Dadurch kann die Verdrahtung und die Funktionstüchtigkeit von Ausgabebaugruppen kontrolliert werden.

Auch ohne Steuerungsprogramm können Ausgänge auf den gewünschten Signalzustand eingestellt werden. Das Prozessabbild wird dabei nicht verändert, die Sperre der Ausgänge jedoch aufgehoben.

Steuern von Variablen

Folgende Variablen können geändert werden:

E, A, M, T, Z und D.

Unabhängig von der Betriebsart der CPU wird das Prozessabbild binärer und digitaler Operanden verändert.

In der Betriebsart RUN wird die Programmbearbeitung mit den geänderten Prozessvariablen ausgeführt. Im weiteren Programmablauf können sie jedoch ohne Rückmeldung wieder verändert werden.

Die Prozessvariablen werden asynchron zum Programmablauf gesteuert.

Teil 4 Einsatz Ethernet-Kommunikation

Überblick

In diesem Kapitel ist die Kommunikation über Ethernet beschrieben. Bitte beachten Sie den Abschnitt "Schnelleinstieg", hier finden Sie in komprimierter Form alle Informationen, die für die Projektierung der CPU 21x-2BT13 mit *CP 243* erforderlich sind. Nach dem Schnelleinstieg sind diese Punkte näher beschrieben.

Inhalt	Thema	Seite
	Teil 4 Einsatz Ethernet-Kommunikation	4-1
	Grundlagen - Industrial Ethernet in der Automatisierung	4-2
	Grundlagen - ISO/OSI-Schichtenmodell	4-3
	Grundlagen - Begriffe	4-6
	Grundlagen - Protokolle	4-7
	Grundlagen - IP-Adresse und Subnetz	4-10
	Grundlagen - MAC-Adresse und TSAP	4-12
	Schnelleinstieg	
	Inbetriebnahme und Urtaufe	4-14
	Hardware-Konfiguration - CPU	4-15
	Kommunikationsverbindungen projektieren	
	SEND/RECEIVE im SPS-Anwenderprogramm	4-25
	NCM-Diagnose - Hilfe zur Fehlersuche	
	Kopplung mit Fremdsystemen	
	Beispiel zur Kommunikation CPU 21xNET	4-36

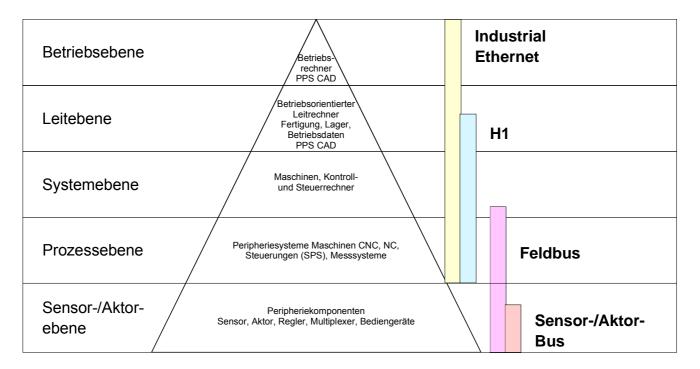
Grundlagen - Industrial Ethernet in der Automatisierung

Übersicht

Der Informationsfluss in einem Unternehmen stellt sehr unterschiedliche Anforderungen an die eingesetzten Kommunikationssysteme. Je nach Unternehmensbereich hat ein Bussystem unterschiedlich viele Teilnehmer, es sind unterschiedlich große Datenmengen zu übertragen, die Übertragungsintervalle variieren.

Aus diesem Grund greift man je nach Aufgabenstellung auf unterschiedliche Bussysteme zurück, die sich wiederum in verschiedene Klassen einteilen lassen.

Eine Zuordnung verschiedener Bussysteme zu den Hierarchieebenen eines Unternehmens zeigt das folgende Modell:



Industrial Ethernet

Physikalisch ist Industrial Ethernet ein elektrisches Netz auf Basis einer geschirmten Twisted Pair Verkabelung oder ein optisches Netz auf Basis eines Lichtwellenleiters.

Ethernet ist definiert durch den internationalen Standard IEEE 802.3. Der Netzzugriff bei Industrial Ethernet entspricht dem in der IEEE 802.3 festgelegten CSMA/CD-Verfahren (Carrier Sense Multiple Access/Collision Detection - Mithören bei Mehrfachzugriff/ Kollisionserkennung): Jeder Teilnehmer "hört" ständig die Busleitung ab und empfängt die an ihn adressierten Sendungen.

Ein Teilnehmer startet eine Sendung nur, wenn die Leitung frei ist. Starten zwei Teilnehmer gleichzeitig eine Sendung, so erkennen sie dies, stellen die Sendung ein und starten nach einer Zufallszeit erneut.

Durch Einsatz von Switches wird eine kollisionsfreie Kommunikation zwischen den Teilnehmern gewährleistet.

Grundlagen - ISO/OSI-Schichtenmodell

Übersicht

Das ISO/OSI-Schichtenmodell basiert auf einem Vorschlag, der von der International Standards Organization (ISO) entwickelt wurde. Es stellt den ersten Schritt zur internationalen Standardisierung der verschiedenen Protokolle dar. Das Modell trägt den Namen ISO-OSI-Schichtenmodell. OSI steht für **O**pen **S**ystem Interconnection, die Kommunikation offener Systeme. Das ISO/OSI-Schichtenmodell ist keine Netzwerkarchitektur, da die genauen Dienste und Protokolle, die in jeder Schicht verwendet werden, nicht festgelegt sind. Sie finden in diesem Modell lediglich Informationen über die Aufgaben, welche die jeweilige Schicht zu erfüllen hat.

Jedes offene Kommunikationssystem basiert heutzutage auf dem durch die Norm ISO 7498 beschriebenen ISO/OSI Referenzmodell. Das Referenzmodell strukturiert Kommunikationssysteme in insgesamt 7 Schichten, denen jeweils Teilaufgaben in der Kommunikation zugeordnet sind. Dadurch wird die Komplexität der Kommunikation auf verschiedene Ebenen verteilt und somit eine größere Übersichtlichkeit erreicht.

Folgende Schichten sind definiert:

Schicht	Funktion
Schicht 7	Application Layer (Anwendung)
Schicht 6	Presentation Layer (Darstellung)
Schicht 5	Session Layer (Sitzung)
Schicht 4	Transport Layer (Transport)
Schicht 3	Network Layer (Netzwerk)
Schicht 2	Data Link Layer (Sicherung)
Schicht 1	Physical Layer (Bitübertragung)

Je nach Komplexität der geforderten Übertragungsmechanismen kann sich ein Kommunikationssystem auf bestimmte Teilschichten beschränken. Auf der Folgeseite finden Sie eine nähere Beschreibung der Schichten.

Schichten

Schicht 1 Bitübertragungsschicht (physical layer)

Die Bitübertragungsschicht beschäftigt sich mit der Übertragung von Bits über einen Kommunikationskanal. Allgemein befasst sich diese Schicht mit den mechanischen, elektrischen und prozeduralen Schnittstellen und mit dem physikalischen Übertragungsmedium, das sich unterhalb der Bitübertragungsschicht befindet:

- Wie viel Volt entsprechen einer logischen 0 bzw. 1?
- Wie lange muss die Spannung f
 ür ein Bit anliegen?
- Pinbelegung der verwendeten Schnittstelle.

Schicht 2 Sicherungsschicht (data link layer)

Diese Schicht hat die Aufgabe, die Übertragung von Bitstrings zwischen zwei Teilnehmern sicherzustellen. Dazu gehören die Erkennung und Behebung bzw. Weitermeldung von Übertragungsfehlern, sowie die Flusskontrolle.

Die Sicherungsschicht verwandelt die zu übertragenden Rohdaten in eine Datenreihe. Hier werden Rahmengrenzen beim Sender eingefügt und beim Empfänger erkannt. Dies wird dadurch erreicht, dass am Anfang und am Ende eines Rahmens spezielle Bitmuster gesetzt werden. In der Sicherungsschicht wird häufig noch eine Flussregelung und eine Fehlererkennung integriert.

Die Datensicherungsschicht ist in zwei Unterschichten geteilt, die LLC- und die MAC-Schicht.

Die MAC (**M**edia **A**ccess **C**ontrol) ist die untere Schicht und steuert die Art, wie Sender einen einzigen Übertragungskanal gemeinsam nutzen

Die LLC (Logical Link Control) ist die obere Schicht und stellt die Verbindung für die Übertragung der Datenrahmen von einem Gerät zum anderen her.

Schicht 3 Netzwerkschicht (network layer)

Die Netzwerkschicht wird auch Vermittlungsschicht genannt.

Die Aufgabe dieser Schicht besteht darin, den Austausch von Binärdaten zwischen nicht direkt miteinander verbundenen Stationen zu steuern. Sie ist für den Ablauf der logischen Verknüpfungen von Schicht 2-Verbindungen zuständig. Dabei unterstützt diese Schicht die Identifizierung der einzelnen Netzwerkadressen und den Auf- bzw. Abbau von logischen Verbindungskanälen. IP basiert auf Schicht 3.

Eine weitere Aufgabe der Schicht 3 besteht in der priorisierten Übertragung von Daten und die Fehlerbehandlung von Datenpaketen. IP (Internet Protokoll) basiert auf Schicht 3.

Schicht 4 Transportschicht (transport layer)

Die Aufgabe der Transportschicht besteht darin, Netzwerkstrukturen mit den Strukturen der höheren Schichten zu verbinden, indem sie Nachrichten der höheren Schichten in Segmente unterteilt und an die Netzwerkschicht weiterleitet. Hierbei wandelt die Transportschicht die Transportadressen in Netzwerkadressen um.

Gebräuchliche Transportprotokolle sind: TCP, SPX, NWLink und NetBEUI.

Schichten Fortsetzung ...

Schicht 5 Sitzungsschicht (session layer)

Die Sitzungsschicht wird auch Kommunikationssteuerungsschicht genannt. Sie erleichtert die Kommunikation zwischen Service-Anbieter und Requestor durch Aufbau und Erhaltung der Verbindung, wenn das Transportsystem kurzzeitig ausgefallen ist.

Auf dieser Ebene können logische Benutzer über mehrere Verbindungen gleichzeitig kommunizieren. Fällt das Transportsystem aus, so ist es die Aufgabe, gegebenenfalls eine neue Verbindung aufzubauen.

Darüber hinaus werden in dieser Schicht Methoden zur Steuerung und Synchronisation bereitgestellt.

Schicht 6 Darstellungsschicht (presentation layer)

Auf dieser Ebene werden die Darstellungsformen der Nachrichten behandelt, da bei verschiedenen Netzsystemen unterschiedliche Darstellungsformen benutzt werden.

Die Aufgabe dieser Schicht besteht in der Konvertierung von Daten in ein beiderseitig akzeptiertes Format, damit diese auf den verschiedenen Systemen lesbar sind.

Hier werden auch Kompressions-/Dekompressions- und Verschlüsselungs-/ Entschlüsselungsverfahren durchgeführt.

Man bezeichnet diese Schicht auch als Dolmetscherdienst. Eine typische Anwendung dieser Schicht ist die Terminalemulation.

Schicht 7 Anwendungsschicht (application layer)

Die Anwendungsschicht stellt sich als Bindeglied zwischen der eigentlichen Benutzeranwendung und dem Netzwerk dar. Sowohl die Netzwerk-Services wie Datei-, Druck-, Nachrichten-, Datenbank- und Anwendungs-Service als auch die zugehörigen Regeln gehören in den Aufgabenbereich dieser Schicht.

Diese Schicht setzt sich aus einer Reihe von Protokollen zusammen, die entsprechend den wachsenden Anforderungen der Benutzer ständig erweitert werden.

Grundlagen - Begriffe

Netzwerk (LAN)

Ein Netzwerk bzw. LAN (Local Area Network) verbindet verschiedene Netzwerkstationen so, dass diese miteinander kommunizieren können.

Netzwerkstationen können PCs, IPCs, TCP/IP-Baugruppen, etc. sein.

Die Netzwerkstationen sind, durch einen Mindestabstand getrennt, mit dem Netzwerkkabel verbunden. Die Netzwerkstationen und das Netzwerkkabel zusammen bilden ein Gesamtsegment. Alle Segmente eines Netzwerks bilden das Ethernet (Physik eines Netzwerks).

Twisted Pair

Früher gab es das Triaxial- (Yellow Cable) oder Thin Ethernet-Kabel (Cheapernet). Mittlerweile hat sich aber aufgrund der Störfestigkeit das Twisted Pair Netzwerkkabel durchgesetzt. Die CPU hat einen Twisted-Pair-Anschluss.

Das Twisted Pair Kabel besteht aus 8 Adern, die paarweise miteinander verdrillt sind. Aufgrund der Verdrillung ist dieses System nicht so störanfällig wie frühere Koaxialnetze. Verwenden Sie für die Vernetzung Twisted Pair Kabel, die mindestens der Kategorie 5 entsprechen.

Abweichend von den beiden Ethernet-Koaxialnetzen, die auf einer Bus-Topologie aufbauen, bildet Twisted Pair ein Punkt-zu-Punkt-Kabelschema.

Das hiermit aufzubauende Netz stellt eine Stern-Topologie dar. Jede Station ist einzeln direkt mit dem Sternkoppler (Hub/Switch) zu einem Ethernet verbunden.

Hub (Repeater)

Ein Hub ist ein zentrales Element zur Realisierung von Ethernet auf Twisted Pair. Seine Aufgabe ist dabei, die Signale in beide Richtungen zu regenerieren und zu verstärken. Gleichzeitig muss er in der Lage sein, segmentübergreifende Kollisionen zu erkennen, zu verarbeiten und weiter zu geben. Er kann nicht im Sinne einer eigenen Netzwerkadresse angesprochen werden, da er von den angeschlossenen Stationen nicht registriert wird. Er bietet Möglichkeiten zum Anschluss an Ethernet oder zu einem anderen Hub bzw. Switch.

Switch

Ein Switch ist ebenfalls ein zentrales Element zur Realisierung von Ethernet auf Twisted Pair. Mehrere Stationen bzw. Hubs werden über einen Switch verbunden. Diese können dann, ohne das restliche Netzwerk zu belasten, über den Switch miteinander kommunizieren. Eine intelligente Hardware analysiert für jeden Port in einem Switch die eingehenden Telegramme und leitet diese kollisionsfrei direkt an die Zielstationen weiter, die am Switch angeschlossen sind. Ein Switch sorgt für die Optimierung der Bandbreite in jedem einzeln angeschlossenen Segment eines Netzes. Switches ermöglichen exklusiv nach Bedarf wechselnde Verbindungen zwischen angeschlossenen Segmenten eines Netzes.

Grundlagen - Protokolle

Übersicht

In Protokollen ist ein Satz an Vorschriften oder Standards definiert, der es Kommunikationssystemen ermöglicht, Verbindungen herzustellen und Informationen möglichst fehlerfrei auszutauschen. Ein allgemein anerkanntes Protokoll für die Standardisierung der kompletten Kommunikation stellt das ISO/OSI-Schichtenmodell dar (siehe "Grundlagen - ISO/OSI-Schichtenmodell" weiter oben).

Folgende Protokolle kommen im CP zum Einsatz:

- Kommunikationsverbindungen
 - TCP/IP
 - UDP
 - RFC1006 (ISO-ON-TCP)

Nachfolgend sind diese Protokolle kurz aufgeführt:

TCP/IP

TCP/IP-Protokolle stehen auf allen derzeit bedeutenden Systemen zur Verfügung. Dies gilt am unteren Ende für einfache PCs, über die typischen Mini-Rechner, bis hinauf zu Großrechnern (auch für IBM-Systeme existieren TCP/IP-Implementierungen) und Spezialrechnern wie Vektorrechner und Parallelrechner.

Durch die weite Verbreitung von Internetzugängen und -Anschlüssen wird TCP/IP sehr häufig für den Aufbau heterogener Systemverbunde verwendet.

Hinter TCP/IP, das für die Abkürzungen Transmission Control Protocol und Internet Protocol steht, verbirgt sich eine ganze Familie von Protokollen und Funktionen.

TCP und IP sind nur zwei der für den Aufbau einer vollständigen Architektur erforderlichen Protokolle. Die Anwendungsschicht stellt Programme wie "FTP" und "Telnet" auf PC-Seite zur Verfügung.

Die Anwendungsschicht des Ethernet-Teils der CPU 21xNET ist mit dem Anwenderprogramm unter Verwendung der Standardhantierungsbausteine definiert.

Diese Anwendungsprogramme nutzen für den Datenaustausch die Transportschicht mit den Protokollen TCP oder UDP, die wiederum mit dem IP-Protokoll der Internetschicht kommunizieren.

IP

Das IP (Internet **P**rotokoll) deckt die Netzwerkschicht (Schicht 3) des ISO/OSI-Schichtmodells ab.

Die Aufgabe des IP besteht darin, Datenpakete von einem Rechner über mehrere Rechner hinweg zum Empfänger zu senden. Diese Datenpakete sind sogenannte Datagramme. Das IP gewährleistet weder die richtige Reihenfolge der Datagramme, noch die Ablieferung beim Empfänger.

Zur eindeutigen Unterscheidung zwischen Sender und Empfänger kommen 32Bit-Adressen (IP-Adressen) zum Einsatz, die bei *IPv4* in vier Oktetts (genau 8Bit) geschrieben werden, z.B. 172.16.192.11.

Diese Internetadressen werden weltweit eindeutig vergeben, so dass jeder Anwender von TCP/IP mit allen anderen TCP/IP Anwendern kommunizieren kann.

Ein Teil der Adresse spezifiziert das Netzwerk, der Rest dient zur Identifizierung der Rechner im Netzwerk. Die Grenze zwischen Netzwerkanteil und Host-Anteil ist fließend und hängt von der Größe des Netzwerkes ab.

Um IP-Adressen zu sparen, werden sogenannte *NAT-Router* eingesetzt, die eine einzige offizielle IP-Adresse besitzen und das Netzwerk hinter diesem Rechner abschotten. Somit können im privaten Netzwerk dann beliebige IP-Adressen vergeben werden.

TCP

Das TCP (Transmission Control Protokoll) setzt direkt auf dem IP auf, somit deckt das TCP die Transportschicht (Schicht 4) auf dem OSI-Schichtenmodell ab. TCP ist ein verbindungsorientiertes End-to-End-Protokoll und dient zur logischen Verbindung zwischen zwei Partnern.

TCP gewährleistet eine folgerichtige und zuverlässige Datenübertragung. Hierzu ist ein relativ großer Protokoll-Overhead erforderlich, der folglich die Übertragung verlangsamt.

Jedes Datagramm wird mit einem mindestens 20 Byte langen Header versehen. In diesem Header befindet sich auch eine Folgenummer, mit der die richtige Reihenfolge erkannt wird. So können in einem Netzwerkverbund die einzelnen Datagramme auf unterschiedlichen Wegen zum Ziel gelangen.

Bei TCP-Verbindungen wird die Gesamtdatenlänge nicht übermittelt. Aus diesem Grund muss der Empfänger wissen, wie viele Bytes zu einer Nachricht gehören. Zur Übertragung von Daten mit variabler Länge können Sie die Längenangabe den Nutzdaten voranstellen und diese Längenangabe entsprechend auf der Gegenseite auswerten.

Eigenschaften

- Zur Adressierung werden neben der IP-Adresse Ports verwendet. Eine Port-Adresse sollte im Bereich 2000...65535 liegen. Ferne und lokale Ports dürfen bei nur 1 Verbindung identisch sein.
- Unabhängig vom eingesetzten Protokoll sind zur Datenübertragung auf SPS-Seite die VIPA-Hantierungsbausteine AG_SEND (FC5) und AG_RECV (FC6) erforderlich.

UDP

Das UDP (**U**ser **D**atagramm **P**rotocol) ist ein verbindungsloses Transportprotokoll. Es wurde im RFC768 (Request for Comment) definiert. Im Vergleich zu TCP hat es wesentlich weniger Merkmale.

Die Adressierung erfolgt durch Portnummern.

UDP ist ein schnelles ungesichertes Protokoll, da es sich weder um fehlende Datenpakete kümmert, noch um die Reihenfolge der Pakete.

ISO-on-TCP RFC1006

Da der TCP-Transportdienst streamorientiert ist, bedeutet dies, dass einzelne vom Anwender zusammengestellte Datenpakete nicht unbedingt in der gleichen Paketierung beim Teilnehmer ankommen. Je nach Datenvolumen können Pakete zwar in der gleichen Reihenfolge aber anders paketiert ankommen, so dass der Empfänger die einzelnen Paketgrenzen nicht mehr erkennen kann. Beispielsweise werden 2x 10Byte-Pakete geschickt, die auf der Gegenseite als 20Byte-Paket ankommen. Aber gerade die richtige Paketierung ist für die meisten Anwendungen unerlässlich.

Dies bedeutet, dass oberhalb von TCP ein zusätzliches Protokoll erforderlich ist. Diese Aufgabe erfüllt der Protokollaufsatz RFC1006 (ISO-on-TCP). Der Protokollaufsatz beschreibt die Arbeitsweise einer ISO Transportschnittstelle (ISO 8072) auf der Basis des Transportinterfaces TCP (RFC793).

Das dem RFC1006 zugrunde liegende Protokoll ist in seinen wesentlichen Teilen identisch zu TP0 (Transport Protokoll, Class 0) in ISO 8073.

Da RFC1006 als Protokollaufsatz zu TCP gefahren wird, erfolgt die Dekodierung im Datenteil des TCP-Pakets.

Eigenschaften

- Im Gegensatz zu TCP wird hier der Empfang eines Telegramms bestätigt.
- Zur Adressierung werden neben der IP-Adresse anstelle von Ports TSAPs verwendet. Die TSAP-Länge kann 1 ... 16Byte betragen. Die Eingabe kann im ASCII- oder Hex-Format erfolgen. Ferne und lokale TSAPs dürfen bei nur 1 Verbindung identisch sein.
- Unabhängig vom eingesetzten Protokoll sind zur Datenübertragung auf SPS-Seite die VIPA-Hantierungsbausteine AG_SEND (FC5) und AG_RECV (FC6) erforderlich.
- Im Gegensatz zu TCP können über RFC1006 unterschiedliche Telegrammlängen empfangen werden.

Grundlagen - IP-Adresse und Subnetz

Aufbau IP-Adresse

Industrial Ethernet unterstützt ausschließlich IPv4. Unter IPv4 ist die IP-Adresse eine 32-Bit-Adresse, die innerhalb des Netzes eindeutig sein muss und sich aus 4 Zahlen zusammensetzt, die jeweils durch einen Punkt getrennt sind. Jede IP-Adresse besteht aus einer **Net-ID** und **Host-ID** und

hat folgenden Aufbau: XXX.XXX.XXXX Wertebereich: 000.000.000.000 bis 255.255.255.255

Die IP-Adressen werden vom Netzwerkadministrator vergeben.

Net-ID Host-ID

Die **Net**work-ID kennzeichnet ein Netz bzw. einen Netzbetreiber, der das Netz administriert.

Über die Host-ID werden Netzverbindungen eines Teilnehmers (Hosts) zu diesem Netz gekennzeichnet.

Subnet-Maske

Die Host-ID kann mittels bitweiser UND-Verknüpfung mit der **Subnet-Maske** weiter aufgeteilt werden, in eine **Subnet-ID** und eine *neue* **Host-ID**.

Derjenige Bereich der ursprünglichen Host-ID, welcher von Einsen der Subnet-Maske überstrichen wird, wird zur Subnet-ID, der Rest ist die neue Host-ID.

Subnet-Maske	binär alle "1'	'	binär alle "0"
IPv4 Adresse	Net-ID	Host-ID	
Subnet-Maske und IPv4 Adresse	Net-ID	Subnet-ID	neue Host-ID

Subnetz

Eine TCP-basierte Kommunikation per Punkt-zu-Punkt-, Hub- oder Switch-Verbindung ist nur zwischen Stationen mit identischer Network-ID und Subnet-ID möglich! Unterschiedliche Bereiche sind mit einem Router zu verknüpfen.

Über die Subnet-Maske haben Sie die Möglichkeit, die Ressourcen ihren Bedürfnissen entsprechend zu ordnen. So erhält z.B. jede Abteilung ein eigenes Subnetz und stört damit keine andere Abteilung.

Adresse bei Erstinbetriebnahme

Bei der Erstinbetriebnahme der CPU besitzt der CP 243 <u>keine</u> IP-Adresse. Informationen, wie sie dem CP 243 IP-Adress-Daten zuweisen, finden Sie in diesem Kapitel weiter unten.

Adress-Klassen

Für IPv4-Adressen gibt es fünf Adressformate (Klasse A bis Klasse E), die alle einheitlich 4 Byte = 32 Bit lang sind.

Klasse A	0 Network-ID (1+7 bit)		Host-ID (24 bi	t)	
Klasse B	10 Net	work-ID (2+	14 bit)	Host-ID (16 I	oit)
Klasse C	110 N	etwork-ID (3	3+21 bit)		Host-ID (8 bit)
Klasse D	1110	Multicast Gr	ирре		
Klasse E	11110 Reserved				

Die Klassen A, B und C werden für Individualadressen genutzt, die Klasse D für Multicast-Adressen und die Klasse E ist für besondere Zwecke reserviert.

Die Adressformate der 3 Klassen A,B,C unterscheiden sich lediglich dadurch, dass Netzwork-ID und Host-ID verschieden lang sind.

Private IP Netze

Zur Bildung privater IP-Netze sind gemäß RFC1597/1918 folgende Adressbereiche vorgesehen:

Netzwerk Klasse	von IP	bis IP	Standard Subnet-Maske
Α	10. <u>0.0.0</u>	10. <u>255.255.255</u>	255. <u>0.0.0</u>
В	172.16. <u>0.0</u>	172.31. <u>255.255</u>	255.255. <u>0.0</u>
С	192.168.0.0	192.168.255.255	255.255.255.0

(Die Host-ID ist jeweils unterstrichen.)

Diese Adressen können von mehreren Organisationen als Netz-ID gemeinsam benutzt werden, ohne dass Konflikte auftreten, da diese IP-Adressen weder im Internet vergeben noch ins Internet geroutet werden.

Reservierte Host-IDs

Einige Host-IDs sind für spezielle Zwecke reserviert.

Host-ID = 0	Identifier dieses Netzwerks, reserviert!
Host-ID = maximal (binär komplett Einsen)	Broadcast Adresse dieses Netzwerks



Hinweis!

Wählen Sie niemals eine IP-Adresse mit Host-ID=0 oder Host-ID=maximal! (z.B. ist für Klasse B mit Subnet-Maske = 255.255.0.0 die "172.16.0.0" reserviert und die "172.16.255.255" als lokale Broadcast-Adresse dieses Netzes belegt.).

Grundlagen - MAC-Adresse und TSAP

MAC-Adresse

Für jeden CP ist eine eindeutige MAC-Adresse (**M**edia **A**ccess **C**ontrol) erforderlich. In der Regel ist die MAC-Adresse vom Hersteller auf die Baugruppe aufgedruckt und ist bei der Projektierung des CPs einzugeben. Die MAC-Adresse hat eine Länge von 6Byte.

Im Auslieferungszustand spezifizieren die ersten drei Byte den Hersteller. Diese Bytes werden vom IEEE-Komitee vergeben. Die letzten 3 Bytes können vom Hersteller vergeben werden.

In einem Netz dürfen nicht mehrere Stationen mit der gleichen MAC-Adresse existieren. Sie können jederzeit die MAC-Adresse ändern. Eine gültige MAC-Adresse erhalten Sie von Ihrem Netzwerkadministrator.

Broadcast-Adresse

Die MAC-Adresse, bei der alle Bits auf 1 gesetzt sind, lautet:

FF-FF-FF-FF

Diese Adresse wird als Broadcast-Adresse verwendet und adressiert alle Teilnehmer im Netz.

Adresse bei Erstinbetriebnahme

Bei der Erstinbetriebnahme besitzt der CP 343 der CPU eine eindeutige MAC-Adresse. Diese finden Sie auf einem Aufkleber unterhalb der Frontklappe.



Hinweis!

Bitte beachten Sie, dass Sie für die Netzwerk-Konfiguration im Siemens SIMATIC Manager in den Eigenschaften der Ethernet-Schnittstelle des CP eine gültige MAC-Adresse angeben und das ISO-Protokoll aktivieren müssen!

TSAP

TSAP steht für **T**ransport **S**ervice **A**ccess **P**oint. ISO-Transport-Verbindungen unterstützen TSAP-Längen von 1...16Byte. Sie können den TSAP im ASCII-Format oder hexadezimal eingeben.

Adressparameter

Eine ISO-Transport-Verbindung wird durch den lokalen und fernen Verbindungsendpunkt spezifiziert.

Teilnehmer A				Teilnehmer B
ferner TSAP	\rightarrow	ISO-Transport-	\rightarrow	lokaler TSAP
lokaler TSAP	\leftarrow	Verbindung	\leftarrow	ferner TSAP
MAC-Adresse A				MAC-Adresse B

Die TSAPs einer ISO-Transport-Verbindung müssen wie folgt übereinstimmen:

Ferner TSAP (im CP) = lokaler TSAP (in Ziel-Station) Lokaler TSAP (im CP) = ferner TSAP (in Ziel-Station)

Schnelleinstieg

Übersicht

Bei der Erstinbetriebnahme bzw. nach dem Urlöschen mit erneutem PowerON der CPU besitzt der CP 243 <u>keine</u> IP-Adresse. Dieser ist lediglich über seine MAC-Adresse erreichbar.

Mittels der MAC-Adressen, die sich auf Aufkleber seitlich am Modul befindet können Sie dem CP IP-Adress-Daten zuweisen. Die Zuweisung erfolgt hier direkt über die Hardware-Konfiguration im Siemens SIMATIC Manager.

Schritte der Projektierung

Die Projektierung des CP 243 sollte nach folgender Vorgehensweise erfolgen:

- Inbetriebnahme und Urtaufe (Zuweisung von IP-Adress-Daten)
- Hardware-Konfiguration CPU
- Kommunikationsverbindungen projektieren
 (Projektierung erfolgt über Siemens NetPro, die Kommunikation über VIPA Hantierungsbausteine)
- SPS-Programmierung über Anwender-Programm (Verbindung zur SPS).
- Transfer des Gesamtprojekts in die CPU
 Informationen zum Projekt-Transfer finden Sie im Teil "Einsatz CPU..."
 unter "Projekt transferieren".

Hinweis!

Um kompatibel mit dem Siemens SIMATIC Manager zu sein, ist die CPU 21x-2BT13 von VIPA als

CPU 315-2DP (6ES7 315-2AF03-0AB0) V1.2

zu projektieren!

Der CP-Teil der CPU 21x-2BT13 ist virtuell als CP343-1 (343-1EX11) von Siemens auf Steckplatz 4 zu projektieren.

Damit die System 200V-Module gezielt angesprochen werden können, sind diese im Hardware-Konfigurator von Siemens in Form eines virtuellen PROFIBUS-Systems zu projektieren. Hierbei können Sie durch Einbindung der GSD-Datei VIPA_21X.GSD auf den Funktionsumfang der System 200V Module zurückgreifen.

Inbetriebnahme und Urtaufe

Montage und Inbetriebnahme

- Bauen Sie Ihr System 200V mit Ihrer CPU auf.
- Verdrahten Sie das System, indem Sie die Leitungen für Spannungsversorgung und Signale anschließen.
- Binden Sie Ihren CP 243 an Ethernet an.

der CP 243 keine IP-Adresse.

Schalten Sie die Spannungsversorgung ein.
 → Nach kurzer Hochlaufzeit befindet sich der CP im Leerlauf.
 Bei der Erstinbetriebnahme bzw. nach dem Urlöschen der CPU besitzen

IP-Adress-Parameter zuweisen

Bitte beachten Sie, dass diese Funktionalität ab der CP-Firmware-Version 1.7.4 unterstützt wird.

Gültige IP-Adress-Parameter erhalten Sie von Ihrem Systemadministrator. Die Zuweisung der IP-Adress-Daten erfolgt online im Siemens SIMATIC Manager ab Version V 5.3 & SP3 nach folgender Vorgehensweise:

- Starten Sie den Siemens SIMATIC Manager.
- Stellen Sie über Extras > PG/PC-Schnittstelle einstellen auf "TCP/IP -> Netzwerkkarte " ein.
- Öffnen Sie mit **Zielsystem** > *Ethernet-Teilnehmer bearbeiten* das gleichnamige Dialogfenster.
- Benutzen Sie die Schaltfläche [Durchsuchen], um die über MAC-Adresse erreichbaren Geräte zu ermitteln oder tragen Sie die MAC-Adresse ein. Die MAC-Adresse finden Sie auf einem Aufkleber seitlich an der CPU.
- Wählen Sie ggf. bei der Netzwerksuche aus der Liste die Baugruppe mit der Ihnen bekannten MAC-Adresse aus.
- Stellen Sie nun die IP-Konfiguration ein, indem Sie IP-Adresse, Subnet-Maske und den Netzübergang eintragen. Sie können aber auch über einen DHCP-Server eine IP-Adresse beziehen. Hierzu ist dem DHCP-Server je nach gewählter Option die MAC-Adresse, der Gerätename oder die hier eingebbare Client-ID zu übermitteln. Die Client-ID ist eine Zeichenfolge aus maximal 63 Zeichen. Hierbei dürfen folgende Zeichen verwendet werden: Bindestrich "-", 0-9, a-z, A-Z
- Bestätigen Sie mit [IP-Konfiguration zuweisen] Ihre Eingabe.

Direkt nach der Zuweisung ist der CP 243 über die angegebenen IP-Adress-Daten online erreichbar.



Hinweis!

Da die hier zugewiesenen IP-Adress-Daten mit PowerOFF wieder gelöscht werden, müssen Sie diese mittels der nachfolgend aufgeführten Hardware-Konfiguration in Ihr Projekt übernehmen und übertragen.

Hardware-Konfiguration - CPU

Übersicht

Zur Projektierung der CPU 21x und der am VIPA-Bus neben der CPU befindlichen System 200V Module verwenden Sie den Hardware-Konfigurator von Siemens.

Damit die direkt gesteckten Peripheriemodule gezielt angesprochen werden können, müssen ihnen bestimmte Adressen in der CPU zugeordnet werden.

Die Adresszuordnung und die Parametrierung der Module erfolgt im Siemens SIMATIC Manager in Form eines virtuellen PROFIBUS-Systems. Da die PROFIBUS-Schnittstelle auch softwareseitig standardisiert ist, können wir auf diesem Weg gewährleisten, dass über die Einbindung einer GSD-Datei die Funktionalität in Verbindung mit dem Siemens SIMATIC Manager jederzeit gegeben ist.

Ihr Projekt wird über die MPI-Schnittstelle in Ihre CPU übertragen

Voraussetzung

Folgende Voraussetzungen müssen für die Projektierung erfüllt sein

- Siemens SIMATIC Manager auf PC bzw. PG installiert
- GSD-Dateien in Hardware-Konfigurator von Siemens eingebunden
- Serielle Verbindung zur CPU (z.B. MPI-Adapter)



Hinweis!

Für die Projektierung der CPU werden fundierte Kenntnisse im Umgang mit dem Siemens SIMATIC Manager und dem Hardware-Konfigurator von Siemens vorausgesetzt!

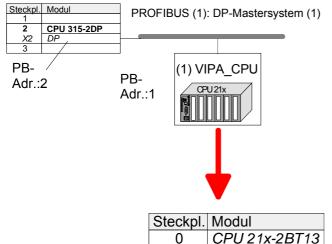
GSD-Datei einbinden

- Gehen Sie auf www.vipa.com > Service > Download > PROFIBUS GSD-Dateien und laden Sie die Datei System 100V - 200V Vxxx.zip.
- Extrahieren Sie die Datei in Ihr Arbeitsverzeichnis. Die vipa_21x.gsd (deutsch) bzw. vipa_21x.gse (englisch) befinden sich im Verzeichnis *CPU21x*.
- Starten Sie den Hardware-Konfigurator von Siemens und schließen Sie alle Projekte.
- Gehen Sie auf Extras > Neue GSD-Datei installieren.
- Navigieren Sie in das Verzeichnis CPU21x und geben Sie die entsprechende Datei vipa_21x.gsd (deutsch) oder vipa_21x.gse (englisch) an.

Die Module des System 200V von VIPA befinden sich im Hardwarekatalog unter PROFIBUS-DP \ Weitere Feldgeräte \ I/O \ VIPA_System_200V.

Vorgehensweise

Um kompatibel mit dem Siemens SIMATIC Manager zu sein, sind folgende Schritte durchzuführen:



1

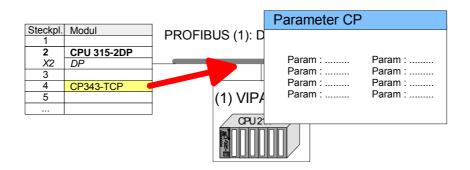
- Starten Sie den Hardware-Konfigurator von Siemens mit einem neuen Projekt.
- Fügen Sie aus dem Hardware-Katalog eine Profilschiene ein.
- Platzieren Sie auf Steckplatz 2 folgende Siemens CPU:

CPU 315-2DP (315-2AF03 0AB00 V1.2)

- Legen Sie für das System 200V ein neues PROFIBUS-Subnetz an.
- Binden Sie an das Subnetz das Slave-System "VIPA_CPU21x" mit der PROFIBUS-Adresse 1 an.
 Nach Einbindung der vipa_21x.gsd finden Sie das Slave-System im Hardware-Katalog unter PROFIBUS DP > Weitere Feldgeräte > IO > VIPA System 200V.
- Platzieren Sie immer auf dem 1.
 Steckplatz die entsprechende CPU 21x-2BT13, indem Sie diese dem Hardware-Katalog entnehmen.

Projektierung CP 243

Da sich der CP-Teil der CPU von VIPA in der Projektierung gleich verhält wie der CP343-1 von Siemens, projektieren Sie unterhalb der CPU 315-2DP auf Steckplatz 4 einen virtuellen CP343-1 (SIMATIC 300 \ CP 300 \ Industrial Ethernet \ CP 343-1 \ 6GK7 343-1EX11 0XE0).



Parametrierung der IP-Adress-Daten

Durch Doppelklick auf den CP öffnen Sie den Dialog des CPs.

- Geben Sie unter "Allgemein" einen Gerätenamen an. Der Gerätename muss eindeutig am Ethernet-Subnetz sein.
- Geben Sie für den CP unter [Eigenschaften] IP-Adresse, Subnet-Maske und Gateway an und wählen Sie das gewünschte Subnetz aus.

Kommunikationsverbindungen projektieren

Übersicht

Die Projektierung von Verbindungen, d.h. die "Vernetzung" zwischen den Stationen erfolgt in NetPro von Siemens. NetPro ist eine grafische Benutzeroberfläche zur Vernetzung von Stationen.

Eine Kommunikationsverbindung ermöglicht die programmgesteuerte Kommunikation zwischen zwei Teilnehmern am Industrial Ethernet. Die Kommunikationspartner können hierbei im selben Projekt oder - bei Multiprojekten - in den zugehörigen Teilprojekten verteilt angeordnet sein.

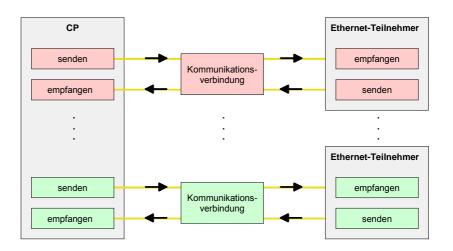
Kommunikationsverbindungen zu Partnern außerhalb eines Projekts werden über das Objekt "In unbekanntem Projekt" oder mittels Stellvertreterobjekten wie "Andere Stationen" oder Siemens "SIMATIC S5 Station" projektiert.

Die Kommunikation steuern Sie durch Einsatz von VIPA Hantierungsbausteinen in Ihrem Anwenderprogramm. Für den Einsatz dieser Bausteine sind immer projektierte Kommunikationsverbindungen auf der aktiven Seite erforderlich.

Eigenschaften

Folgende Eigenschaften zeichnen eine Kommunikationsverbindung aus:

- Eine Station führt immer einen aktiven Verbindungsaufbau durch.
- Bidirektionaler Datentransfer (Senden und Empfangen auf einer Verbindung).
- Beide Teilnehmer sind gleichberechtigt, d.h. jeder Teilnehmer kann ereignisabhängig den Sende- bzw. Empfangsvorgang anstoßen.
- Mit Ausnahme der UDP-Verbindung wird bei einer Kommunikationsverbindung die Adresse des Kommunikationspartners über die Projektierung festgelegt. Hierbei ist immer von einer Station der Verbindungsaufbau aktiv durchzuführen.



Voraussetzung

- Siemens SIMATIC Manager Siemens V. 5.1 oder h\u00f6her und SIMATIC NET sind installiert.
- Bei der Hardware-Konfiguration wurden dem CP über die Eigenschaften IP-Adress-Daten zugewiesen.



Hinweis!

Alle Stationen außerhalb des aktuellen Projekts müssen mit Stellvertreterobjekten wie z.B. Siemens "SIMATIC S5" oder "Andere Station" oder mit dem Objekt "In unbekanntem Projekt" projektiert sein.

Sie können aber auch beim Anlegen einer Verbindung den Partnertyp "unspezifiziert" anwählen und die erforderlichen Remote-Parameter im Verbindungsdialog direkt eingeben.

Arbeitsumgebung von NetPro

Zur Projektierung von Verbindungen werden fundierte Kenntnisse im Umgang mit NetPro von Siemens vorausgesetzt! Nachfolgend soll lediglich der grundsätzliche Einsatz von NetPro gezeigt werden. Nähre Informationen zu NetPro finden Sie in der zugehörigen Online-Hilfe bzw. Dokumentation von Siemens.

NetPro starten Sie, indem Sie im Siemens SIMATIC Manager auf ein "Netz" klicken oder innerhalb Ihrer CPU auf "Verbindungen".

Die Arbeitsumgebung von NetPro hat folgenden Aufbau:

1 Grafische Netzansicht

Hier werden alle Stationen und Netzwerke in einer grafischen Ansicht dargestellt. Durch Anwahl der einzelnen Komponenten können Sie auf die jeweiligen Eigenschaften zugreifen und ändern.

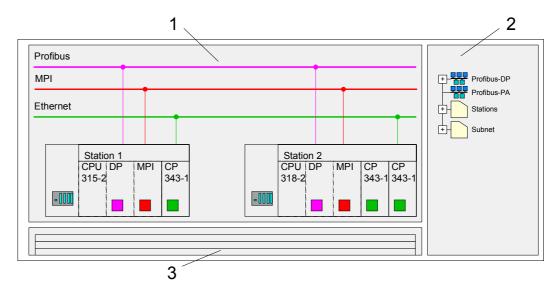
2 Netzobjekte

In diesem Bereich werden alle verfügbaren Netzobjekte in einer Verzeichnisstruktur dargestellt. Durch Ziehen eines gewünschten Objekts in die Netzansicht können Sie weitere Netzobjekte einbinden und im Hardware-Konfigurator öffnen

3 Verbindungstabelle

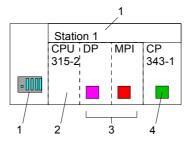
In der Verbindungstabelle sind alle Verbindungen tabellarisch aufgelistet. Diese Liste wird nur eingeblendet, wenn Sie die CPU einer verbindungsfähigen Baugruppe angewählt haben.

In dieser Tabelle können Sie mit dem gleichnamigen Befehl neue Verbindungen einfügen.



SPS-Stationen

Für jede SPS-Station und ihre Komponenten haben Sie folgende grafische Darstellung. Durch Anwahl der einzelnen Komponenten werden Ihnen im Kontext-Menü verschiedene Funktionen zu Verfügung gestellt:



1 Station

Dies umfasst eine SPS-Station mit Rack, CPU und Kommunikationskomponenten. Über das Kontext-Menü haben Sie die Möglichkeit eine aus den *Netzobjekten* eingefügte Station im Hardware-Konfigurator mit den entsprechenden Komponenten zu projektieren. Nach der Rückkehr in NetPro werden die neu projektierten Komponenten dargestellt.

2 CPU

Durch Klick auf die CPU wird die Verbindungstabelle angezeigt. In der Verbindungstabelle sind alle Verbindungen aufgelistet, die für die CPU projektiert sind.

3 Interne Kommunikationskomponenten

Hier sind die Kommunikationskomponenten aufgeführt, die sich in Ihrer CPU befinden. Da die 21xNET-CPUs als CPU 315-2DP projektiert werden, wird bei den internen Komponenten kein CP angezeigt.

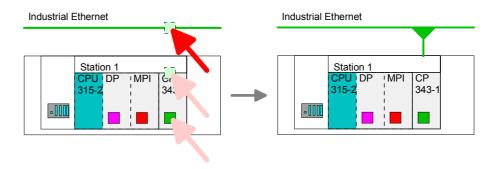
Aus diesem Grund ist der CP, der sich in der 21xNET-CPU befindet als externer CP auf Steckplatz 4 zu projektieren. Der CP wird dann auch in NetPro als externer CP in der Station eingeblendet.

4 *CP*

In der Hardware-Konfiguration ist der CP 243 als Siemens CP 343-1 zu projektieren.

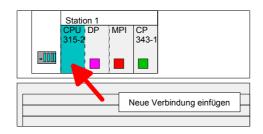
Stationen vernetzen

NetPro bietet Ihnen die Möglichkeit die kommunizierenden Stationen zu vernetzen. Die Vernetzung können Sie über die Eigenschaften in der Hardware-Konfiguration durchführen oder grafisch unter NetPro. Gehen Sie hierzu mit der Maus auf die farbliche Netzmarkierung des entsprechenden CPs und ziehen Sie diese auf das zuzuordnende Netz. Daraufhin wird Ihr CP über eine Linie mit dem gewünschten Netz verbunden.



Verbindungen projektieren

Zur Projektierung von Verbindungen blenden Sie die Verbindungsliste ein, indem Sie die entsprechende CPU anwählen. Rufen Sie über das Kontext-Menü *Neue Verbindung einfügen* auf:



Verbindungspartner (Station Gegenseite)

Es öffnet sich ein Dialogfenster in dem Sie den *Verbindungspartner* auswählen und den *Verbindungstyp* einstellen können.

Spezifizierte Verbindungspartner

Jede im Siemens SIMATIC Manager projektierte Station wird in die Liste der Verbindungspartner aufgenommen. Durch Angabe einer IP-Adresse und Subnet-Maske sind diese Stationen eindeutig *spezifiziert*.

Unspezifizierte Verbindungspartner

Hier kann sich der Verbindungspartner im aktuellen Projekt oder in einem unbekannten Projekt befinden. Verbindungs-Aufträge in ein unbekanntes Projekt sind über einen eindeutigen Verbindungs-Namen zu definieren, der für die Projekte in beiden Stationen zu verwenden ist. Aufgrund dieser Zuordnung bleibt die Verbindung selbst unspezifiziert.

Alle Broadcast-Teilnehmer

Ausschließlich bei UDP-Verbindungen können Sie hier an alle erreichbaren Broadcast-Teilnehmer senden. Der Empfang von Nutzdaten ist nicht möglich. Über einen Port und eine Broadcast-Adresse bei Sender und Empfänger werden die Broadcast-Teilnehmer spezifiziert.

Standardmäßig werden Broadcasts, die ausschließlich der Ethernet-Kommunikation dienen, wie z.B. ARP-Requests (Suche MAC <> IP-Adresse), empfangen und entsprechend bearbeitet. Zur Identifikation der Broadcast-Teilnehmer im Netz ist bei der Projektierung einer Broadcast-Verbindung eine gültige Broadcast-Adresse als Partner-IP vorzugeben. Zusätzlich zur Broadcast-Adresse müssen Sie für Sender und Empfänger einen gemeinsamen Port angeben.

Alle Multicast-Teilnehmer

Durch Anwahl von *Alle Multicast-Teilnehmer* bestimmen Sie, dass UDP-Telegramme an Teilnehmern einer Multicast-Gruppe zu senden bzw. von diesen zu empfangen sind. Im Gegensatz zu Broadcast ist hier der Empfang möglich. Durch Angabe <u>eines</u> Ports und <u>einer</u> Multicast-Gruppe für Sender und Empfänger sind die Multicast-Teilnehmer zu spezifizieren.

Die maximale Anzahl der Multicast-Kreise, die vom CP unterstützt werden, ist identisch mit der maximalen Anzahl an Verbindungen.

Verbindungstypen

Für die Kommunikation stehen Ihnen folgende Verbindungstypen zur Verfügung:

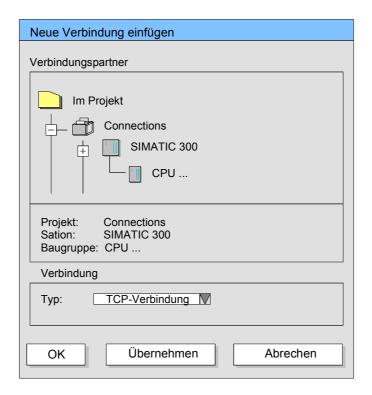
- Send/Receive-Verbindungen (TCP und ISO-on-TCP) zur gesicherten Datenübertragung von Datenblöcke zwischen zwei Ethernet-Teilnehmern
- Send/Receive-UDP (zur ungesicherten Datenübertragung von Datenblöcken zwischen zwei Ethernet-Teilnehmer

Eigenschaften-Dialog öffnen

Wählen Sie den Verbindungspartner und den Verbindungstyp und klicken Sie auf [OK].

Sofern aktiviert, öffnet sich ein Eigenschaften-Dialog der entsprechenden Verbindung als Bindeglied zu Ihrem SPS-Anwenderprogramm.

Auf den Folgeseiten sind die relevanten Parameter der verschiedenen Verbindungstypen kurz beschrieben. Mehr Informationen hierzu finden Sie in der Online-Hilfe von Siemens NetPro.



Verbindungen speichern und übersetzen

Nachdem Sie auf diese Weise alle Verbindungen projektiert haben, können Sie Ihr Projekt "Speichern und übersetzen" und NetPro beenden.

Damit die CP-Projektierdaten in den Systemdaten abgelegt werden, müssen Sie in der Hardware-Konfiguration des CP unter *Objekteigenschaften* im Bereich *Optionen* die Option "Projektierungsdaten in der CPU speichern" aktivieren (Standardeinstellung).

Send/Receive-Verbindungen

Für diese Verbindungen sind für den Datenaustausch auf SPS-Seite die VIPA-Hantierungsbausteine AG_SEND (FC 5) und AG_RECV (FC 6) zu verwenden.

Send/Receive-Verbindungen umfassen folgende Verbindungen:

- TCP (SEND-RECEIVE, FETCH-WRITE PASSIV)
- ISO-on-TCP (SEND-RECEIVE, FETCH-WRITE PASSIV)
- UDP (SEND-RECEIVE)

Hier definieren folgende Parameter einen Verbindungsendpunkt:

ferner Port	\rightarrow	TCP-	\rightarrow	lokaler Port
lokaler Port	\leftarrow	Verbindung	\leftarrow	ferner Port
IP-Adresse A				IP-Adresse B
ferner TSAP	\rightarrow	ISO-on-TCP-	\rightarrow	lokaler TSAP
lokaler TSAP	\leftarrow	Verbindung	\leftarrow	ferner TSAP
IP-Adresse A				IP-Adresse B
ferner Port	\rightarrow	UDP-	\rightarrow	lokaler Port
lokaler Port	\leftarrow	Verbindung	\leftarrow	ferner Port
IP-Adresse A		_		IP-Adresse B

Kombinationsmöglichkeiten

Die nachfolgende Tabelle zeigt die Kombinationsmöglichkeiten mit den verschiedenen Betriebsarten:

Verbindungspartner	Verbindungstyp	Verbindungsaufbau	Verbindung	Betriebsart
spezifiziert in NetPro (im aktuellen Projekt)	TCP / ISO-on-TCP	aktiv/passiv	spezifiziert	SEND/RECEIVE
	UDP	-		
unspezifiziert in NetPro (im aktuellen Projekt)		aktiv	spezifiziert	SEND/RECEIVE
	TCP / ISO-on-TCP	passiv	teilspezifiziert (Port/TSAP)	SEND/RECEIVE FETCH PASSIV
			unspezifiziert	WRITE PASSIV
	UDP	-	spezifiziert	SEND/RECEIVE
unspezifiziert in NetPro (in unbekannten Projekt)	TCP / ISO-on-TCP	aktiv	spezifiziert (Verbindungs-	SEND/RECEIVE
	101 / 130-011-101	passiv	name in einem anderen Projekt)	SEND/RECEIVE FETCH PASSIV WRITE PASSIV
	UDP	-		SEND/RECEIVE
Alle Broadcast-Teilnehmer	UDP	-	spezifiziert (Port, Broadcast-Adr.)	SEND
Alle Multicast-Teilnehmer	UDP	-	spezifiziert (Port, Multicast- Gruppe)	SEND/RECEIVE

Auf den Folgeseiten sind alle relevanten Parameter für die verschiedenen Verbindungstypen beschrieben.

Allgemein

In diesem Register werden die allgemeinen Verbindungsparameter angezeigt, die den lokalen Verbindungsendpunkt identifizieren.

ID

Dieser Eintrag ist identisch mit dem Eintrag in der Verbindungsliste. Sie können diesen Wert jederzeit ändern. Bitte beachten Sie, dass Sie hierbei auch den ID-Parameter Ihrer Aufrufschnittstelle im FC anpassen.



Hinweis!

Wird ein CP durch einen anderen ersetzt, muss dieser mindestens die gleichen Dienste bereitstellen und mindestens den gleichen Versionsstand haben. Nur so ist gewährleistet, dass die über den CP projektierten Verbindungen konsistent erhalten bleiben und genutzt werden können.

Name

Dieses Feld beinhaltet den Namen der Verbindung. Dieser wird vom System generiert und kann jederzeit geändert werden.

Über CP [Wegewahl]

Hier wird dargestellt über welchen lokalen CP die Verbindung aufgebaut werden soll. Mit der Schaltfläche [Wegewahl] können Sie den entsprechenden CP anwählen, über den die Verbindung laufen soll.

Aktiver Verbindungsaufbau Im aktivierten Zustand baut die lokale Station aktiv die Verbindung zum Partner auf. Hierbei ist im Register "Adressen" der Verbindungspartner zu spezifizieren. Bei einer unspezifizierten Verbindung erfolgt der Verbindungsaufbau passiv.

Bausteinparameter

Hier werden Ihnen die Parameter *ID* und *LADDR* für Ihr Anwenderprogramm angezeigt. Beides sind Parameter, die in Ihrem SPS-Programm bei Verwendung der FC 5 und FC 6 (AG_SEND, AG_RECEIVE) anzugeben sind. Bitte hier immer die VIPA FCs verwenden, welche Sie als Bibliothek von VIPA beziehen können.

Adressen

Im Register Adressen werden die relevanten lokalen und fernen Adressinformationen als Vorschlagswerte angezeigt. Je nach Kommunikationsart können Sie Adressinformationen unspezifiziert lassen.

Port

Ports bzw. Port-Adressen definieren den Zugangspunkt zum Anwenderprogramm innerhalb der Station/CPU. Diese müssen eindeutig sein. Eine Port-Adresse sollte im Bereich 2000...65535 liegen. Ferne und lokale Ports dürfen nur bei einer Verbindung identisch sein.

TSAP

ISO-on-TCP und ISO-Transport unterstützen TSAP-Längen (Transport Service Accesss Point) von 1 ... 16Byte. Sie können den TSAP im ASCII-oder im hexadezimalen Format eingeben. Die Längenberechnung erfolgt automatisch.

Optionen

Abhängig von der Spezifikation des Verbindungspartners können Sie hier die Betriebsart einstellen bzw. anzeigen lassen.

Betriebsart

SEND/RECEIVE

Die SEND/RECEIVE-Schnittstelle ermöglicht die programmgesteuerte Kommunikation über eine projektierte Verbindung zu beliebigen Fremdstationen. Die Datenübertragung erfolgt hierbei durch Anstoß durch Ihr Anwenderprogramm. Als Schnittstelle dienen Ihnen FC5 und FC6, die Bestandteil der VIPA-Baustein-Bibliothek sind.

Hiermit wird Ihre Steuerung in die Lage versetzt, abhängig von Prozessereignissen Nachrichten zu versenden.

FETCH/WRITE PASSIV

Mit den FETCH/WRITE-Diensten haben Fremdsysteme direkten Zugriff auf Speicherbereiche der CPU. Es handelt sich hierbei um "passive" Kommunikationsverbindungen, die zu projektieren sind. Die Verbindungen werden "aktiv" vom Verbindungspartner (z.B. Siemens-S5) aufgebaut.

FETCH PASSIV (Daten anfordern)

Mit FETCH kann ein Fremdsystem Daten anfordern.

WRITE PASSIV (Daten schreiben)

Hiermit kann ein Fremdsystem in den Datenbereich der CPU schreiben.

Übersicht

Hier werden alle in dieser Station projektierten Verbindungen mit ihren Partnern angezeigt. Die Angaben dienen der Information und können nicht geändert werden.



Hinweis!

Durch entsprechende Verschiebe- bzw. Lösch-Aktivitäten im Siemens SIMATIC Manager können Verbindungen ihre Zuordnung zum CP verlieren. Bei diesen Verbindungen wird in der Übersicht die ID mit einem "!" markiert.

SEND/RECEIVE im SPS-Anwenderprogramm

Übersicht

SEND/RECEIVE-Verbindungen umfassen folgende Verbindungen:

- TCP (SEND-RECEIVE, FETCH-WRITE PASSIV)
- ISO-on-TCP (SEND-RECEIVE, FETCH-WRITE PASSIV)
- UDP (SEND-RECEIVE)

Für die Kommunikation zwischen CPU und CP stehen Ihnen folgende FCs zur Verfügung:

AG_SEND (FC 5)

Dieser Baustein übergibt die Nutzdaten aus dem über *SEND* angegebenen Datenbereich an den über *ID* und *LADDR* spezifizierten CP. Als Datenbereich können Sie einen PA-, Merker- oder Datenbaustein-Bereich angeben. Wurde der Datenbereich fehlerfrei übertragen, so wird "Auftrag fertig ohne Fehler" zurückgemeldet.

AG RECV (FC 6)

Der Baustein übernimmt vom CP die Nutzdaten und legt sie in dem über *RECV* definieren Datenbereich ab. Als Datenbereich können Sie einen PE-, Merker- oder Datenbaustein-Bereich angeben. Wurde der Datenbereich fehlerfrei übernommen, so wird "Auftrag fertig ohne Fehler" zurückgemeldet.



Hinweis!

Bitte beachten Sie, dass Sie in Ihrem Anwenderprogramm für die Kommunikation mit VIPA-CPs ausschließlich die SEND/RECV-FCs von VIPA einsetzen dürfen. Bei Wechsel zu VIPA-CPs in einem schon bestehenden Projekt können die bestehenden AG_SEND/AG_LSEND bzw. AG_RECV/AG_LRECV durch AG_SEND bzw. AG_RECV von VIPA ohne Anpassung ersetzt werden. Da sich der CP automatisch an die Länge der zu übertragenden Daten anpasst ist die L-Variante von SEND bzw. RECV bei VIPA nicht erforderlich.

Statusanzeigen

Der CP bearbeitet Sende- und Empfangsaufträge unabhängig vom CPU-Zyklus und benötigt hierzu eine Übertragungszeit. Die Schnittstelle mit den FC-Bausteinen zum Anwenderprogramm wird hierbei über Quittungen synchronisiert.

Für die Statusauswertung liefern die Kommunikationsbausteine Parameter zurück, die Sie in Ihrem Anwenderprogramm direkt auswerten können.

Diese Statusanzeigen werden bei jedem Baustein-Aufruf aktualisiert.

Einsatz unter hoher Kommunikationslast

Verwenden Sie keine zyklischen Aufrufe der Kommunikationsbausteine im OB 1. Dies führt zu einer ständigen Kommunikation zwischen CPU und CP. Programmieren Sie stattdessen Ihre Kommunikationsbausteine in einem Zeit-OB, deren Zykluszeit größer ist als die des OB 1 bzw. ereignisgesteuert.

Aufruf FC schneller als CP-Übertragungszeit

Wird ein Baustein im Anwenderprogramm erneut aufgerufen, bevor die Daten vollständig gesendet oder empfangen wurden, wird an der Schnittstelle der FC-Bausteine wie folgt verfahren:

AG_SEND

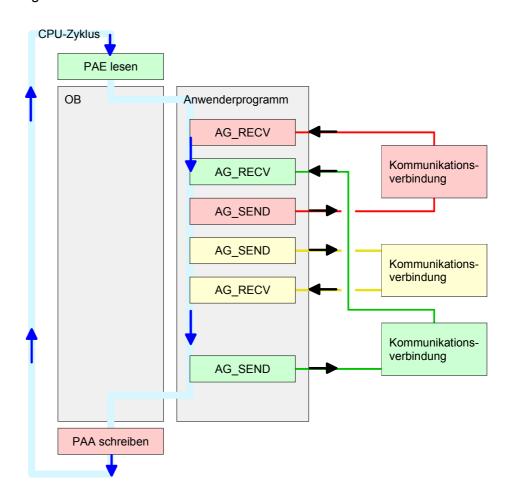
Es wird kein Auftrag entgegen genommen, bis die Datenübertragung über die Verbindung vom Partner quittiert wurde. Solange erhalten Sie die Meldung "Auftrag läuft", bis der CP den nächsten Auftrag für die gleiche Verbindung übernehmen kann.

AG RECV

Der Auftrag wird mit der Meldung "Es liegen noch keine Daten vor" quittiert, solange der CP die Empfangsdaten noch nicht vollständig empfangen hat.

AG_SEND, AG_RECV im Anwenderprogramm

Eine mögliche Ablaufsequenz für die FC-Bausteine zusammen mit den Organisations- und Programmbausteinen im CPU-Zyklus ist nachfolgend dargestellt:



Die FC-Bausteine mit zugehöriger Kommunikationsverbindung sind farblich zusammengefasst. Hier können Sie auch erkennen, dass Ihr Anwenderprogramm aus beliebig vielen Bausteinen bestehen kann. Somit können Sie ereignis- bzw. programmgesteuert an beliebiger Stelle im CPU-Zyklus mit AG_SEND Daten senden bzw. mit AG_RECV Daten empfangen.

Sie können die Bausteine für **eine** Kommunikationsverbindung auch mehrmals in einem Zyklus aufrufen.

AG_SEND (FC 5) Mit AG_SEND werden die zu sendenden Daten an den CP übertragen.

Parameter

Parameter	Deklaration	Datentyp	Beschreibung
ACT	Input	BOOL	Aktivierung des Senders
			0: Aktualisiert die DONE, ERROR und STATUS
			1: Der unter SEND mit der Länge LEN abgelegte
			Datenbereich wird gesendet
ID	Input	INT	Verbindungsnummer 1 16 (identisch mit ID aus NetPro)
LADDR	Input	WORD	Logische Basisadresse des CPs
			(identisch mit LADDR aus NetPro)
SEND	Input	ANY	Datenbereich
LEN	Input	INT	Anzahl der Bytes, die aus dem Datenbereich zu
			übertragen sind
DONE	Output	BOOL	Zustandsparameter für den Auftrag
			0: Auftrag läuft
			1: Auftrag fertig ohne Fehler
ERROR	Output	BOOL	Fehleranzeige
			0: Auftrag läuft (bei DONE = 0)
			0: Auftrag fertig ohne Fehler (bei DONE = 1)
			1: Auftrag fertig mit Fehler
STATUS	Output	WORD	Statusanzeige, die in Verbindung mit DONE und ERROR
			zurückgeliefert wird. Näheres hierzu finden Sie in der
			nachfolgenden Tabelle.

AG_RECV (FC 6) Mit AG_RECV werden die Daten, die der CP empfangen hat, in die CPU übertragen.

Parameter

Parameter	Deklaration	Datentyp	Beschreibung
ID	Input	INT	Verbindungsnummer 1 16 (identisch mit ID aus NetPro)
LADDR	Input	WORD	Logische Basisadresse des CPs
			(identisch mit LADDR aus NetPro)
RECV	Input	ANY	Datenbereich für die empfangenen Daten
NDR	Output	BOOL	Zustandsparameter für den Auftrag
			0: Auftrag läuft
			1: Auftrag fertig Daten wurden ohne Fehler übernommen
ERROR	Output	BOOL	Fehleranzeige
			0: Auftrag läuft (bei NDR = 0)
			0: Auftrag fertig ohne Fehler (NDR = 1)
			1: Auftrag fertig mit Fehler
STATUS	Output	WORD	Statusanzeige, die in Verbindung mit NDR und ERROR
			zurückgeliefert wird. Näheres hierzu finden Sie in der
			nachfolgenden Tabelle.
LEN	Output	INT	Anzahl der Bytes, die empfangen wurden

DONE, ERROR, **STATUS**

In der nachfolgenden Tabelle sind alle Meldungen aufgeführt, die der CP nach einem SEND-Auftrag bzw. RECV-Auftrag zurückliefern kann.

Ein "-" bedeutet, dass diese Meldung für den entsprechenden SEND- bzw. RECV-Auftrag nicht existiert.

DONE (SEND)	NDR (RECV)	ERROR	STATUS	Bedeutung
1	-	0	0000h	Auftrag fertig ohne Fehler.
-	1	0	0000h	Neue Daten wurden ohne Fehler übernommen.
0	-	0	0000h	Kein Auftrag in Bearbeitung.
-	0	0	8180h	Es liegen noch keine Daten vor.
0	0	0	8181h	Auftrag läuft.
0	0	1	8183h	Für diesen Auftrag gibt es keine CP-Projektierung.
0	-	1	8184h	Es ist ein Systemfehler aufgetreten.
_	0	1	8184h	Es ist ein Systemfehler aufgetreten
				(Quelldatenbereich fehlerhaft).
0	-	1	8185h	Parameter LEN größer als Quell-Bereich SEND
	0	1	8185h	Ziel-Puffer (RECV) ist zu klein.
0	0	1	8186h	Parameter ID ungültig (nicht im Bereich 116)
0	-	1	8302h	Keine Empfangsressourcen bei Ziel-Station,
				Empfänger-Station kann empfangene Daten nicht
				schnell genug verarbeiten bzw. hat keine
				Empfangsressourcen bereitgestellt.
0	-	1	8304h	Die Verbindung ist nicht aufgebaut. Der Sendeauftrag
				sollte erst nach einer Wartezeit >100 ms erneut
				abgesetzt werden.
-	0	1	8304h	Die Verbindung ist nicht aufgebaut. Der
				Empfangsauftrag sollte erst nach einer Wartezeit >
				100ms erneut abgesetzt werden.
0	-	1	8311h	Zielstation ist unter der angegebenen Ethernet-Adresse
				nicht erreichbar.
0	-	1	8312h	Ethernet-Fehler im CP
0		1	8F22h	Quell-Bereich ungültig, wenn beispielsweise Bereich im
	•	4	05001	DB nicht vorhanden Parameter LEN < 0.
-	0	1	8F23h	Quell-Bereich ungültig, wenn beispielsweise Bereich im
		4	00045	DB nicht vorhanden Parameter LEN < 0.
0	-	1	8F24h	Bereichsfehler beim Lesen eines Parameters.
-	0	1	8F25h	Bereichsfehler beim Schreiben eines Parameters.
0	-	1	8F28h	Ausrichtungsfehler beim Lesen eines Parameters.
-	0	1	8F29h	Ausrichtungsfehler beim Schreiben eines Parameters.
-	0	1	8F30h	Parameter liegt im schreibgeschützten 1. akt. DB.
-	0	1	8F31h	Parameter liegt im schreibgeschützten 2. akt. DB.
0	0	1	8F32h	Parameter enthält zu große DB-Nummer.
0	0	1	8F33h	DB-Nummer Fehler
0	0	1	8F3Ah	Bereich nicht geladen (DB)

Fortsetzung ...

... Fortsetzung

DONE (SEND)	NDR (RECV)	ERROR	STATUS	Bedeutung
0	1	1	8F42h	Quittungsverzug beim Lesen eines Parameters aus dem Peripheriebereich.
-	0	1	8F43h	Quittungsverzug beim Schreiben eines Parameters in den Peripheriebereich.
0	ı	1	8F44h	Adresse des zu lesenden Parameters in der Zugriffsspur gesperrt.
-	0	1	8F45h	Adresse des zu schreibenden Parameters in der Zugriffsspur gesperrt.
0	0	1	8F7Fh	Interner Fehler z.B. unzulässige ANY-Referenz z.B. Parameter LEN = 0 .
0	0	1	8090h	Baugruppe mit dieser Baugruppen-Anfangsadresse nicht vorhanden oder CPU in STOP.
0	0	1	8091h	Baugruppen-Anfangsadresse nicht auf Doppel-Wort- Raster.
0	0	1	8092h	In ANY-Referenz ist eine Typangabe ungleich BYTE angegeben.
-	0	1	80A0h	Negative Quittung beim Lesen von Baugruppe.
0	0	1	80A4h	reserviert
0	0	1	80B0h	Baugruppe kennt den Datensatz nicht.
0	0	1	80B1h	Die Längenangabe (im Parameter LEN) ist falsch.
0	0	1	80B2h	reserviert
0	0	1	80C0h	Datensatz kann nicht gelesen werden.
0	0	1	80C1h	Der angegebene Datensatz ist gerade in Bearbeitung.
0	0	1	80C2h	Es liegt ein Auftragsstau vor.
0	0	1	80C3h	Die Betriebsmittel (Speicher) der CPU sind temporär belegt.
0	0	1	80C4h	Kommunikationsfehler (tritt temporär auf; daher ist eine Wiederholung im Anwenderprogramm sinnvoll.)
0	0	1	80D2h	Baugruppen-Anfangsadresse ist falsch.

Status-Parameter bei Neuanlauf

Bei einem Neuanlauf des CP werden die Ausgabe-Parameter wie folgt zurückgesetzt:

- DONE = 0
- NDR = 0
- ERROR = 8180h (bei AG_RECV) ERROR = 8181h (bei AG_SEND)

Projekt-Transfer

Informationen zum Projekt-Transfer finden Sie im Teil "Einsatz CPU ..." unter "Projekt transferieren".

NCM-Diagnose - Hilfe zur Fehlersuche

Checkliste zur Fehlersuche

Diese Seite soll Ihnen bei der Fehlersuche dienen. Die nachfolgende Checkliste soll Ihnen helfen, einige typische Problemstellungen und deren mögliche Ursachen zu erkennen:

Frage	Abhilfe bei "nein"
CPU im Run?	DC 24V-Spannungsversorgung überprüfen.
	Betriebsartenschalter in Stellung RUN bringen.
	SPS-Programm überprüfen und neu übertragen.
AG_SEND, AG_RECV im Anwenderprogramm?	Für den Datentransfer zwischen CP und CPU sind diese 2 Bausteine im Anwenderprogramm erforderlich. Auch bei einer passiven Verbindung sind beide Bausteine aufzurufen.
Kann CP verbinden?	Ethernetleitung überprüfen (bei Punkt-zu-Punkt-Verbindung ist ein gekreuztes Ethernetkabel zu verwenden).
	IP-Adresse überprüfen.
Können Daten	Port-Nr. für Lesen und Schreiben überprüfen.
transferiert werden?	Die Quell- und Zielbereiche überprüfen.
	Prüfen, ob der gewünschte CP in der Wegewahl angewählt ist.
	Den mit dem ANY-Pointer angegebenen Empfangs- bzw. Sendepuffer vergrößern.
Wird der komplette Datenblock bei ISO-on-	Überprüfen Sie den LEN-Parameter bei AG_SEND.
TCP gesendet?	Den mit dem ANY-Pointer angegebenen Empfangs- bzw. Sendepuffer auf die erforderliche Größe einstellen.

Siemens NCM S7-Diagnose

Der CP unterstützt das Siemens NCM-Diagnosetool. Das NCM-Diagnosetool ist Bestandteil des Siemens SIMATIC Managers. Dieses Tool liefert dynamisch Informationen zum Betriebszustand der Kommunikationsfunktionen von online geschalteten CPs.

Folgende Diagnose-Funktionen stehen Ihnen zur Verfügung:

- Betriebszustand an Ethernet ermitteln
- Im CP den Diagnosepuffer auslesen
- Verbindungen diagnostizieren

Auf den Folgeseiten finden Sie eine Kurzbeschreibung der NCM-Diagnose. Näheres zum Funktionsumfang und zum Einsatz des Siemens NCM-Diagnose-Tools finden Sie in der entsprechenden Online-Hilfe bzw. Dokumentation von Siemens.

NCM-Diagnose starten

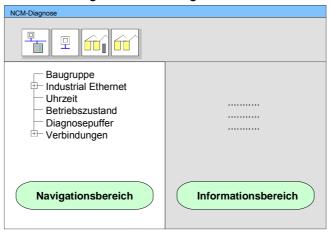
Das Diagnose-Tool starten Sie über *Windows-START-Menü > SIMATIC ... NCM S7 > Diagnose.*

Aufbau

Die Arbeitsumgebung des Diagnose-Tools hat folgenden Aufbau:

Im *Navigationsbereich* auf der linken Seite finden Sie die hierarchisch geordneten Diagnoseobjekte. Je nach CP-Typ und projektierter Verbindungen haben Sie eine angepasste Objektstruktur im Navigationsbereich.

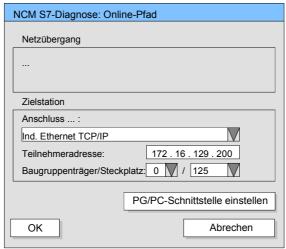
Im *Inhaltsbereich* auf der rechten Seite finden Sie immer das Ergebnis der von Ihnen angewählten Navigationsfunktion im *Navigationsbereich*.



Keine Diagnose ohne Verbindung

Für eine Diagnose ist immer eine Online-Verbindung zu dem zu diagnostizierenden CP erforderlich. Klicken Sie hierzu in der Symbolleiste auf

. Es öffnet sich folgendes Dialogfenster:



Stellen Sie unter *Zielstation* folgende Parameter ein:

Anschluss...: Ind. Ethernet TCP/IP

Teilnehmer-Adr.: Tragen Sie hier die IP-Adresse des CPs ein

Baugruppenträger/Steckplatz:

Geben Sie hier den Baugruppenträger 0 und Steckplatz 0 an.

Stellen Sie Ihre PG/PC-Schnittstelle auf "TCP/IP -> Netzwerkkarte " ein. Mit [OK] starten Sie die Online-Diagnose.

Diagnosepuffer auslesen

Der CP besitzt einen Diagnosepuffer. Dieser hat die Architektur eines Ringspeichers. Hier können bis zu 100 Diagnosemeldungen festgehalten werden. In der NCM-Diagnose können Sie über das Diagnoseobjekt *Diagnosepuffer* die CP-Diagnosemeldungen anzeigen und auswerten.

Über einen Doppelklick auf eine Diagnosemeldung hält die NCM-Diagnose weitere Informationen bereit.

Vorgehensweise bei der Diagnose

Sie führen eine Diagnose aus, indem Sie ein Diagnoseobjekt im Navigationsbereich anklicken. Weitere Funktionen stehen Ihnen über das Menü und über die Symbolleiste zur Verfügung.



Hinweis!

Überprüfen Sie immer anhand der Checkliste am Kapitelanfang die Voraussetzungen für eine funktionsfähige Kommunikation.

Für den gezielten Diagnoseeinsatz ist folgende Vorgehensweise zweckmäßig:

- Diagnose aufrufen.
- Mit Dialog für Online-Verbindung öffnen, Verbindungsparameter eintragen und mit [OK] Online-Verbindung herstellen.
- Den CP identifizieren und über Baugruppenzustand den aktuellen Zustand des CPs ermitteln.
- Verbindungen überprüfen auf Besonderheiten wie:
 - Verbindungszustand
 - Empfangszustand
 - Sendezustand
- Über *Diagnosepuffer* den Diagnosepuffer des CP einsehen und entsprechend auswerten.
- Soweit erforderlich, Projektierung bzw. Programmierung ändern und Diagnose erneut starten.

Kopplung mit Fremdsystemen

Übersicht

Die bei TCP- bzw. ISO-on_TCP unterstütze Betriebsart FETCH/WRITE können Sie prinzipiell für Zugriffe von Fremdgeräten auf den SPS-Systemspeicher verwenden. Damit Sie diesen Zugriff z.B. auch für PC-Anwendungen implementieren können, müssen Sie den Telegramm-Aufbau für die Aufträge kennen. Die spezifischen Header für Anforderungs- und Quittungstelegramme sind standardmäßig 16 Byte lang und werden auf den Folgeseiten beschrieben.

ORG-Format

Das Organisationsformat ist die Kurzbeschreibung einer Datenquelle bzw. eines Datenziels in SPS-Umgebung. Die verwendbaren ORG-Formate sind in der nachfolgenden Tabelle aufgelistet.

Die ERW-Kennung ist bei der Adressierung von Datenbausteinen relevant. In diesem Fall wird hier die Datenbaustein-Nummer eingetragen. Die Anfangsadresse und Anzahl adressieren den Speicherbereich und sind im HIGH-/LOW- Format abgelegt (Motorola - Adressformat).

Beschreibung	Тур	Bereich
ORG-Kennung	BYTE	1x
ERW-Kennung	BYTE	1255
Anfangsadresse	HILOWORD	0y
Länge	HILOWORD	1z

In der nachfolgenden Tabelle sind die verwendbaren ORG-Formate aufgelistet. Die "Länge" darf nicht mit -1 (FFFFh) angegeben werden.

ORG-Kennung 01h-04h

CPU-Bereich	DB	MB	EB	AB
ORG-Kennung	01h	02h	03h	04h
Beschreibung	Quell-/Zieldaten aus/in Datenbaustein im Hauptspeicher.	Quell-/Zieldaten aus/in Merkerbereich.	Quell-/Zieldaten aus/in Prozessabbild der Ein- gänge (PAE).	Quell-/Zieldaten aus/in Prozessabbild der Aus- gänge (PAA).
ERW-Kennung (DBNR)	DB, aus dem die Quell- daten entnommen werden bzw. in den die Zieldaten transferiert werden.	irrelevant	irrelevant	irrelevant
Anfangsadresse Bedeutung	DBB-Nr., ab der die Daten entnommen bzw. eingeschrieben werden.	MB-Nr., ab der die Daten entnommen bzw. eingeschrieben werden.	EB-Nr., ab der die Daten entnommen bzw. eingeschrieben werden.	AB-Nr., ab der die Daten entnommen bzw. eingeschrieben werden.
Länge Bedeutung	Länge des Quell-/Ziel- datenblocks in <u>Worten</u> .	Länge des Quell-/Ziel- datenblocks in Bytes.	Länge des Quell-/Ziel- datenblocks in Bytes.	Länge des Quell-/Ziel- datenblocks in Bytes.



Hinweis!

Informationen zu den erlaubten Bereichen finden Sie in den Technischen Daten ihrer CPU.

ORG-Kennung 05h-07h

CPU-Bereich	PB	ZB	TB
ORG-Kennung	05h	06h	07h
Beschreibung	Quell-/Zieldaten aus/in Peri- pheriebaugruppen. Bei Quelldaten Eingabe- baugruppen, bei Zieldaten Ausgabebaugruppen.	Quell-/Zieldaten aus/in Zählerzellen.	Quell-/Zieldaten aus/in Zeitenzellen.
ERW-Kennung (DBNR)	irrelevant	irrelevant	irrelevant
Anfangsadresse Bedeutung	PB-Nr., ab der die Daten entnommen bzw. eingeschrieben werden.	ZB-Nr., ab der die Daten entnommen bzw. eingeschrieben werden.	TB-Nr., ab der die Daten entnommen bzw. eingeschrieben werden.
Länge Bedeutung	Länge des Quell-/Zieldaten- blocks in Bytes.	Länge des Quell-/Zieldaten- blocks in Worten (Zählerzelle = 1 Wort).	Länge des Quell-/Zieldaten- blocks in Worten (Zählerzelle = 1 Wort).

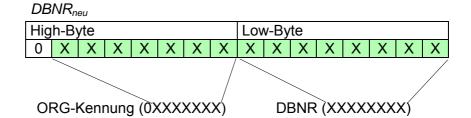
Übertragen von Bausteinen mit Nummern >255

ORG-Kennung 81h-FFh

Zur Übertragung von Datenbausteinen im Nummernbereich 256 ... 32768 können Sie die ORG-Kennung 81h-FFh verwenden.

Da die Angabe einer DB-Nr. >255 ein Wort als Länge erfordert, setzt sich DBNR_{neu} aus dem Inhalt von ORG-Kennung und DBNR zusammen.

DBNR_{neu} wird als Wort auf folgende Weise generiert:



Ist das höchste Bit der ORG-Kennung gesetzt, so ergibt sich das Low-Byte von DBNR $_{\rm neu}$ aus der DBNR und das High-Byte von DBNR $_{\rm neu}$ aus der ORG-Kennung, wobei das höchste Bit der ORG-Kennung eliminiert wird.

Folgende Formel soll dies nochmals verdeutlichen:

DBNR_{neu}=256 x (ORGKennung AND 7Fh) + DBNR

Aufbau SPS-Header

Bei FETCH und WRITE generiert der CP SPS-Header für Anforderungsund Quittungstelegramme. Diese Header sind 16Byte lang und haben folgende Struktur:

WRITE

Anforderungstelegramm Remote Station

Systemkennung	= "S5"	(Wort)
Länge Header	=10h	(Byte)
Kenn. OP-Code	=01h	(Byte)
Länge OP-Code	=03h	(Byte)
OP-Code	=03h	(Byte)
ORG-Block	=03h	(Byte)
Länge ORG-Block	=08h	(Byte)
ORG-Kennung*		(Byte)
ERW-Kennung		(Byte)
Anfangsadresse		(Wort)
Länge		(Wort)
Leerblock	=FFh	(Byte)
Länge Leerblock	=02h	(Byte)
Daten bis zu 64kBy	te (nur we	nn
Fehler-Nr.=0)		

Quittungstelegramm CP

="S5"	(Wort)
=10h	(Byte)
=01h	(Byte)
=03h	(Byte)
=04h	(Byte)
=0Fh	(Byte)
=03h	(Byte)
	(Byte)
=FFh	(Byte)
=07h	(Byte)
nängt	
	=10h =01h =03h = 04h =0Fh =03h =FFh =07h

FETCH

Anforderungstelegramm Remote Station

Systemkennung	="S5"	(Wort)
Länge Header	=10h	(Byte)
Kenn. OP-Code	=01h	(Byte)
Länge OP-Code	=03h	(Byte)
OP-Code	=05h	(Byte)
ORG-Block	=03h	(Byte)
Länge ORG-Block	=08h	(Byte)
ORG-Kennung*		(Byte)
ERW-Kennung		(Byte)
Anfangsadresse		(Wort)
Länge		(Wort)
Leerblock	=FFh	(Byte)
Länge Leerblock	=02h	(Byte)
*) Nähoro Angahon zu	ım Datonh	oroich fine

Quittungstelegramm CP

Systemkennung	= "S5"	(Wort)
Länge Header	=10h	(Byte)
Kenn. OP-Code	=01h	(Byte)
Länge OP-Code	=03h	(Byte)
OP-Code	=06h	(Byte)
Quittungsblock	=0Fh	(Byte)
Länge Q-Block	=03h	(Byte)
Fehler-Nr.		(Byte)
Leerblock	=FFh	(Byte)
Länge Leerblock	=07h	(Byte)
5 leere Bytes anger	nängt	
Daten bis zu 64kByte (nur wenn Fehler-Nr.=0)		

^{*)} Nähere Angaben zum Datenbereich finden Sie unter "ORG-Format" weiter oben.



Hinweis!

Bitte beachten Sie, dass im Gegensatz zu Siemens-S5-Systemen hier bei der Daten-Baustein-Adressierung die Anfangsadresse als Byte-Nummer interpretiert wird.

Meldungen von Fehler-Nr.

Folgende Meldungen können über Fehler-Nr. zurückgeliefert werden:

Fehler-Nr	Meldung
00h	Kein Fehler aufgetreten
01h	Der angegebene Bereich kann nicht gelesen bzw. beschrieben
	werden.

Beispiel zur Kommunikation CPU 21xNET

Übersicht

Dieses Kapitel soll in den Umgang mit dem Bussystem TCP/IP für das System 200V einführen. Ziel dieses Kapitels ist es, eine Kommunikation zwischen zwei VIPA CPUs 21xNET aufzubauen, die auf einfache Weise die Kontrolle der Kommunikationsvorgänge erlaubt.

Voraussetzungen

Kenntnisse über die VIPA-CP-Hantierungsbausteine AG_SEND und AG_RECV sind erforderlich. Die CP-Hantierungsbausteine ermöglichen die Nutzung der Kommunikationsfunktionen durch Programme in den Automatisierungsgeräten.

Für die Durchführung des Beispiels sollten Sie mindestens die folgenden technischen Einrichtungen besitzen:

Hardware

- 2 CPUs 21xNET von VIPA
- 1 PC oder PG mit Twisted Pair Ethernet-Anschluss

Übertragungsstrecke

- 3 Buskabel
- 1 Switch/Hub

Adressen

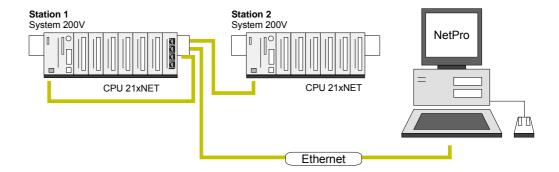
- 2 IP Adressen und Subnet-Masken für 2 CPs

Software-Pakete

- Siemens SIMATIC Manager V. 5.1 oder höher
- Siemens SIMATIC NET

Zur Realisierung des Beispiels ist die Programmierung der zwei CPUs sowie die Parametrierung der Kommunikationsprozessoren unter NetPro von Siemens erforderlich.

Aufbau



Aufgaben für die Stationen

Dem Beispiel wird eine Kommunikationsaufgabe zugrunde gelegt, die im Folgenden näher erläutert wird:

In beiden CPUs läuft das gleiche SPS-Programm, lediglich die Projektierung der CP-Teile ist auf die jeweilige Station anzupassen.

Beide Stationen senden und empfangen im Sekundentakt 16 Datenworte.

- Im Datenbaustein DB 11 werden die Datenbyte DBB 0 bis DBB 32 im Takt von 1s übertragen. Das Datenbyte DBB 0 im DB 11 dient hierbei als Telegrammzähler. Es wird nur dann inkrementiert, wenn der vorhergegangene Sendeauftrag korrekt (fertig ohne Fehler) abgearbeitet wurde. Über die restlichen Datenbyte (DBB 2 bis DBB 32) könnten Nutzdaten übertragen werden.
- Die empfangende Station legt die Daten in DB12 ab (DBB 0 bis DBB 31).
- Über NetPro ist eine aktive SEND/RECEIVE-Verbindung mit der ID 1 für den CP zu projektieren. Diese Verbindung erscheint bei der 2. Station als passive SEND/RECEIVE-Verbindung.
- Die Quell- und Zielparameter sind direkt zu parametrieren.

Die Aufgabenstellung und die erforderlichen Voreinstellungen sind somit umrissen. Weitere Einzelheiten zur Projektierung finden Sie auf den Folgeseiten

Schritte der Projektierung

Die Projektierung gliedert sich in folgende Teile:

- Hardware-Konfiguration
- CP-Projektierung unter NetPro
- SPS-Anwenderprogramm
- Projekt transferieren

Hardware-Konfiguration Station 1

- Starten Sie den Siemens SIMATIC Manager mit einem neuen Projekt.
- Fügen Sie mit **Einfügen** > *Station* > *SIMATIC 300-Station* eine neue System 300 Station ein und geben Sie Ihr den Namen "Station 1".
- Aktivieren Sie die Station "SIMATIC 300" und öffnen Sie den Hardware-Konfigurator indem Sie auf "Hardware" klicken.
- Projektieren Sie ein Rack (Simatic300 \ Rack-300 \ Profilschiene).
- Projektieren Sie stellvertretend für Ihre CPU 21xNET die Siemens CPU 315-2DP mit der Best.-Nr. 6ES7 315-2AF03-0AB0 V1.2., zu finden unter SIMATIC 300 \ CPU 300 \ CPU 315-2 DP. Parametrieren Sie ggf. die CPU 315-2DP.
- Projektieren Sie stellvertretend für den CP den Siemens-CP CP343-1 (343-1EX11) auf Steckplatz 4, zu finden unter SIMATIC 300 \ CP 300 \ Industrial Ethernet \ CP 343-1.
- Geben Sie in den "CP-Eigenschaften" die gewünschte IP-Adresse und Subnet-Maske an.

Für dieses Beispiel ist eine Projektierung des System 200V in Form eines virtuellen PROFIBUS-System nicht erforderlich.

Hardware-Konfiguration Station 2

Erzeugen Sie gemäß der oben gezeigten Vorgehensweise eine Hardware-Konfiguration für die Ziel-CPU und geben Sie dieser den Namen "Station 2".

Verwenden Sie hierbei für den CP die für Station 2 zugeteilte IP-Adresse, Subnet-Maske und Gateway.

Speichern und übersetzen Sie Ihr Projekt.

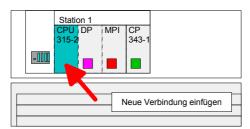
CP-Projektierung unter NetPro

Starten Sie NetPro indem Sie unter *Station 1* die CPU anwählen und auf das Objekt "Verbindungen" klicken.

In NetPro werden "Station 1" und "Station 2" aufgelistet verbunden mit Ethernet dargestellt.



Zur Projektierung der Verbindung blenden Sie die Verbindungsliste ein. Wählen Sie hierzu die CPU von Station 1 an und rufen Sie über das Kontextmenü *Neue Verbindung einfügen* auf:



Es öffnet sich ein Dialogfenster in dem Sie den Verbindungspartner auswählen und den Typ der Verbindung einstellen können.

Projektieren Sie folgende Verbindung:

Neue Verbindung

Verbindung: TCP-Verbindung
Verbindungspartner: Station 2 > CPU 315-2

Eigenschaften TCP-Verbindung

ID: 1

 ${\it ID}$ und ${\it LADDR}$ sind Parameter, die in Ihrem SPS-Programm bei Verwendung der FC5 (AG_SEND) und

FC6 (AG RECEIVE) anzugeben sind.

Wegewahl: Mit der Wegewahl können Sie den entsprechenden CP

anwählen, über den die Verbindung laufen soll.

Zur Kommunikation zwischen den CPU 21xNET ist die Wegewahl "CP 343-1 - (R0/S4)" schon richtig eingestellt.

Aktiver Verbindungsaufbau: aktiviert

Speichern und Übersetzen Sie Ihre Verbindung.

SPS-Anwenderprogramm

Für die Verarbeitung der Verbindungsaufträge auf SPS-Seite ist ein SPS-Anwenderprogramm in der jeweiligen CPU erforderlich. Hierbei kommen ausschließlich die Hantierungsbausteine AG_SEND (FC5) und AG_RECV (FC6) zum Einsatz. Durch Einbindung dieser Bausteine in den Zyklus-Baustein OB1 mit den Parametern *ID* und *LADDR* können Sie zyklisch Daten senden und empfangen.

Die beiden FCs sind Bestandteil der VIPA-Library, die sich als CD im Lieferumfang der CPU befindet.

OB 1 Zyklus

Über den Zyklus-OB OB1 wird das Senden und Empfangen der Daten gesteuert. Der OB1, den Sie in beide CPUs transferieren können, hat folgenden Aufbau:

```
UN
                                       // Timer 1 getriggertes Senden
             S5T#1S
                                      // alle 1 Sec ein Sendeanstoß
       L
       SV
             Т
                     1
                    10.0
       S
             M
                                      // Anstoß-Merker
       CALL
             "AG_SEND"
                                      // Anstoß-Merker
       ACT
             :=M10.0
             :=1
                                      // Verbindungsnummer
       ID
       LADDR :=W#16#110 // Baugruppenadresse
SEND :=P#DB11.DBX0.0 BYTE 100 // Sendepuffer Bereich DB11
                                      // 32 Byte (16 Worte) aus DB11 senden
       LEN
             :=32
       DONE
             :=M10.1
       ERROR :=#Senderror
                                      // Temporärer Fehler-Merker
                                      // Auftrags- bzw. Verbindungsstatus
// Senden fertig?
       STATUS:=MW12
       ŢŢ
             M
                    10.1
       SPBN
             nDon
       U
             M
                    10.1
                                      // Senden fertig
                                      // Anstoß rücksetzen
                    10.0
       R
             M
                                      // Bei Sendeerror
       IJ
             #Senderror
                                      // Sendezähler nicht erhöhen
       SPB
             nDon
       L
             DB11.DBW
                                      // Sendezähler in den Nutzdaten (DBW0)
       _{\rm L}
                                      // um eins inkrementieren und
                                      // wieder im Sendepuffer ablegen
       +I
       Т
             DB11.DBW
nDon: NOP
                                      // Senden noch nicht fertig
       // Zyklischer Aufruf des Receive Bausteins
             "AG_RECV"
       CALL
             :=1
                                      // Verbindungsnummer
       LADDR :=W#16#110
                                       // Baugruppenadresse
             :=P#DB12.DBX100.0 BYTE 32 //Empfangspuffer
       RECV
             :=#Newdata
                                      // NewDataReceived?
       NDR
       ERROR :=M0.1
                                      // RecError
       STATUS:=MW2
                                      // Auftrags- bzw. Verbindungsstatus
       LEN
             :=#Reclen
                                      // tatsächlich empfangene Länge
                                      // Reclen kann bei IsoOnTCP < 32 sein
       NOP
             Ω
                                      // wenn neue Daten empfangen
// Empfangszähler Zähler1 inkrementieren
       TT
             #Newdata
       ZV
             Z
                     1
                                      // Zähler 1 bei Überlauf zurücksetzen
                     1
       L
       L
             999
       ==I
       R
             \mathbf{Z}
                     1
```

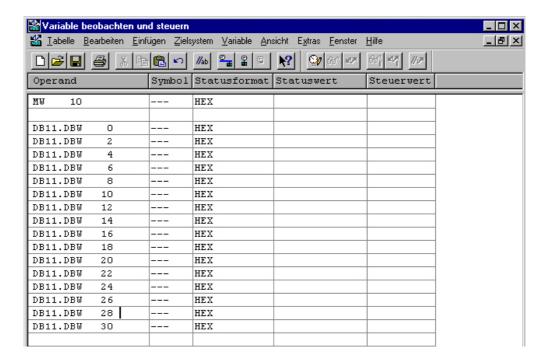
Beobachtung der Übertragung im Siemens SIMATIC Manager

Als Ausgangspunkt werden parametrierte CPs und urgelöschte CPUs, deren RUN/STOP-Schalter in der Grundstellung STOP steht, vorausgesetzt.

Übertragen Sie das zuvor beschriebene Kommunikationsprojekt in beide CPUs und bringen Sie diese in RUN.

Starten Sie den Siemens SIMATIC Manager und führen Sie zur Beobachtung des Sendeauftrags die folgenden Schritte aus:

- Zielsystem > Variable beobachten/steuern
- Tragen Sie unter "Operand" die entsprechende Datenbaustein-Nr. und das Datenwort ein (DB11.DBB 0-31).
- Stellen Sie eine Verbindung her und klicken Sie auf "beobachten"



Nutzdaten eingeben

Ab DBB 2 können Nutzdaten eingetragen werden. Gehen Sie hierzu mit dem Cursor auf *Steuerwert* und tragen Sie einen zu übertragenden Wert ein, wie z.B. W#16#1111.

Mit übertragen Sie den Steuerwert bei jedem Zyklusdurchlauf bzw. mit einmalig.